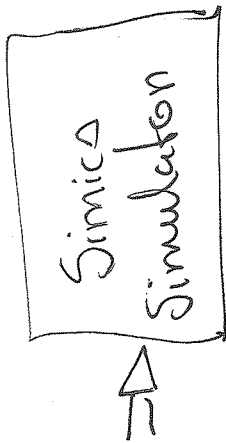
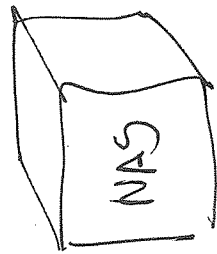
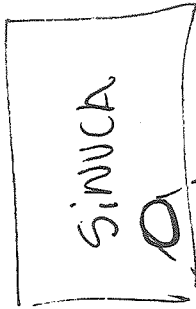


22/ jun /2010

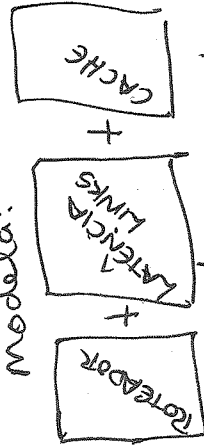


lista de acessos à memória	
end.	tempo
0x11	0.0
0x23	1.0
0x7A	2.0
...	



- modela da arq NUCA em nível arquitetural
- ⇒ evita efeitos traseiros durante os testes
  - ⇒ modular e fácil modif.

Modela:



↓  
período UFGAs

↓  
CCTI (HP LABS)

→ doe marco: propor nova arq. NUCA

↳ comparar com arq. NUCA's "inferiores", pelo fato de a microeletrônica ser muito complexa.

↳ comparar com 5 arq. NUCA

PLANOS:

- 2 papéis (1 ponto)
- TOEFL
- SiNUCA