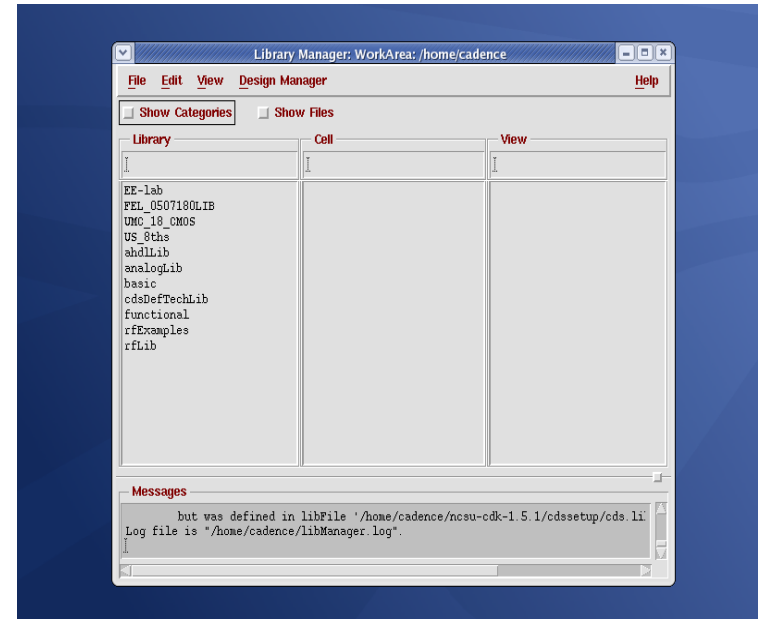
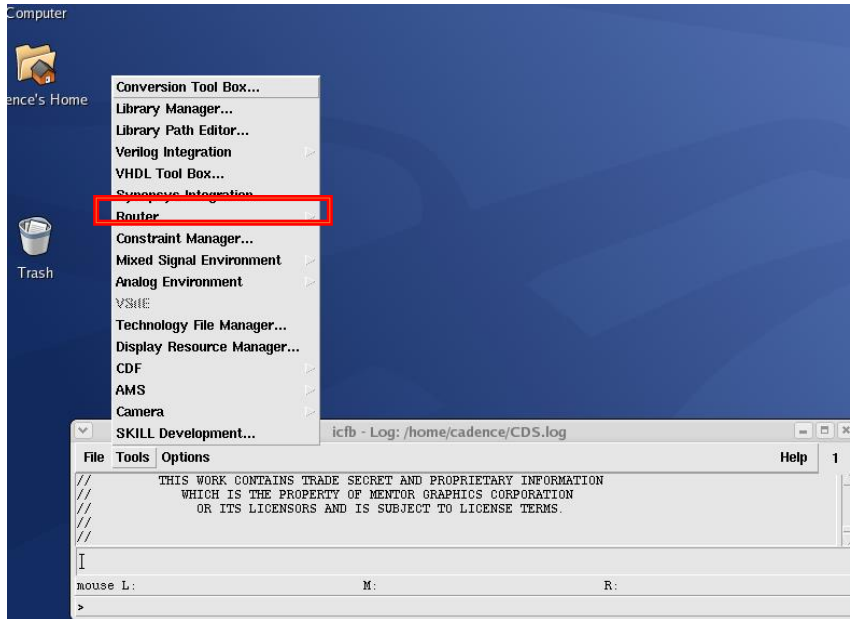


lc51 使用示例

2017.03.01

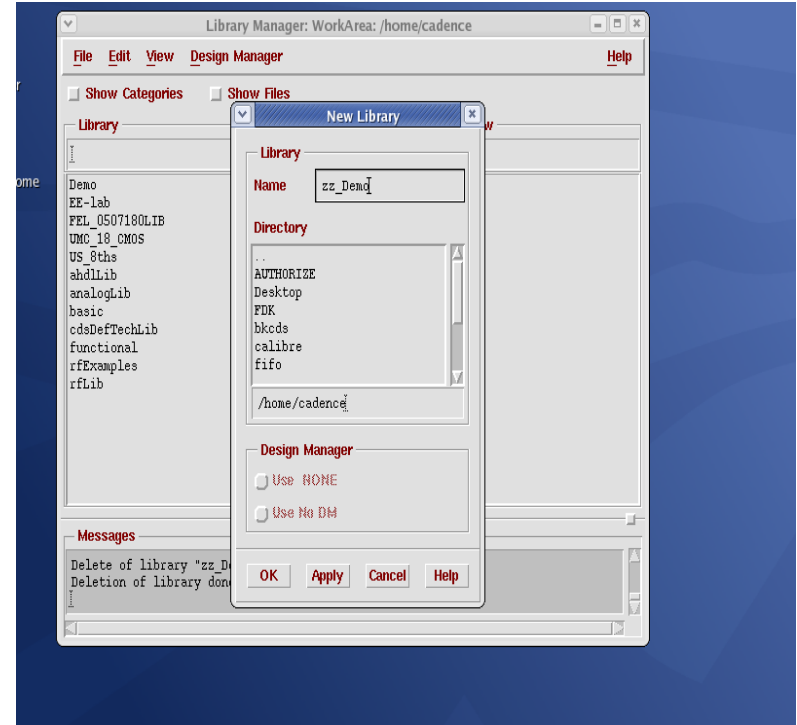
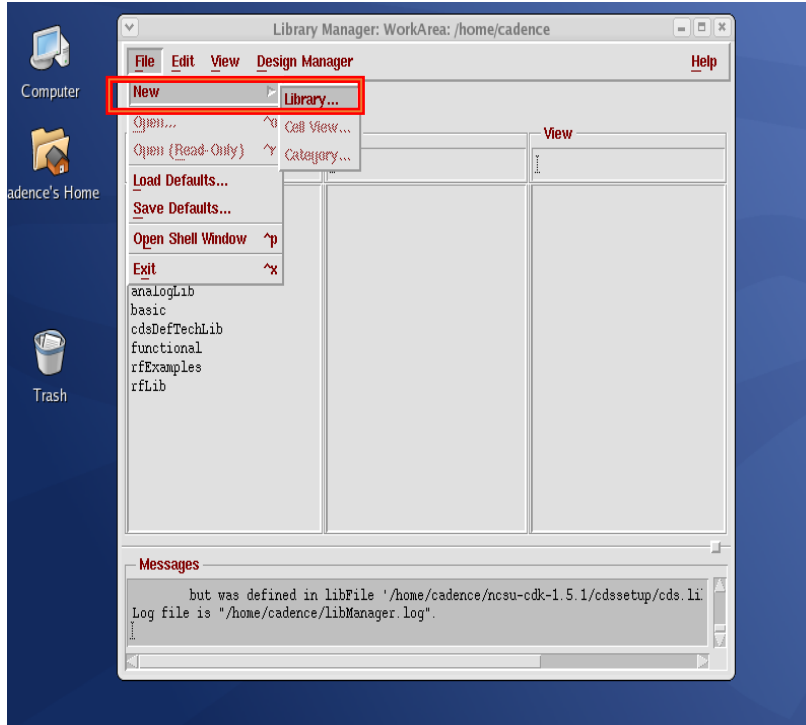
1. 打开cadence, 新建library→cellview

➤ 打开cadence, 进入Library Manager



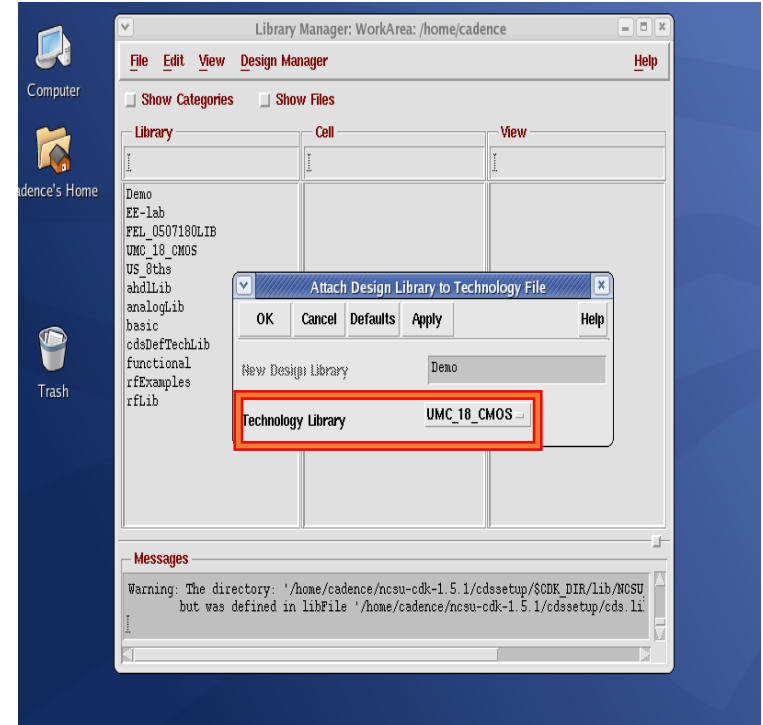
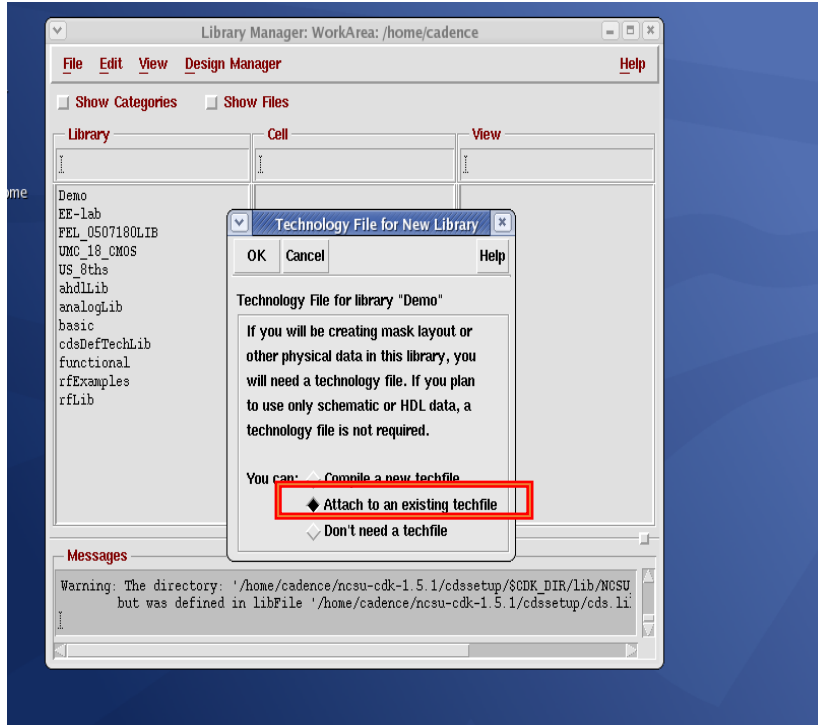
1. 打开cadence, 新建library→cellview

➤ 新建Library



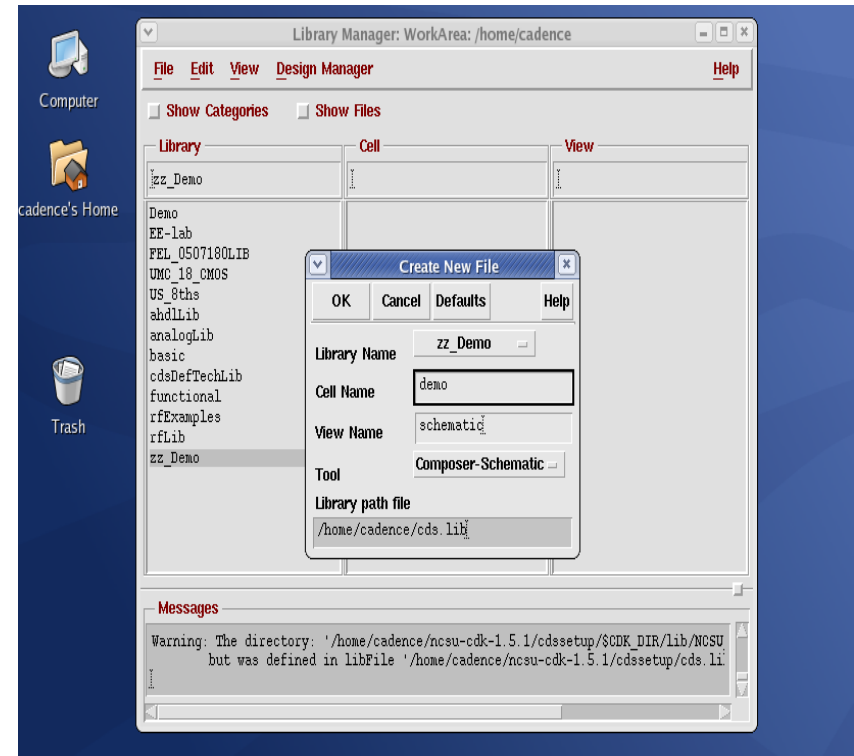
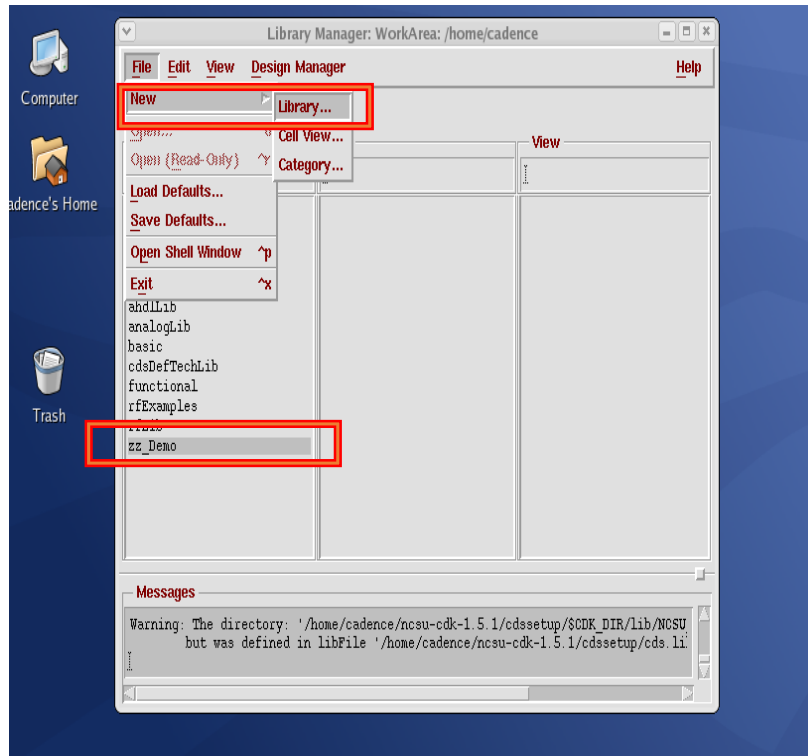
1. 打开cadence, 新建library→cellview

➤ 新建Library



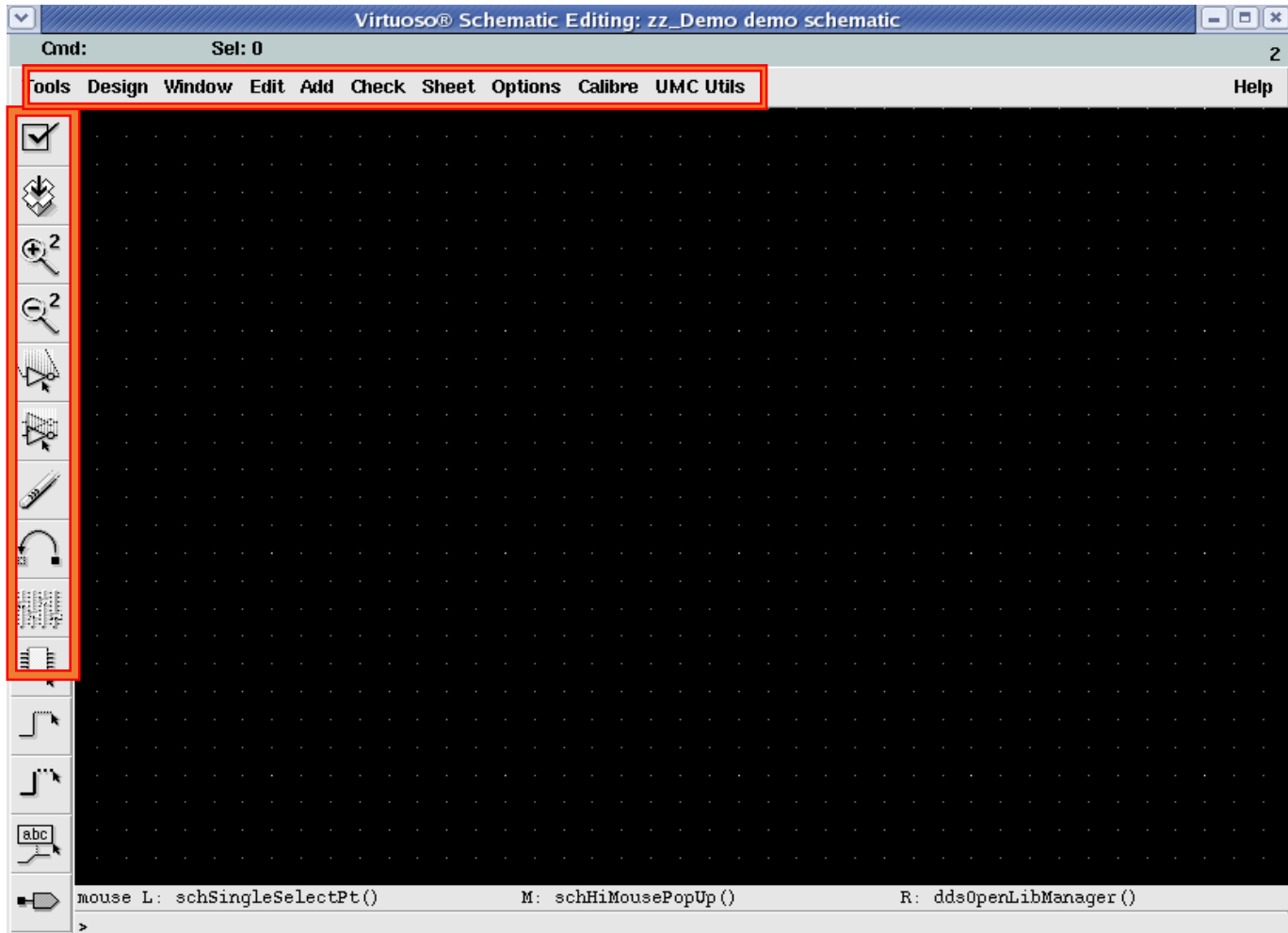
1. 打开cadence, 新建library→cellview

➤ 新建cellview



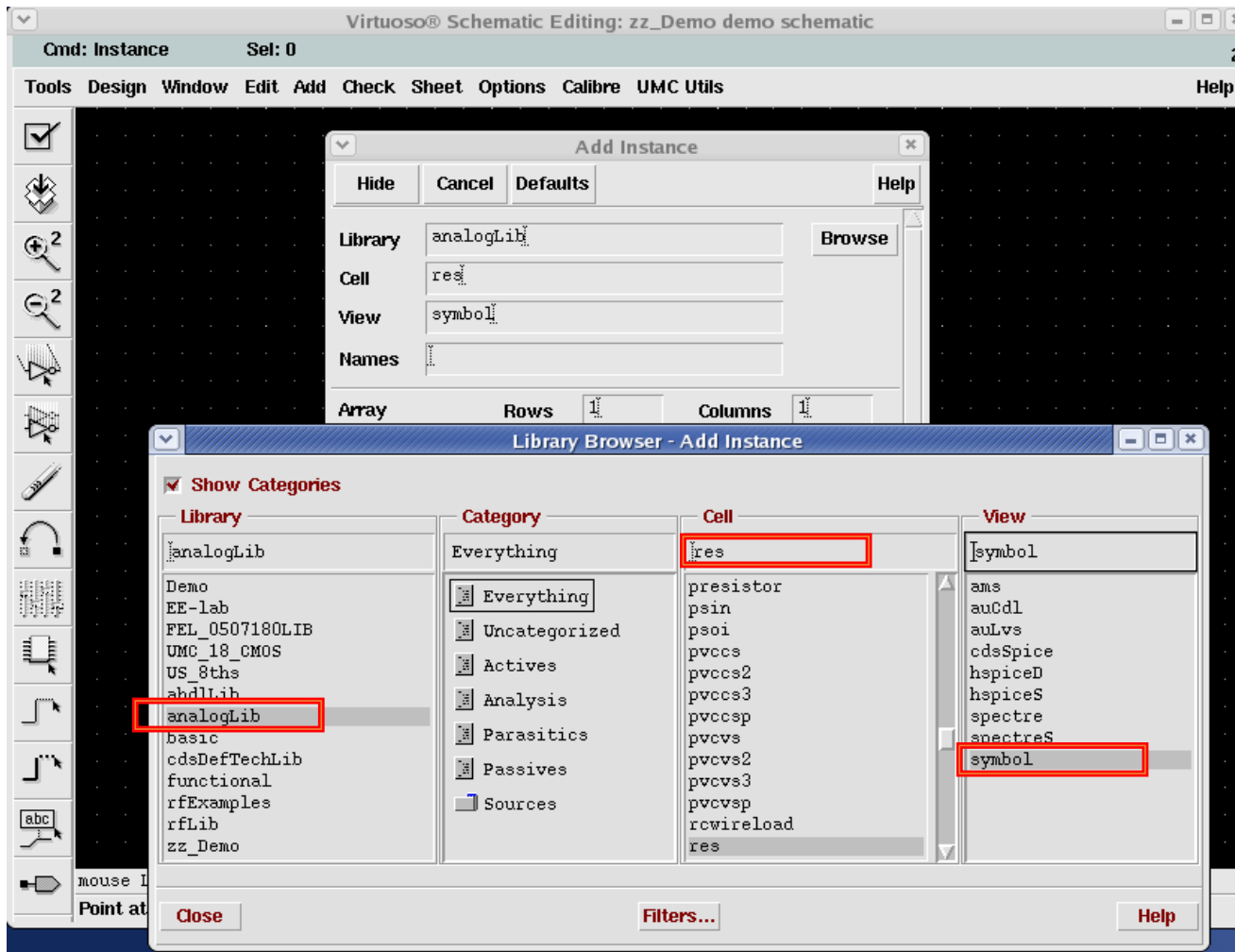
2. 进入Virtuoso, 编辑schematic

➤ 新建cellview



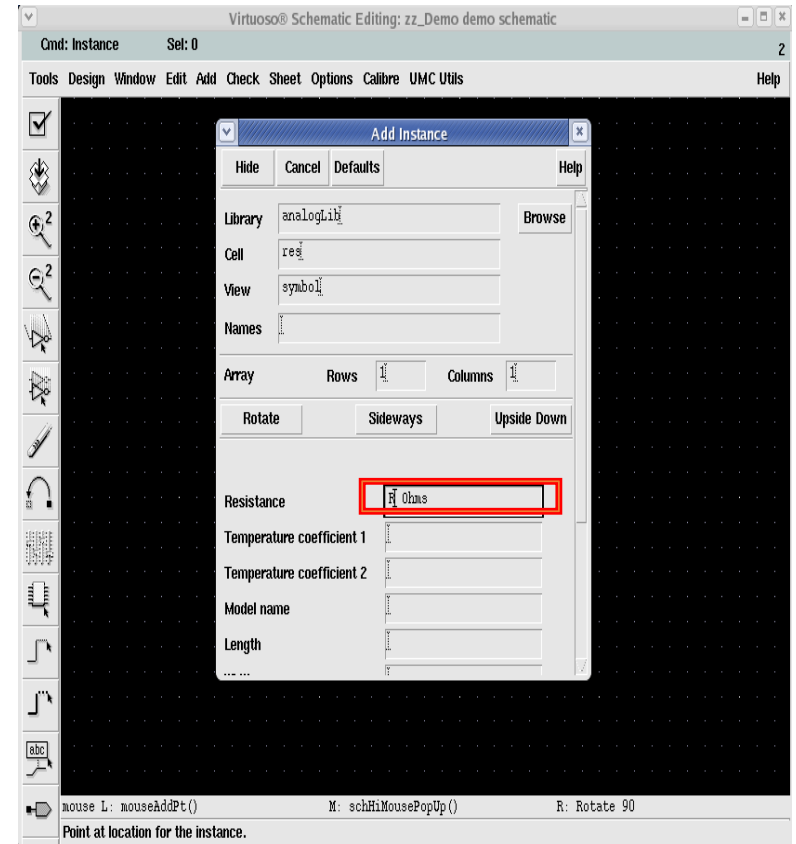
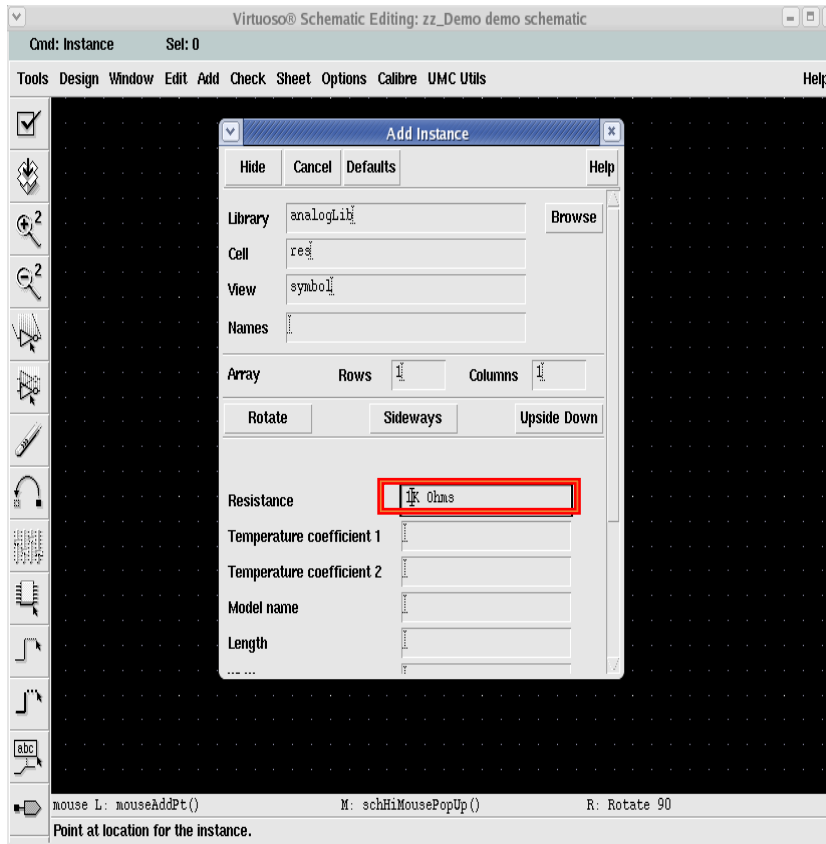
2. 进入Virtuoso, 编辑schematic

➤ 编辑schematic：添加元器件 快捷键i



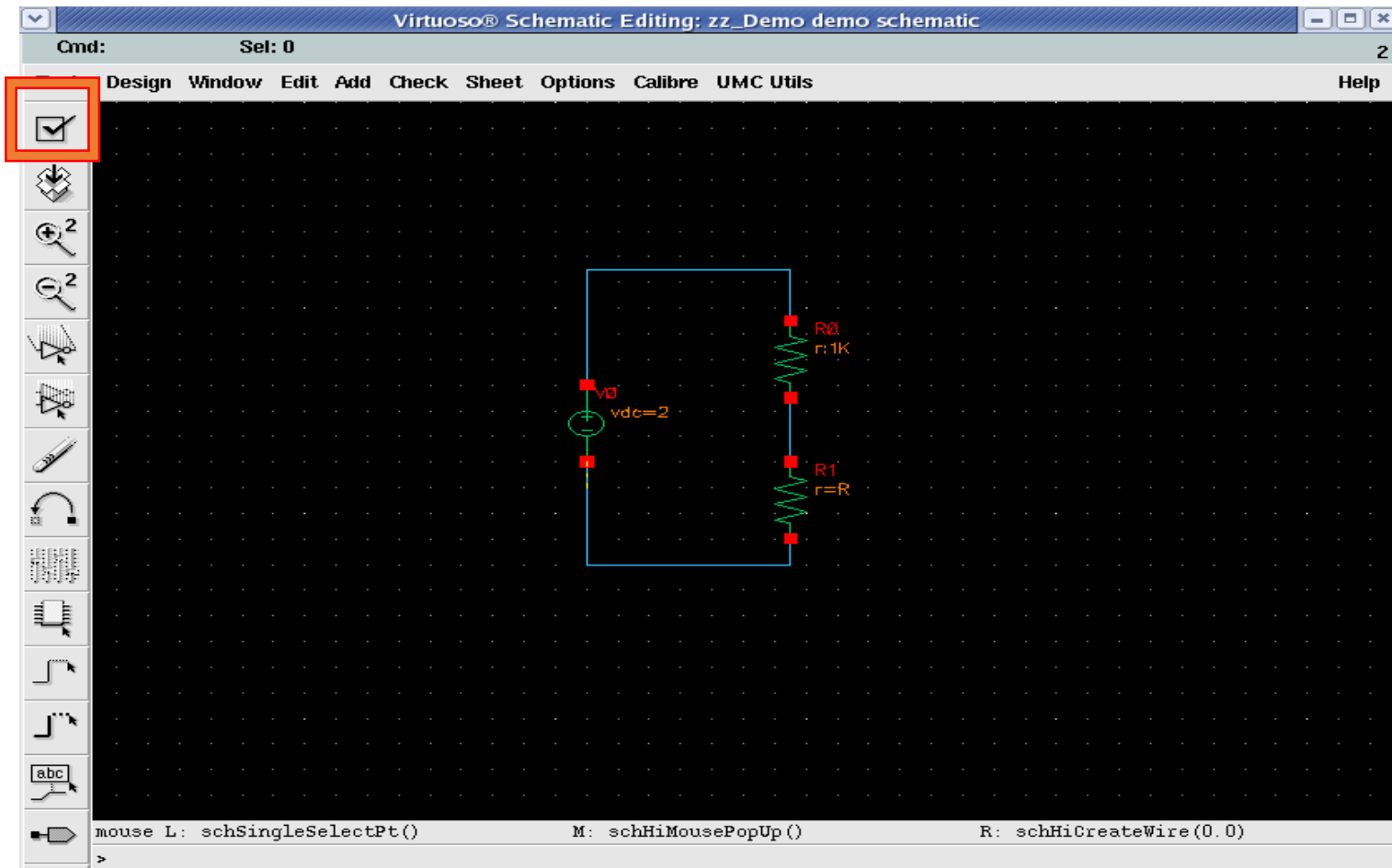
2. 进入Virtuoso， 编辑schematic

- 编辑schematic： 编辑元器件 快捷键q
- 元器件直接确定参数/使用变量



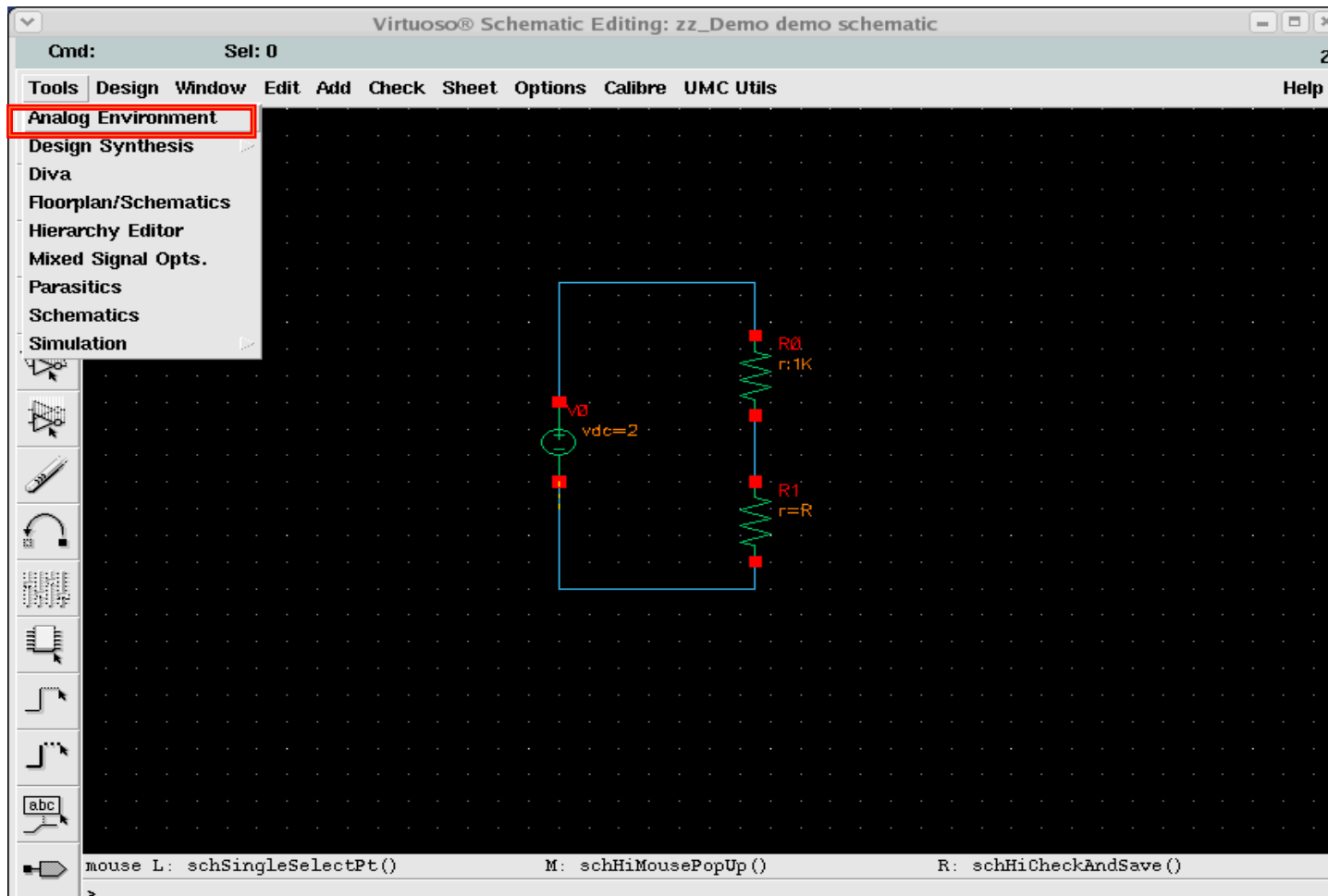
2. 进入Virtuoso, 编辑schematic

- 编辑schematic：连线 快捷键w（已经加入电阻和电源）
- 保存电路的schematic



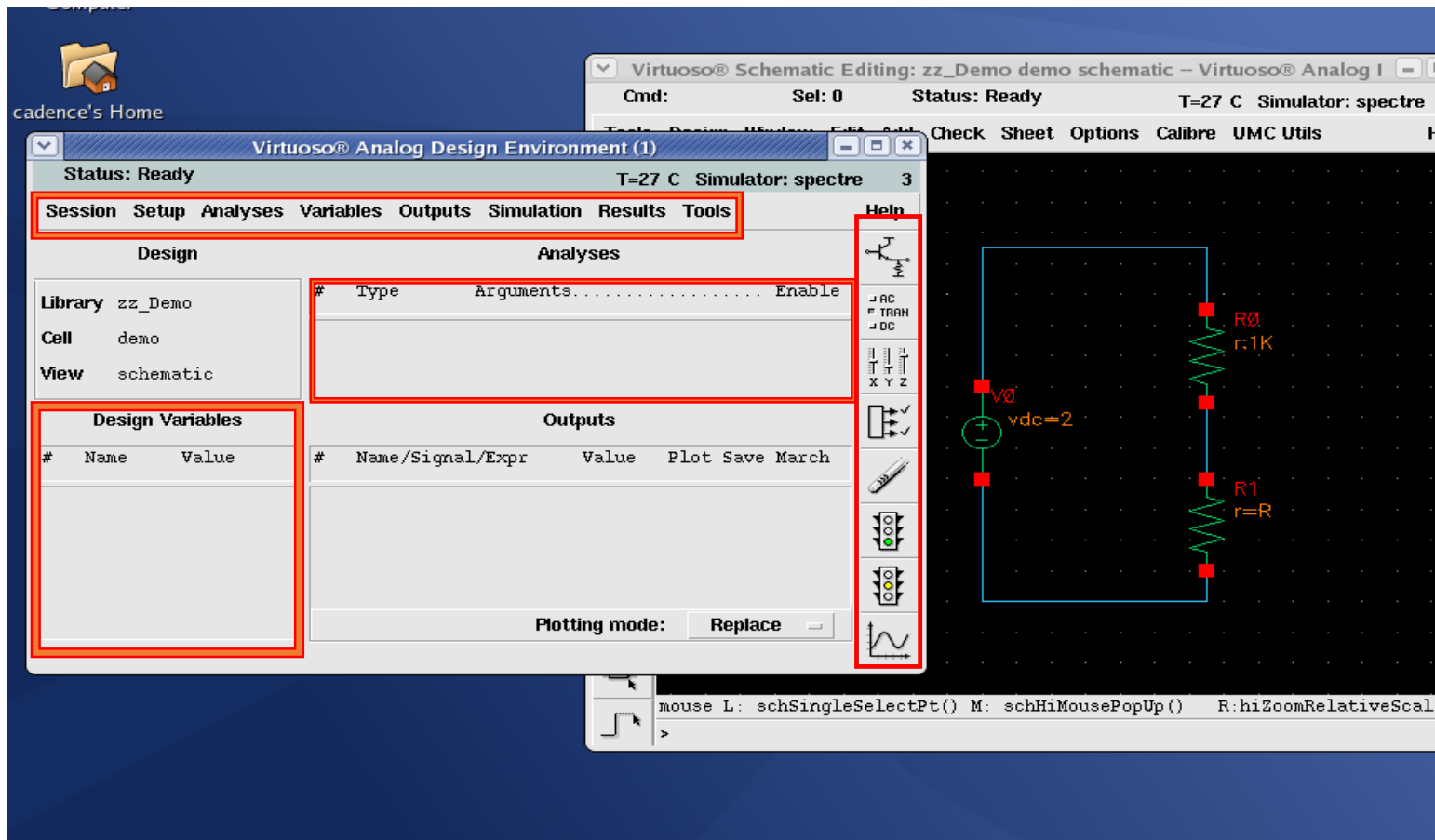
3. 打开Analog Environment, 进行仿真

➤ 在virtuoso中Tools—Analog Environment



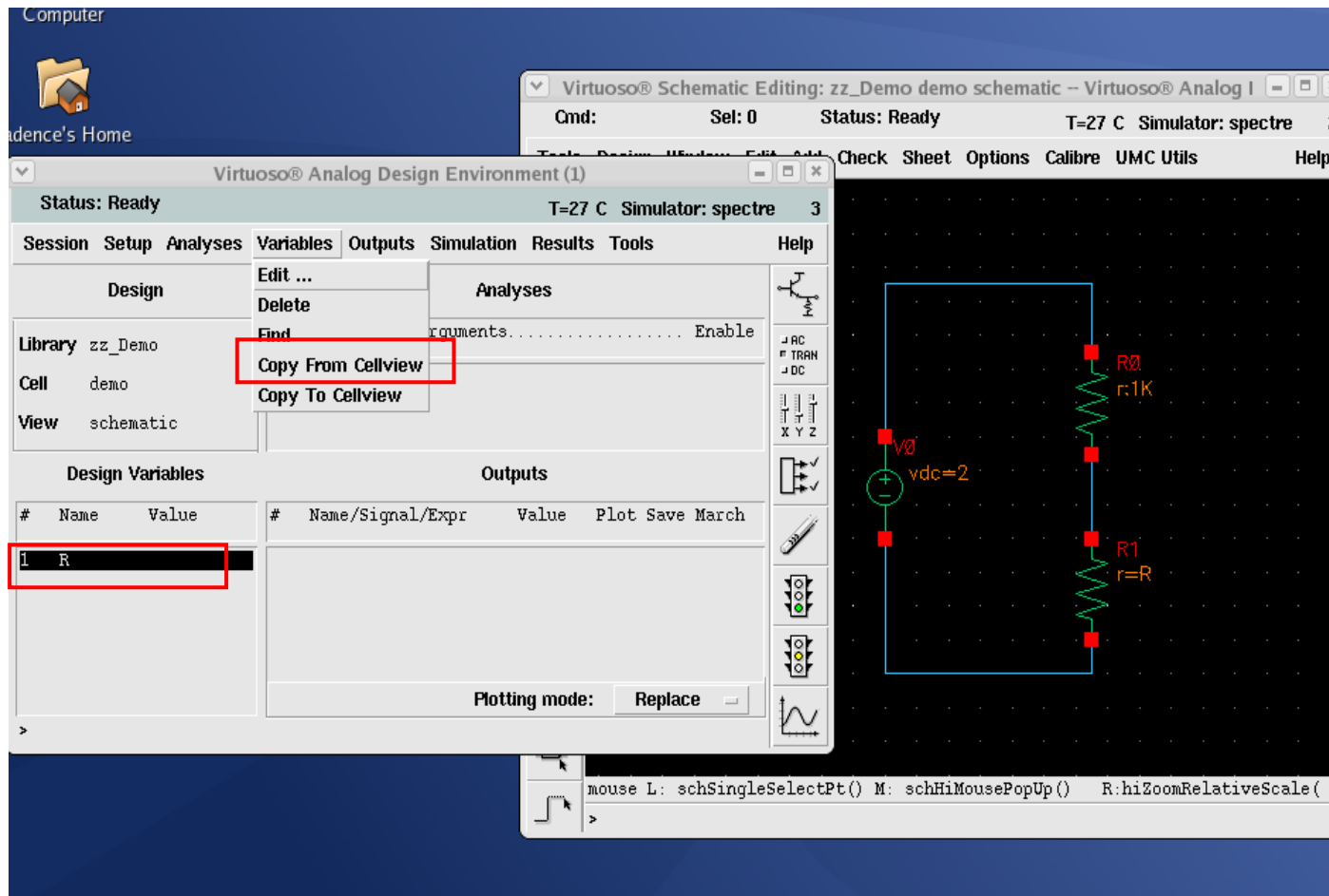
3. 打开Analog Environment, 进行仿真

➤ 打开Analog Environment



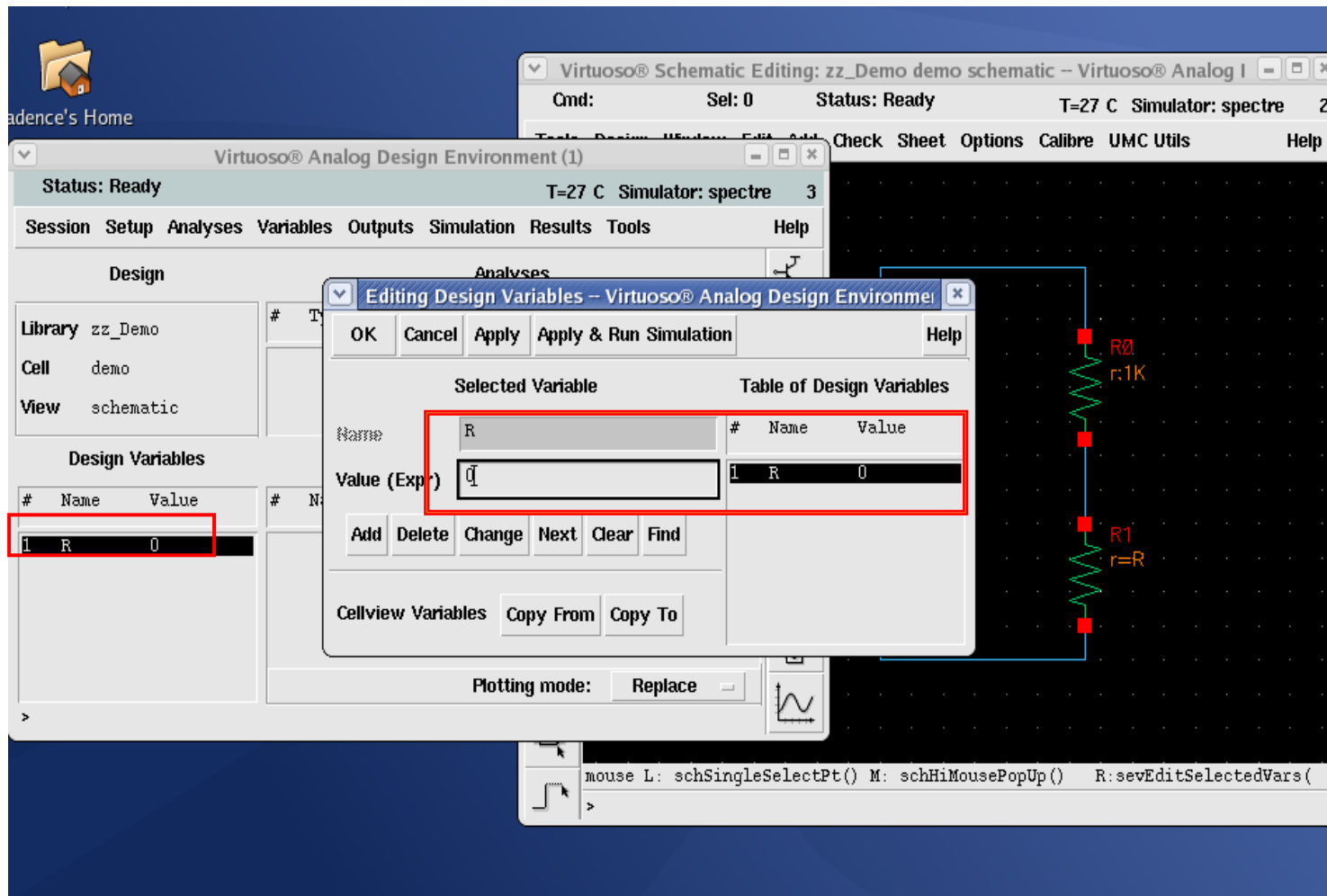
3. 打开Analog Environment, 进行仿真

- 从schematic中复制需要扫描的变量



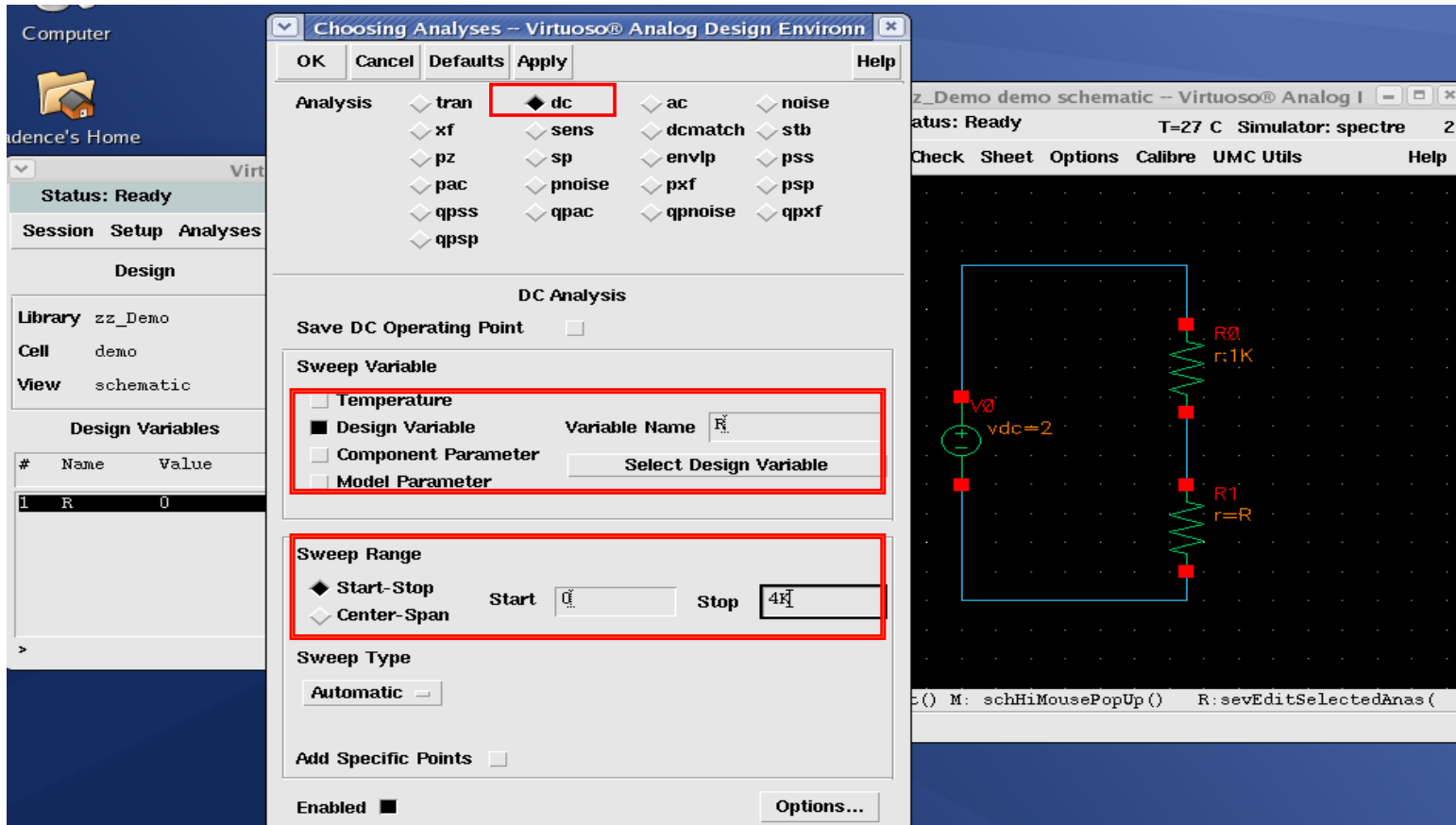
3. 打开Analog Environment，进行仿真

- 编辑需要扫描的变量，给出初始值



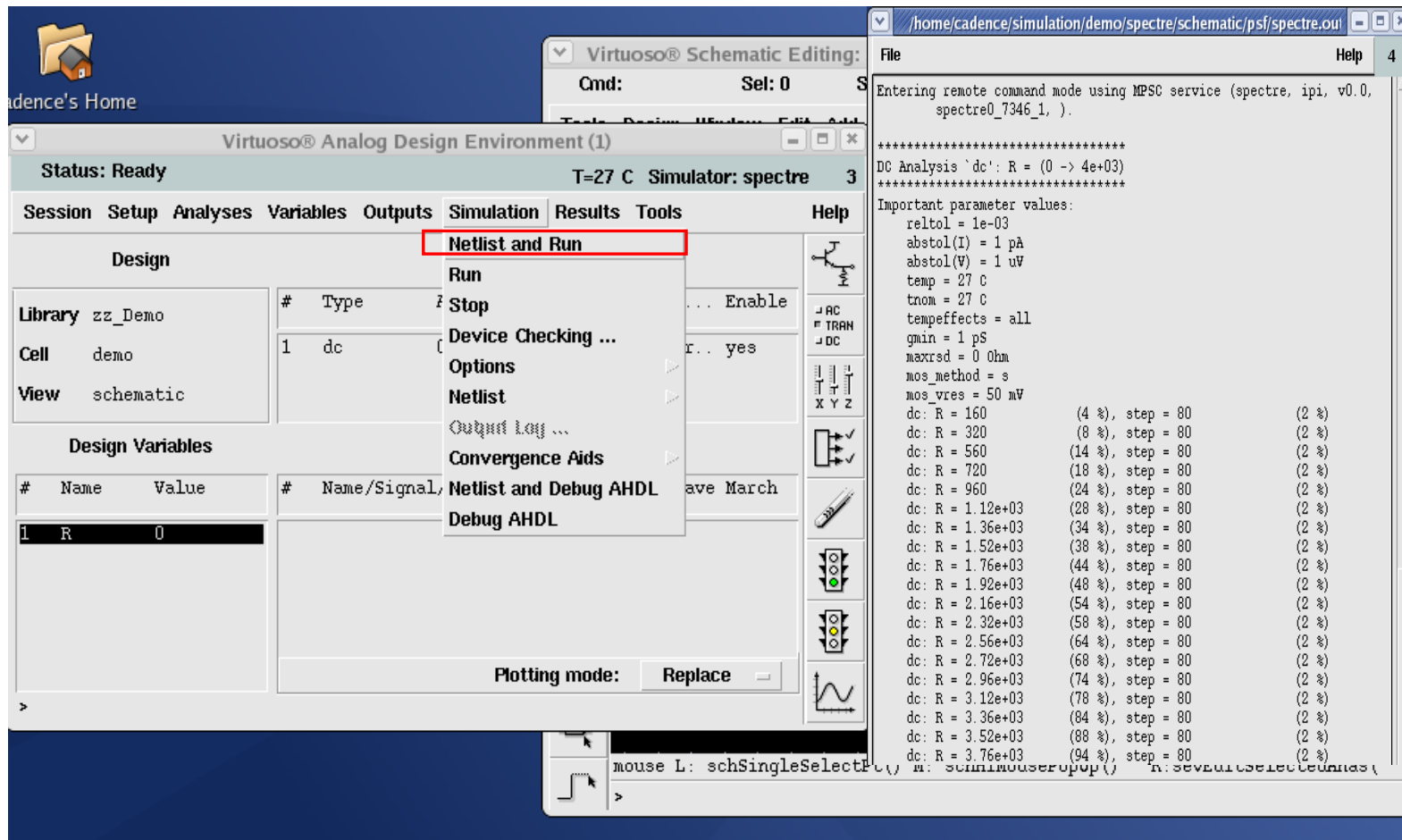
3. 打开Analog Environment，进行仿真

- 从菜单栏中Analysis，选择直流扫描，编辑仿真参数



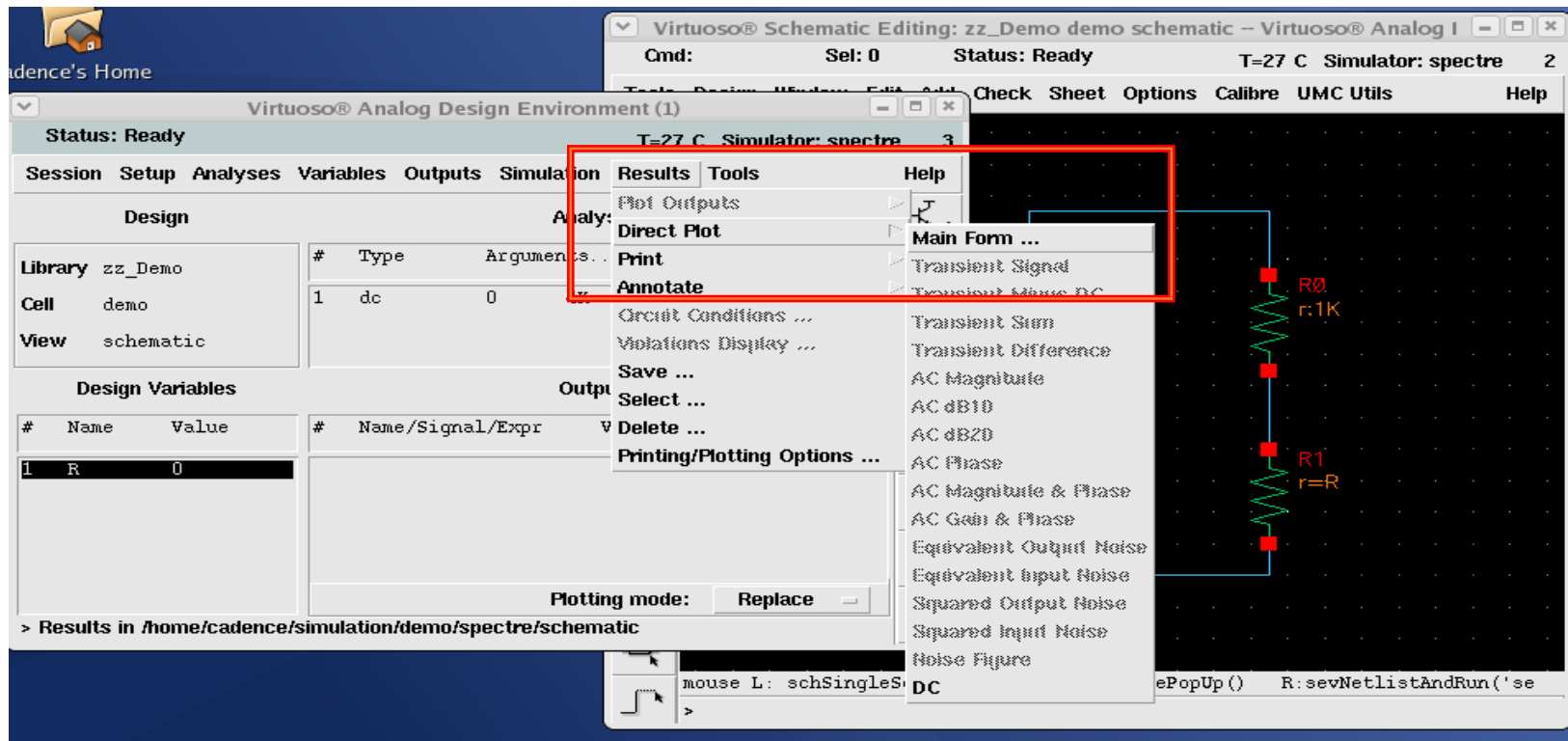
3. 打开Analog Environment，进行仿真

- 打开Netlist and Run，开启仿真参数扫描



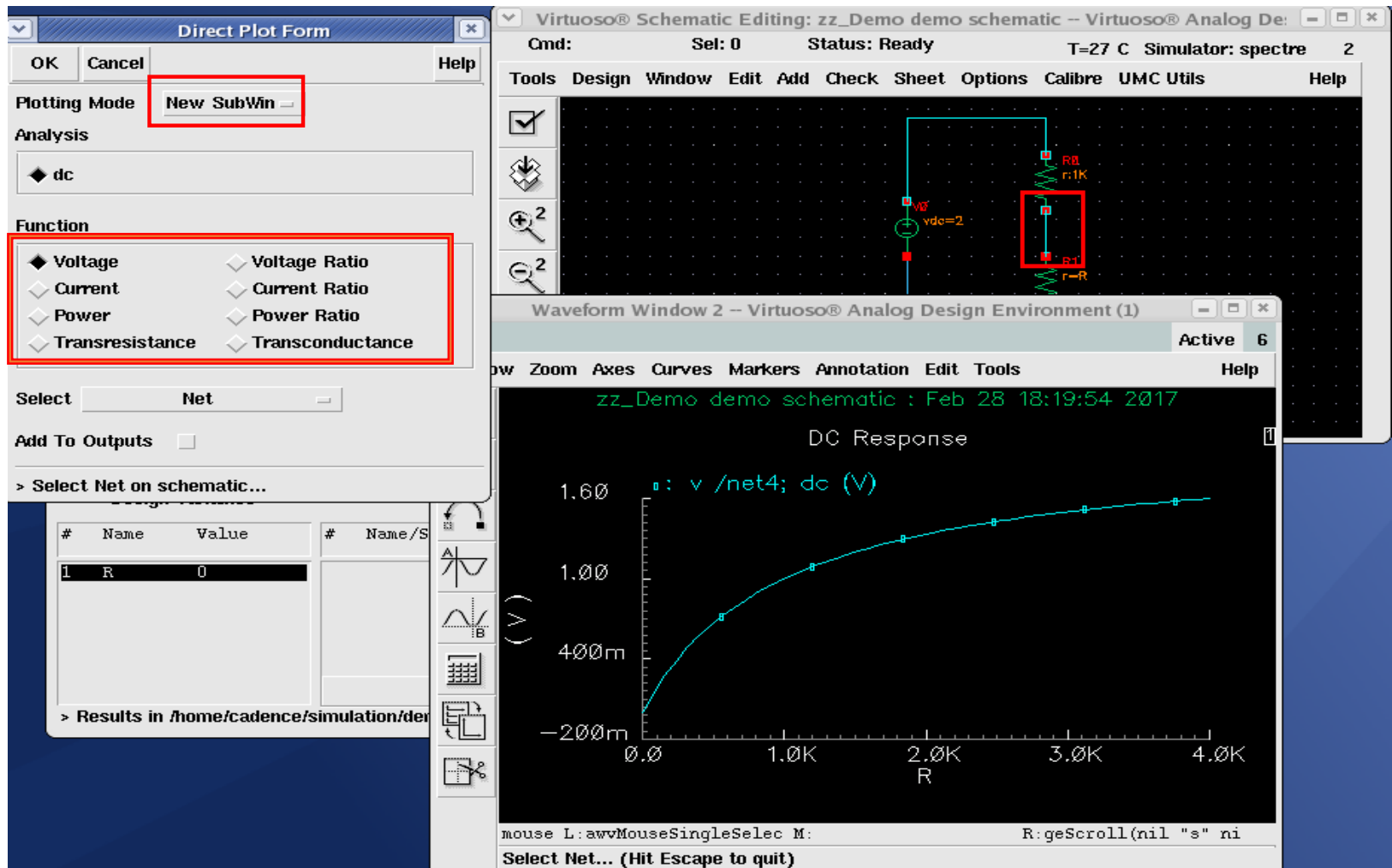
4. 查看仿真结果

➤ 打开Results→Direct Plot→Main Form



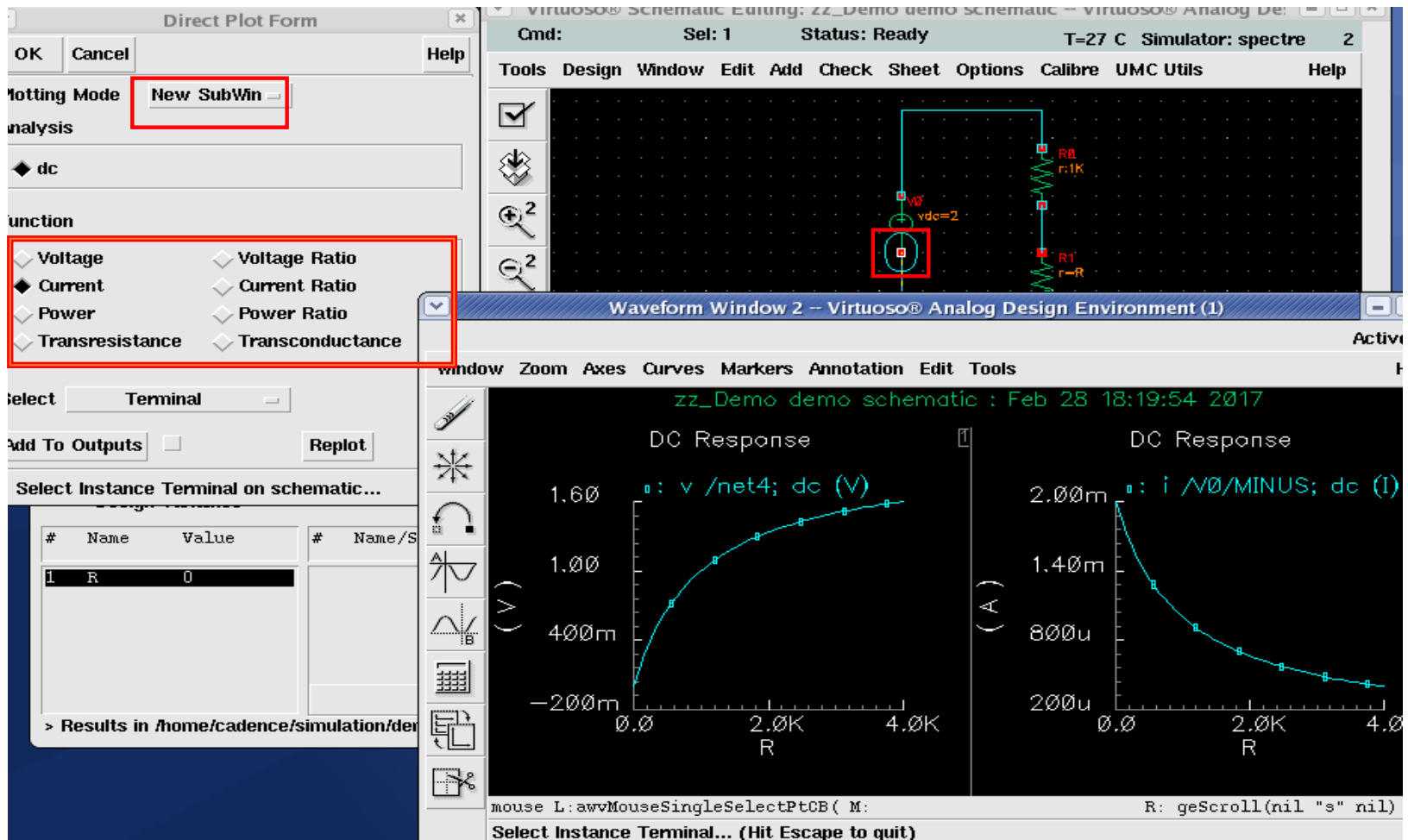
4. 查看仿真结果

- DC扫描中的电压（Net）或电流（Terminal）



4. 查看仿真结果

- DC扫描中的电压（Net）或电流（Terminal）



附录1. AnalogLib中常用元件

- 电阻 res
- 电容 cap
- 电感
- 二极管 diode
- 三极管 npn pnp
- MOS管: nmos pmos
- 电流源 idc ipulse
- 电压源 vdc vpulse
- 地 gnd

附录2. 计算器Tools→calculator

使用指南: <https://wenku.baidu.com/view/011eaac208a1284ac85043cb.html>

