

# 自傳與研習計畫

110511277 蔡東宏

## 個人簡歷：

### 基本資料：

- 姓名：蔡東宏
- 生日：2002/12/21
- 陽明交通大學電機工程學系大三
- Gmail: [curry70214@gmail.com](mailto:curry70214@gmail.com)

### 課業表現：

- 歷年 GPA : 4.21/4.3、系排名: 18/261(6.90%)
- 核心科目 A+：超大型積體電路導論、VLSI 實驗、數位電路與系統、  
計算機組織、演算法導論、類比積體電路導論
- 特殊表現: 110 第一學年度第一學期微積分獎、111 學年第一學期電機優秀學生獎、111 學年第二學期書卷獎

### 課外活動：

- 電機系籃副隊長(2022/09~2023/06)
- 2022 桃武雲嘉迎新宿營 場器組(2022/03~2022/09)
- 2023 陽明交通大學探索體驗營 機動(2022/10~2023/02)

### 專長及技能：

專業主修為數位積體電路設計，目前修過數位電路與系統、超大型積體電路導論、VLSI 實驗等課程，除此之外，我熟悉 verilog、python、C++等工具。

## 自傳:

我是蔡東宏，目前就讀於陽明交通大學電機系大三，高中就讀於宜蘭高中數理資優班，對數學及物理抱有極大的熱忱，因此選擇陽明交通大學電機系就讀，大一時，我在基本科目奠下良好的基礎，到了大二，我在電子學(一)、電子學(二)、電路學、訊號與系統等電機系的必備科目皆拿到不錯的成績，並在大二上拿到電機學院的優秀學生獎以及大二下拿到書卷獎。

經過大一大二的基礎課程洗禮，讓我對積體電路產生了興趣，因此大三上我選了陳柏宏教授進行類比積體電路相關的專題研究，同時也修了類比積體電路導論等類比相關課程，除此之外，我大二下修了數位電路與系統與演算法導論，大三上修了超大型積體電路導論、VLSI 實驗以及計算機組織等數位 IC 相關課程且皆拿到 A+ 的成績，經過大三上後，我發現自己對數位 IC 更有興趣相較於類比 IC，因此在大三下時，我沒有繼續做類比電路相關的專題，反而找了李鎮宜教授進行生醫晶片相關的專題研究，並且修習數位訊號處理導論以及機器學習等相關課程，希望未來能夠朝數位 IC 的方向前進。

在兼顧課業的同時，我也加入了電機系的系籃，除了保持健康以外，也學習到如何與同伴團隊合作。

## 研習計畫:

我希望未來能夠繼續往數位 IC 方面精進，並且在大四時選修研究所的數位 IC 相關課程，提升自己的能力讓自己在未來研究遇到困難時有能力去解決，目前計畫在大四時修習積體電路實驗(IC LAB)、數位積體電路(DIC)，計算機結構以及高等數位訊號處理。並且希望能夠延續這學期的專題，跟著李鎮宜教授學習生醫晶片的研究。

暑假階段，我計畫參加業界的暑期實習，提早熟悉職場環境，累積自己的實際經驗，並且從中發現自己的不足並在研究所階段充實自己，除此之外，我打算利用寒暑假的時間增進自己的英語能力，並且報考多益。

在研究所階段，我計畫修習深度學習等 AI 相關課程，我認為現在的數位 IC 與 AI 已經密不可分，因此希望修習 AI 相關課程能夠幫助我提升實力。除了修課之外，我將努力完成自己分內的研究，並且在碩二時完成撰寫碩士論文，並期許能夠獲得頂尖會議的肯定。

透過不斷學習與實踐，我期許自己能在數位 IC 領域取得更深入的專業知識，並將所學應用於解決現實世界的問題，成為一名具有影響力的工程師。