

敬啟者：

蔡東宏同學學業成績優秀，名列系內前 8%。東宏不僅在基礎學科表現突出，也已修習多門電路設計選修課程，尤其在數位電路相關課程上付出了極大的努力，特別是在超大型積體電路導論、VLSI 實驗、計算機組織、電源管理晶片等重要課程中都取得 A+ 的優秀成績，這證明了東宏對於專業知識的深刻理解和卓越的學習能力，進一步彰顯了他在電路設計領域的巨大潛力。從東宏的選課背景可以看出他對未來的規劃有所準備，同時在必修與選修課程上展現出在大學部所需之電路背景知識幾乎完備掌握，並且能夠兼顧理論與實作。

東宏在學習和探索知識的方面充滿熱情，生醫專題研讀期間遇到問題會積極主動向實驗室學長尋求協助，同時也能夠有效的利用網路資源自主學習。他在學業、研究、運動中保持著嚴謹和認真的態度，並且在追求卓越方面從不妥協。這種對學術的鑽研與對任務的堅持將使他在未來的學術生涯中取得優異的成績。因此，我極力推薦東宏成為貴所的研究生，深信以他的優異學術成績、認真的工作態度與不懈的學習精神將使東宏在進入貴研究所後，在 AI 及電路設計領域成為一個有能力的優秀研究生。

李鎮宜

113.4.17

於風城陽明交大電子所