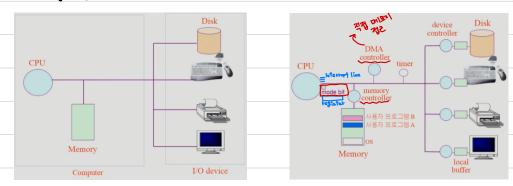
컴퓨에 시스템 권



Mode bit

- 从界本 正立祖의 查吴된 수행으로 다는 프로갤荟은영제제에 正晶体 內 얼크를 하기만 보호 점 필요.
- Mode left 를 통해 상드웨이적으로 단체 모드의 operation 지원
 - 1 사용자 모드: 사용자 로그램 수행 0 메리 모드: OSZE 수행
 - · 보안 하철수 있는 중에는 명령이는 모니어 모드면 수행 차 한 '트라 명령'으로 규정
 - v Interrupt U Exception 些似 하드웨이가 mode bit 2 0 으로 바꿈.
 - V사용자 프로그램이거) CPU는 넘치 전에 Mode 6대문 1로세명.



Timer

- EFOITH

- V 전해진 시간이 흐른 뒤 운명체제에서 제0편이 덮어가도록 인터검트를 받색시간.
- v Elope는 매 클릭 틴 때마다 1씩 같은
- V FLOICH 값이 O이되면 FFOI대 인터겁트 반생
- V CPU 를 틀건 프로그램이 목접하는 것으로부터 보호
- FROME time shoring을 근한하기위해 보기 이용된.
- 타이며는 현재 시간은 계산하기 위해서도 사용.

Device Controller

- I/O device controller

v 하나 되어 장치 유형을 판가하는 일종의 작은 CPU

U 제미정보를 위해 Control register, status register를 招.

v local buffer 은 처럼 (얼콩의 data register)

- I/OE SM devices local botter Admir gality

- Device controller 는 I/O 가 译字 경우 Tinterrupt로 cru에 그 서울 알밤.

* device driver (33) 751)

: OS 코드 중 각 정치병 和나한 > s-free * device controller (장치 취임기)

:각 정치를 통제하는 일종의 작은 CPU → hard wate

입호점 (IIo) 의 수행

- 9분 영환 명환 태명정

- 사용자 프로그램은 어떻게 되어하는가?

V NA 是 (System Coll)

v 제에 집에 인터넷트 백러가 가내가는 면터넷트 서비스 주련의 여동

V 목바라 I/O 모험인지 확인 후 I/O 수행

V I/O 완료 시 제매장은 시스템로 다음 병경의 옮긴.

인터샵트 (Interrupt)

. . चेटा 의 운영체제는 인터앱 em 의해 구동될.

- शिस्यूह

V 인터샤르 당한 시캠의 resister와 program counter를 some 한 후 CPU의 제미를 인터뷰트 체외 구원이 넘긴다.

v Interrupt (참드웨이 인턴템트): 하드웨이가 발생시킨 인턴템트 VTvap (소프트웨이 인턴템트)

· Exception: III 24 PR HE 757

· System CON: IZZINO NYTHE EZZE BE

- 인터넷트 관련 및 미

v 인터샵트 벡터 그 하면 인터샵트의 처리 구현 구약 가다 있음

v 인터샵트 처리 구린 (= Inferrupt Service routine, 인터샵트 핸드러)

그래엄 인터샵트 처리라는 커닝 함수