

基本地址变换机构 (属于基本分页存储管理)

思考 —— 用于实现逻辑地址到物理地址转换的一组硬件机构 的原理和流程

实现地址转换

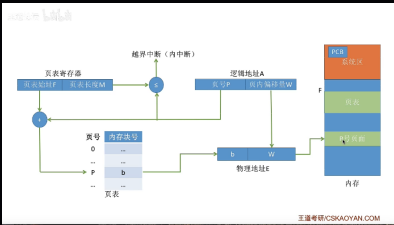
思路

系统内会设置一个页表寄存器(PTR)
存放页表在内存中的起始地址F和页表长度M
进程未执行时，页表的起始地址和页表长度 放在PCB中
进程被调度后，系统内核会把他放在页表寄存器中

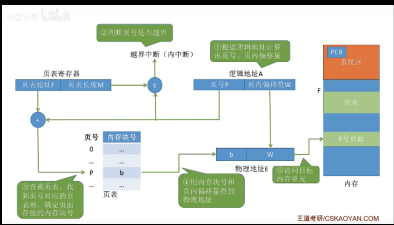
注意 —— 页面大小是1的整数幂

操作系统会把内存分成系统区和用户区中

硬件过程

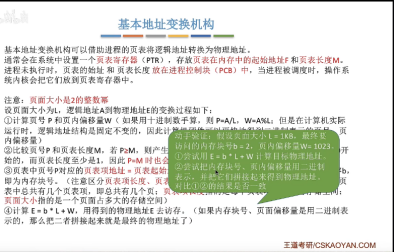
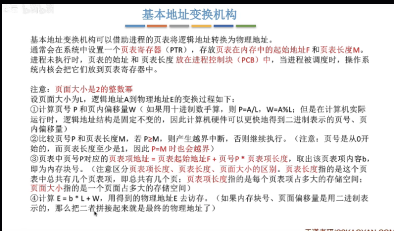


步骤

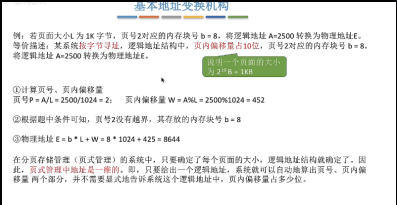


实现

文字描述



例题

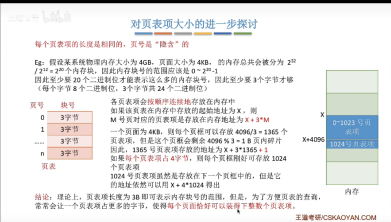


页表项大小 —— 页表项大小是隐含的

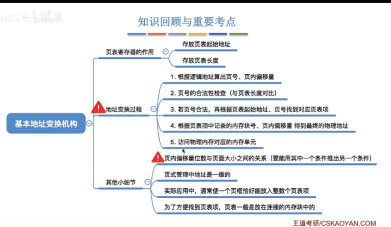
页表也是放在页框中的
(页表项也在页框中)

最小页表项范围和 合理页表项范围

进程页表通常是装在连续的内存块中的



结论框架'



页式管理中的地址是一维的