

# آزمایشگاه مدارهای منطقی

دانشکده مهندسی کامپیوتر دانشگاه صنعتی شریف تابستان ۱۴۰۲



## کروه شماره ۱

سعید فراتی کاشانی - ۴۰۱۱۰۷۲۹۹

معین آعلی - ۲۰۱۱٬۵۵۲۱ -

حورا عابدین - ۴۰۱۱۰۷۲۰۹

# گزارشکار آزمایش شماره ۳ **آزمایشگاه مدارهای منطقی - گروه شماره ۱** فهرست عناوين شرح آزمایش : ..... ۳. ۲.۳. ۳.۲. (L) , T(H) خاص :.... ۳.۴ عبور از گیت NOT :..... ۱ ۵.۳. عبور از ۱۰ گیت NOT : ....... ۳.۶

### ۱. هدف از انجام آزمایش:

هدف از این آزمایش ، ساخت پالس ژنراتور با فرکانس متغیر میباشد .

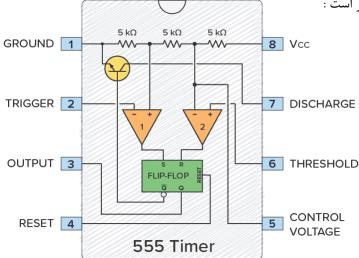
## ۲. تراشه و قطعات استفاده شده:

- برد بورد
- پتانسيومتر
- تراشه ۵۵۵
- ۲ عدد مقاومت ۱.۵ کیلواهمی
- ۱ عدد مقاومت ۱۲ کیلواهمی
  - ۲ عدد خازن ۱ نانوفارادی
    - دو عدد تراشه ۷۴۰۴

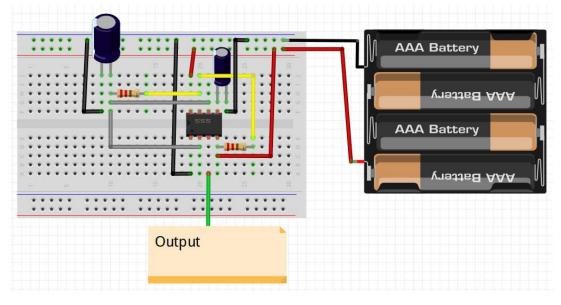
## ۳. شرح آزمایش:

### ۳/۱. پیاده سازی مدار اولیه:

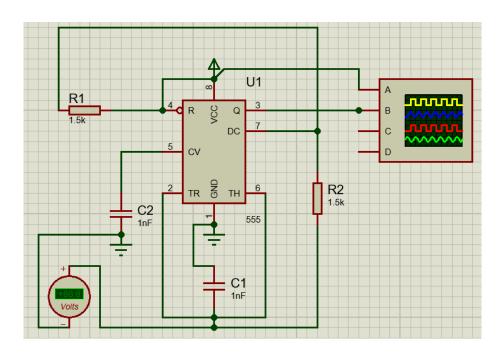
دیتاشیت تراشه ی ۵۵۵ به شکل زیر است :



مطابق شكل زير ، طبق سورس درس ، مدار را داخل fritzing آماده ميكنيم :



مدار پیاده شده با پروتئوس به شکل زیر است:



#### ٣/٢. محاسبات مربوط به مقاومت ها:

حال مطابق روابط زیر که برای T(L) و T(H) داریم ، مقادیر لازم برای مقاومت ها و خازن را محاسبه می کنیم :

- $T(L) = Ln(\Upsilon) \times R(\Upsilon) \times C$
- $T(H) = Ln(\Upsilon) \times (R(\Upsilon) + R(\Upsilon)) \times C$

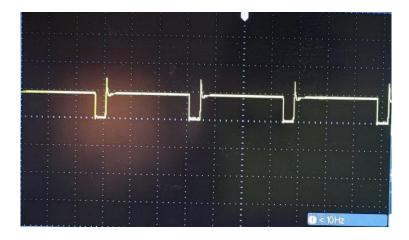
مقدار خازن را ۱ نانوفاراد در نظر می گیریم . با توجه به روابط بالا جایگذاری می کنیم تا مقادیر R(1) و R(1) محسابه گردند . در این بخش از آزمایش ،  $T(H) = 9\mu$  و T(H) = 1 است .

- $1*1.^{(-7)} = .79*R(7)*C$
- $9*1.^{(-7)} = .79*(R(1)+R(1))*C$

بدین ترتیب مقادیر R(Y) و R(Y) به تقریب بدین صورت بدست می آیند :

- $R(1) = 11\Omega$
- $R(\Upsilon) = \Upsilon \circ \Omega$

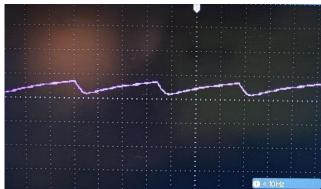
. است  $T(H) = {}^q \mu s$  و  $T(L) = {}^q \mu s$  و مانطور که انتظار داشتیم ، پالسی ایجاد شد که در آن



#### گزارشکار آزمایش شماره ۳

#### **آزمایشگاه مدارهای منطقی - گروه شماره ۱**

در قسمت بعدی ، ولتاژ خازن را توسط اوسیلوسکوپ اندازه گیری کردیم .



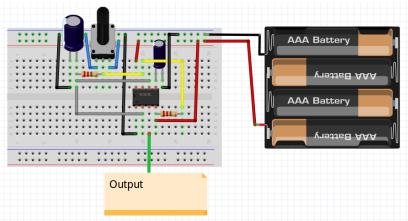
همانطور که مشاهده می شود ، این ولتاژ به تقریب در محدوده ی ۱/۳ تا ۲/۳ قرار دارد . حداقل ولتاژ در تصویر زیر اندازه گیری شد :



پس نتیجه می گیریم ولتاژ خازن ما در محدوده ی Trigger , Threshold قرار دارد .

#### ۳/۳. استفاده از پتانسیومتر:

در بخش بعدی خواسته شده است که پتانسیومتری را بطور متوالی با R(1) ببندیم به طوری که T(L) همان یک میکروثانیه باقی مانده و فرکانس کلی قابل تغییر باشد . مطابق مدار زیر ، پتانسیومتر را اضافه می کنیم .



با افزودن این پتانسیومتر توانستیم (T(L را ثابت نگه داریم و T(H) را تغییر دهیم . به عنوان مثال ، شکل زیر توسط اوسیلوسکوپ مشاهده شد .



#### گزارشکار آزمایش شماره ۳

#### **آزمایشگاه مدارهای منطقی - گروه شماره ۱**

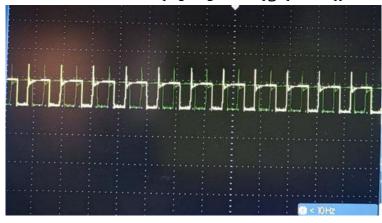
: خاص T(L), T(H) خاص

در بخش بعدی خواسته شده است مقادیر خازن و مقاومت ها را به گونه ای تغییر دهیم که  $T(L) = {}^{1}\mu s$  و  $T(H) = {}^{7}\mu s$  بشوند . محاسبات را مجددا با خازن ۱ نانوفارادی تکرار می کنیم .

بدین ترتیب مقادیر R(1) و R(1) به تقریب بدین صورت بدست می آیند :

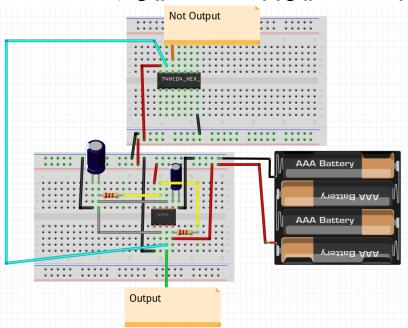
- $R(1) = 1.0\Omega$
- $R(7) = 1.0\Omega$

با تغییر مقاومت ها ، شکل پالس ما همانطور که انتظار میرفت ، به این شکل درآمد.



#### ه/۳. عبور از گیت NOT:

حال گفته شده است آن را از یک گیت NOT عبور دهیم بطوری که T(H) < T(L) بشود . مطابق مدار زیر ، با استفاده از تراشه ی Vf. + Vf. + Vf. + Vf. عبور می هیم .

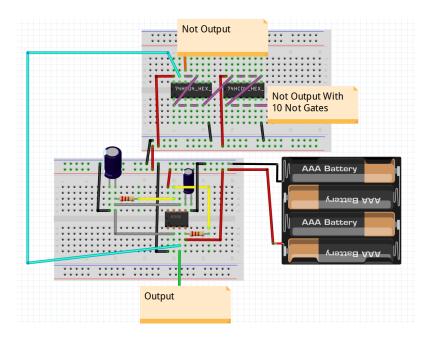


بدین ترتیب تصویر زیر روی اوسیلوسکوپ مشاهده شد . توجه کنید در این قسمت ، مقیاس اوسیلوسکوپ نسبت به حالت قبل تغییر کرده است و مقدار فرکانس با حالت قبلی یکسان است .



۳/٦. عبور از ۱۰ گيت NOT:

در بخش بعدی خواسته شده است خروجی از ۱۰ گیت NOT دیگر عبور کند . مطابق شکل زیر ، مدار را تغییر میدهیم .



خروجی NOT شده را به یک کانال اوسیلوسکوپ و خروجی پس از ۱۰ بار دیگر NOT شدن را به کانال دیگر اوسیلوسکوپ وصل می کنیم و تصویر زیر مشاهده می شود که با توجه به مقیاس اوسیلوسکوپ ، مدت زمان تاخیر انتشار به تقریب ۱۰ نانوثانیه است.

