

# واژه نامه

انگلیسی به فارسی

case sensitive	حساس به حالت	A	
central processing unit	واحد پردازش مرکزی	algorithmic state machine (ASM)	ماشین حالت الگوریتمی
check bit	بیت تست	American standard code for information interchange	کد دودویی استاندارد برای کاراکترهای الفبا
chip	تراشه		عددی اسکی
chip select	انتخابگر تراشه	application standard IC	مدارات مجتمع خاص
circuit description module	توصیف مدار	application specific	کاربرد خاص
Clear	ورودی پاک	associative	اصل شرکت پذیری
clock generator	مدارهای ترتیبی ساعت دار	asynchronous	غیرهمزمان
closure	بسته بودن	B	
communication control characters	کاراکترهای کنترل تبادل اطلاعات	behavioral modeling	مدلسازی رفتاری
commutative	اصل جابجایی	binary coded decimal	کد دهدهی به دودویی
complex programmable logic device	وسیله منطقی برنامه پذیر پیچیده	binary coded decimal	دهدهی کد شده به دودویی
composite map	نقشه مرکب	bitwise	عمل بیتی
computer aided design	طراحی با کمک کامپیوتر	blocking	بلوکی
concatenation	عملگر ادغام	bottom- up	پایین به بالا
consensus theorem	تنوری وفاق	C	
continuous state assignment	مدل سازی رونده داده	canonical	متعارف
count- down counter	پایین شمار	carriage return	بازگشت نورد
critical race	رقابت بحرانی	carry	نقلی

excess-3	کدافزونی-۳	cut-and-try	سعی و کاهش
excitation table	جدول تحریک	cycle	چرخه-سیکل
F		D	
fan in	گنجایش ورودی	data path	مسیر داده
fan out	گنجایش خروجی	de multiplexer	دی مولتی پلکسر
field programmable gate array	آرایه گیتی برنامه پذیر موردی	decoder	رمز گشا - دیکدر
file separator	جداساز فایل	delay propagation	تاخیر انتشار
finite state machine	حالت متناهی	digital versatile disk	دیسک چندکاره دیجیتال
flow table	جدول روند	direct set	تنظیم مستقیم
format effector	افکتور های فورمت	direct reset	باز نشان مستقیم
free-running clock	ساعت آزادگرد	distributive law	اصل توزیع پذیری
full adder	جمع کننده کامل	E	نشانه لبه
full-custom IC	IC سفارشی		
fundamental mode operation	عملیات اساسی		
G		edge qualifier	فعال
Gate	گیت	enable	رمز گذار - انکدر
H		encoder	نقلی چرخشی
half adder	نیم جمع کننده	end around carry	نقلی انتهایی
hardware description language	زبان توصیف سخت	end carry	ختم متن
		end of text	موجب های اصلی
		essential prime implicant	اساسی

Master	حاکم	افزاری	
medium scale	فشرده‌گی متوسط	hardware design language	زبان طراحی سخت افزار
merging	ادغام	hierarchical description	سلسله مراتبی
mixed notation	علائم مخلوط	high impedance	امپدانس بالا
module	ماژول-قطعه	hold time	زمان نگهداری
Modulus	مدولوس: عملی ریاضی که نتیجه آن باقیمانده یک تقسیم است	horizontal tabulation	جدول بندی افقی
		I	
		identity element	عنصر شناسه
multiplexer	مولتی پلکسر	implication table	جدول ایجاب
		incompletely specified function	تابع غیر کامل
	N	information separator	جداسازی اطلاعات
negative acknowledge	تصدیق منفی	instantiation	ذکر
noise margin	حد پارازیت	inverse	معکوس
non critical race	رقابت غیر بحرانی		
non-blocking	غیر بلوکی	L	
not connected	غیر متصل	large scale	فشرده‌گی زیاد
		logic programmable array	منطق آرایه ای
	O		برنامه پذیر
overflow	سرریز	look a head carry	پیش بینی نقلی
	P	M	

row address strobe	آگاه گر آدرس سطر	parity	توازن
		parity check	تست توازن
	S	power dissipation	توان مصرفی
Schematic	نمودار تصویری	preset	پیش تنظیم
schematic capture	ضبط تصویری	prime implicant	موجب های اصلی
selector	انتخابگر	primitive gate	گیت اصلی
self complement	کدهای خود متمم	procedural state assignment	تخصیص اجرایی
sequence register	ثبات توالی	processor	پردازشگر
Sequential (or simple) programmable logic device set	وسیله منطقی برنامه پذیر ترتیبی نشاندن	programmable logic array	آرایه منطقی برنامه پذیر
settling time	زمان نشست	programmable logic device	وسیله منطقی برنامه پذیر
setup time	زمان برپایی	R	
signed complement system	متمم علامت دار منفی	race condition	وضعیت رقابتی
signed-magnitude system	سیستم مقدار علامت دار منفی	radix	ممیز
simulation	شبیه سازی	random access memory	حافظه با دسترسی تصادفی
slave	تابع	read only memory	حافظه فقط خواندنی
small scale integration	فشرده‌گی کم	record separator	جداساز رکورد
start of text	شروع متن	register level transfer	سطح انتقال ثباتی
state	حالت	register transfer level	سطح انتقال بین ثباتی
stimulus module	ماژول محرک	Reset	باز نشانی
stray capacitance	ظرفیت پارازیتی		

	کاربر تعریف می شود	structural modeling	مدل سازی ساخت یافته
user-defined	تعریف شده به وسیله کاربر	structural description	توصیف ساختاری
V		switch-level modeling	مدل سازی سطح سوئیچ
Valid	معتبر	switch-tail ring counter	شمارنده حلقوی دنباله چرخان
Vector	بردار	synchronization	همگام سازی
vendor-specific	مختص فروشنده	synchronous	همزمان
very large scale	فشرده گی خیلی زیاد	synthesis	سنتز - ترکیب - ادغام

W

Wire	سیم
wire Less	بی سیم

T

target output	خروجی مقصد یا هدف
task	تکلیف
test bench	برنامه تست
time units	واحدهای زمانی
toggle	دگر وضع
top-down	بالا به پایین
total state	حالت کلی
transition table	جدول گذر
transparent	شفاف
tri-state(three-state)	سه حالت

U

user defined primitives	مواردی که به وسیله
-------------------------	--------------------

# واژه نامه

فارسی به انگلیسی

wire Less	بی سیم	الف	
check bit	بیت تست	field programmable gate array	آرایه گیتی برنامه پذیر موردی
	پ	programmable logic array	آرایه منطقی برنامه پذیر
bottom- up count- down counter	پایین به بالا پایین شمار	row address strobe	آگاه گر آدرس سطر
processor	پردازشگر	full-custom IC	آی سی سفارشی
look a head carry	پیش بینی نقلی	merging	ادغام
preset	پیش تنظیم	distributive low	اصل توزیع پذیری
	ت	commutative	اصل جابجایی
consensus theorem	تئوری وفاق	associative	اصل شرکت پذیری
slave	تابع	format effector	افکتور های فورمت
incompletely specified function delay	تابع غیر کامل تاخیر انتشار	high impedance	امپدانس بالا
propagation procedural state assignment	تخصیص اجرایی	selector	انتخابگر
chip	تراشه	chip select	انتخابگر تراشه
parity check negative acknowledge	تست توازن تصدیق منفی تعریف شده به وسیله	direct reset	باز نشان مستقیم
user-defined	کاربر	reset	باز نشانی
task	تکلیف	carriage return	بازگشت نور
direct set	تنظیم مستقیم	top-down	بالا به پایین
parity	توازن	vector	بردار
power dissipation	توان مصرفی	test bench	برنامه تست
		closure	بسته بودن
		blocking	بلوکی



total state	حالت کلی	structural description	توصیف ساختاری
finite state machine	حالت منتهای	circuit description module	توصیف مدار
noise margin	حد پرازیت		ث
case sensitive	حساس به حالت	register	ثبات
	خ	sequence register	ثبات توالی
end of text	ختم متن		ج
target output	خروجی مقصد یا هدف	record separator	جداساز رکورد
	د	file separator	جداساز فایل
toggle	دگر وضع	information separator	جداسازی اطلاعات
binary coded decimal	دهدهی کد شده به دودویی	implication table	جدول ایجاب
de multiplexer	دی مولتی پلکسر	horizontal tabulation	جدول بندی افقی
digital versatile disk	دیسک چندکاره دیجیتال	excitation table	جدول تحریک
	ذ	flow table	جدول روند
	ذکر کردن - توضیح دادن	transition table	جدول گذر
instantiation	- نمایش با نمونه	full adder	جمع کننده کامل
	ر		چ
critical race	رقابت بحرانی	cycle	چرخه-سیکل
non critical race	رقابت غیر بحرانی		ح
encoder	رمز گذار - انکدر	random access memory	حافظه با دستیابی تصادفی
decoder	رمز گشا - دیکدر	read only memory	حافظه فقط خواندنی
	ز	master	حاکم
hardware description language	زبان توصیف سخت افزاری	state	حالت

	ط	hardware design language	زبان طراحی سخت افزار
design	طراحی	setup time	زمان برپایی
computer aided design	طراحی با کمک کامپیوتر	settling time	زمان نشست
	ظ	hold time	زمان نگهداری
stray capacitance	ظرفیت پارازیتی		س
	ع	free-running clock	ساعت آزادگرد
mixed notation	علائم مخلوط	overflow	سرریز
bitwise	عمل بیتی	register transfer level	سطح انتقال بین ثباتی
concatenation	عملگر ادغام	register level transfer	سطح انتقال ثباتی
fundamental mode operation	عملیات اساسی	cut-and-try	سعی و کاهش
identity element	عنصر شناسه	hierarchical description	سلسله مراتبی
	غ	synthesis	سنتز - ترکیب - ادغام
not connected	غیر متصل	tri-state(three-state)	سه حالت
non-blocking	غیر بلوکی	signed-magnitude system	سیستم مقدار علامت دار منفی
asynchronous	غیر همزمان	wire	سیم
	ف		ش
medium scale	فشرده‌گی متوسط	simulation	شبیه سازی
very large scale	فشرده‌گی خیلی زیاد	start of text	شروع متن
large scale	فشرده‌گی زیاد	transparent	شفاف
small scale integration	فشرده‌گی کم	switch-tail ring counter	شمارنده حلقوی دنباله چرخان
enable	فعال		ض
	ک	schematic capture	ضبط تصویری

<b>structural modeling</b>	مدل‌سازی ساخت یافته	<b>communication control characters</b>	کاراکترهای کنترل تبادل اطلاعات
<b>switch-level modeling</b>	مدل‌سازی سطح سوئیچ	<b>application specific</b>	کاربرد خاص
<b>behavioral modeling</b>	مدلسازی رفتاری	<b>american standard code for information interchange</b>	کد دودویی استاندارد برای کاراکترهای الفبا عددی اسکی
<b>modulus</b>	تقسیم است	<b>binary coded decimal</b>	کد دهمی به دودویی
<b>data path</b>	مسیر داده	<b>excess_3</b>	کد افزونی-۳
<b>valid</b>	معتبر	<b>self complement</b>	کدهای خود متمم
<b>inverse</b>	معکوس		گی
<b>radix logic programmable array</b>	ممیز	<b>gate</b>	گیت
	منطق آرایه ای برنامه پذیر	<b>fan in</b>	گنجایش ورودی
<b>user defined primitives</b>	مواردی که به وسیله کاربر تعریف می شود	<b>fan out</b>	گنجایش خروجی
<b>prime implicant</b>	موجب های اصلی	<b>primitive gate</b>	گیت اصلی
<b>essential prime implicant</b>	موجب های اصلی اساسی		م
<b>multiplexer</b>	مولتی پلکسر	<b>module</b>	ماژول - قطعه نرم افزاری یا سخت افزاری
	ن	<b>stimulus module</b>	ماژول محرک
<b>set</b>	نشاندن	<b>algorithmic state machine (ASM)</b>	ماشین حالت الگوریتمی
<b>edge qualifier</b>	نشانه لبه	<b>canonical signed complement system</b>	متعارف
<b>composite map</b>	نقشه مرکب		متمم‌علامت دار منفی
<b>carry</b>	نقلی	<b>vendor-specific</b>	مختص فروشنده
<b>end carry</b>	نقلی انتهایی	<b>application standard IC</b>	مدارات مجتمع خاص
<b>end around carry</b>	نقلی چرخشی	<b>clock generator</b>	مدارهای ترتیبی ساعت دار
<b>schematic</b>	نمودار تصویری	<b>continuous state assignment</b>	مدل‌سازی رونده داده

half adder	نیم جمع کننده
	و
central processing unit	واحد پردازش مرکزی
time units	واحدهای زمانی
clear	ورودی پاک
programmable logic device	وسیله منطقی برنامه پذیر
complex programmable logic device	وسیله منطقی برنامه پذیر پیچیده
Sequential (or simple) programmable logic device	وسیله منطقی برنامه پذیر ترتیبی
race condition	وضعیت رقابتی
	ه
synchronization	همگام سازی
synchronous	همزمان

## لیست منابع و مراجع

۱. Logic and Computer Design Fundamentals \_ 2<sup>nd</sup>Ed      Prentice Hall  
Morris M . Mano      2000
۲. Digital Logic Circuit Analysis and Design      Prentice Hall  
Nelson \_ Nagle \_ Irwin \_ Carroll      1995
۳. Introduction to Logic Design      Addison\_wesley  
Hayes      1993
۴. Digital Design : Principles and Practices \_ 3<sup>rd</sup> Ed      Prentice Hall  
Wakerly      2000
۵. Contemporary Logic Design      Prentice Hall  
Katz      1994
۶. Logic Design of Digital Systems \_ 3<sup>rd</sup> Ed      Allyn Bacon

۳۶۰ مدار الکتریکی

Dietmeyer 1988

۷. Principles of Digital Design Prentice Hall

Gajski 1997

۸. Fundamentals of Logic Design \_ 4<sup>th</sup> Ed West

Roth 1992

۹. انتشارات خراسان ویرایش سوم \_ طراحی دیجیتال

دکتر قدرت سپید نام ۱۳۸۴

