

گزارش آزمایش شماره 8

محمد مهدی خصالی 402011166 --- حسین مسیحی 401110891 / 401011161

ساعت کلاس: چهارشنبه 9 الی 12

وسایل مورد نیاز :

❖ تراشه های مختلف

❖ تعدادی LED

❖ 3 Seven Segment عدد

❖ تراشه شماره 74190

❖ تراشه شماره 7404

❖ تراشه شماره 7432

❖ تراشه شماره 7408

❖ تراشه شماره 7410

❖ تراشه شماره 74181

❖ تراشه شماره 74175

❖ تراشه شماره 74157

❖ بردبورد

هدف آزمایش :

هدف از انجام این آزمایش پیاده سازی یک پشته سختافزاری میباشد.

شرح آزمایش :

در این آزمایش چند نوع سیگنال ورودی داریم:

1. لود کردن ورودی در A

2. لود کردن ورودی در B

3. خروجی A

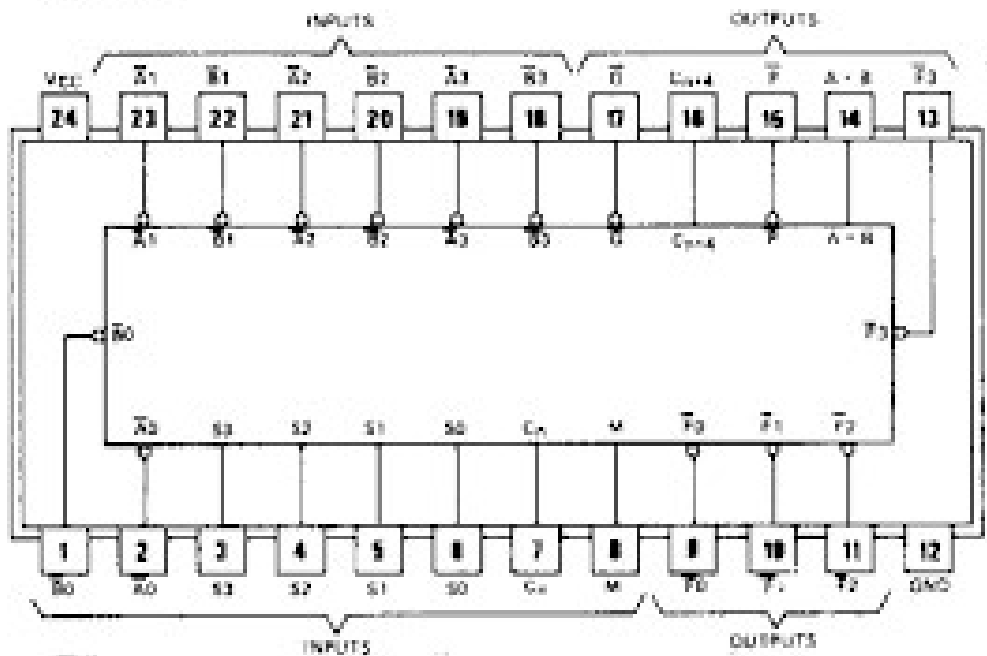
4. پاک کردن A

5. نقیض A

6. And کردن A و B

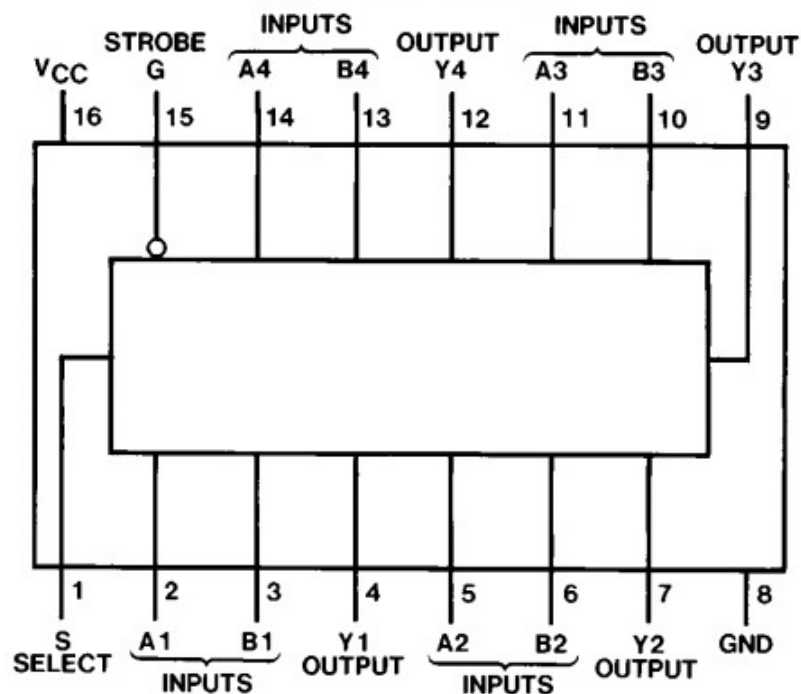
7. جمع کردن A و B

74181



Connection Diagram

Dual-In-Line Package



TL/F/6550-1

Order Number 54157DMQB, 54157FMQB, DM54157J, DM54157W or DM74157N
See NS Package Number J16A, N16E or W16A

