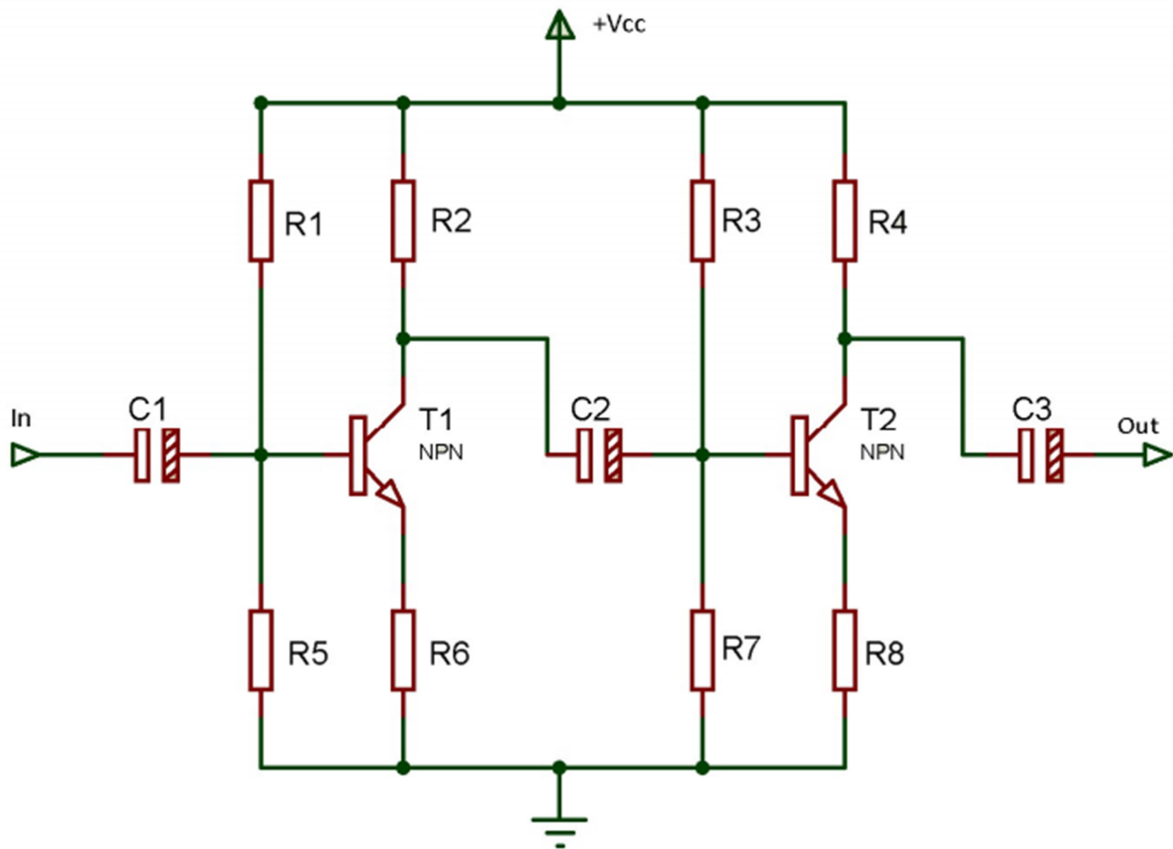


- I. **Mục đích:** Khảo sát đặc tuyến biên độ và đặc tuyến tần số của mạch khuếch đại điện trở RC mắc E chung sử dụng BJT. Qua đó so sánh giữa đồ thị đặc trưng trong thực tế và đồ thị đặc trưng lý thuyết.
- II. **Sơ đồ nguyên lý – Giá trị linh kiện:**



Hình 3.1. Sơ đồ nguyên lý mạch khuếch đại điện trở RC

➤ Giá trị linh kiện:

$$C_1 = C_2 = C_3 = 10\mu F$$

T_1, T_2 : Transistor C828

$$R_1 = R_4 = 100k\Omega \pm 5\%$$

$$R_2 = R_3 = 2,2k\Omega \pm 5\%$$

$$R_5 = R_8 = 22k\Omega \pm 5\%$$

$$R_6 = R_7 = 560\Omega \pm 5\%$$

I. Khảo sát và vẽ đồ thị biểu diễn đặc trưng biên độ:

U_V	U_R	$K_0 = \frac{U_R}{U_V}$
0,52	5,8	11,2
0,56	6,4	11,4
0,62	7,2	11,6
0,66	7,4	11,2
0,68	7,8	11,5
0,8	8,6	10,8
0,86	9,2	10,7
0,94	9,4	10
0,98	10,2	10,4
1	10,8	10,8
1,06	11	10,4
1,12	11,4	10,2
1,16	11,8	10,2
1,2	12,2	10,2
1,24	12,6	10,2
1,26	13,2	10,5
1,28	13,4	10,5
1,30	13,8	10,6
1,34	14,2	10,6
1,48	14,4	9,7

II. Khảo sát và vẽ đồ thị đặc trưng tần số:

$f(MHz)$	$U_R(v)$	$K_0 = \frac{U_R}{U_V}$	$\log f$
0,1	7,8	13	5
0,2	7,2	12	5,3
0,3	6,4	10,7	5,5
0,4	5,36	8,9	5,6
0,5	4,72	7,9	5,7
0,6	4,24	7,1	5,8
0,7	3,84	6,4	5,8
0,8	3,36	5,6	5,9
0,9	3,12	5,2	6,0
1,0	2,88	4,8	6,0
1,1	2,64	4,4	6,0
1,2	2,48	4,1	6,1
1,3	2,32	3,9	6,1
1,4	2,16	3,6	6,1
1,5	2,00	3,3	6,2
1,6	1,84	3,1	6,2
1,7	1,76	2,9	6,2
1,8	1,68	2,8	6,3
1,9	1,6	2,6	6,3
2,0	1,52	2,5	6,3