

## Nhóm 1

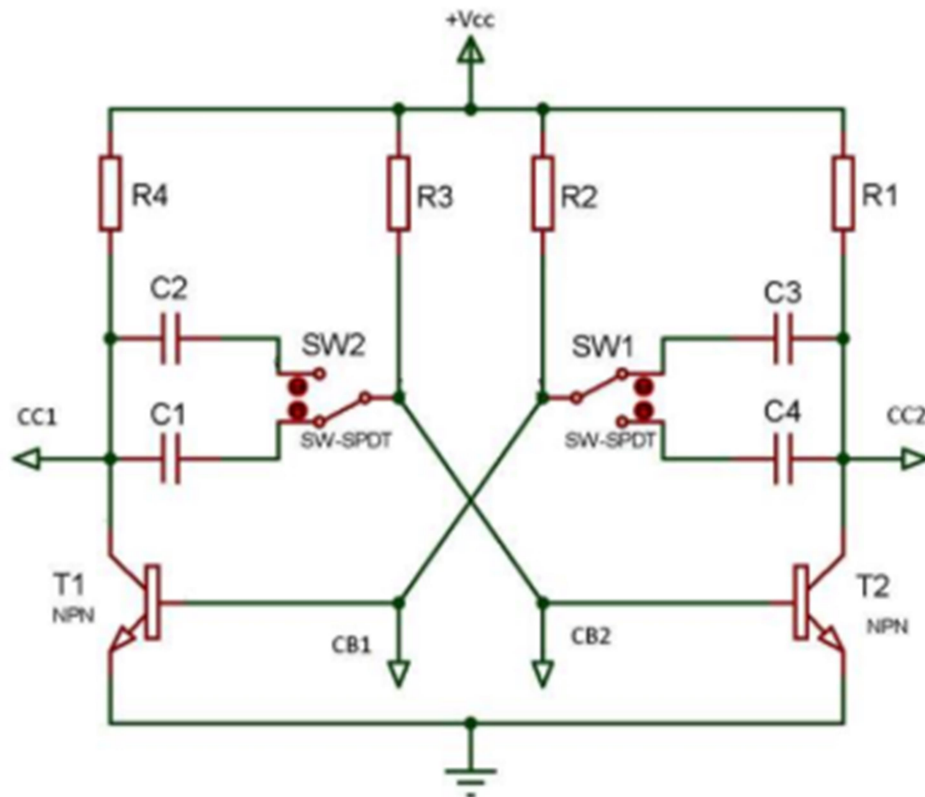
- Hồ Văn Nhật
- Trần Hoàng Quân

## BẢN BÁO CÁO

### Bài 6. Dao động đa hài tự kích sử dụng BJT

I. **Mục đích:** Khảo sát tín hiệu dao động từ bộ đa hài tự dao động. Qua đó so sánh kết quả thực tế và tính toán lý thuyết.

II. **Sơ đồ mạch thực nghiệm và giá trị linh kiện:**



### SƠ ĐỒ MẠCH ĐIỆN BỘ ĐA HÀI TỰ DAO ĐỘNG

- Giá trị linh kiện:

$$R_1 = R_4 = 1k\Omega \pm 5\%$$

$$R_2 = R_3 = 10k\Omega \pm 5\%$$

$$C_1 = C_2 = C_3 = C_4 = 22.10^4 pF$$

Transistor: C828 (phân cực ngược)

$T_1$ : transistor 1

$T_2$ : transistor 2

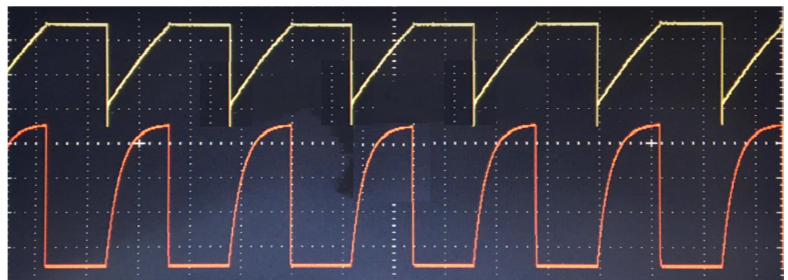
$SW1, SW2$ : khóa

- Sử dụng máy dao động ký khảo sát tín hiệu trên các cực  $B_1, B_2, C_1, C_2$  của transistor  $T_1, T_2$ .

➤ **Trường hợp  $T_2$ :**

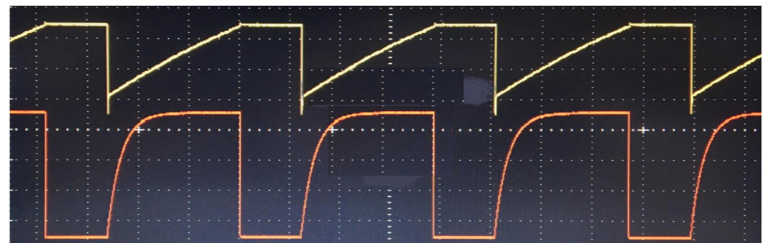
-  $C_1C_4$

	$V_p$	T
$C_1$	15,20v	0,957ms
$B_1$	20,80v	0,957ms



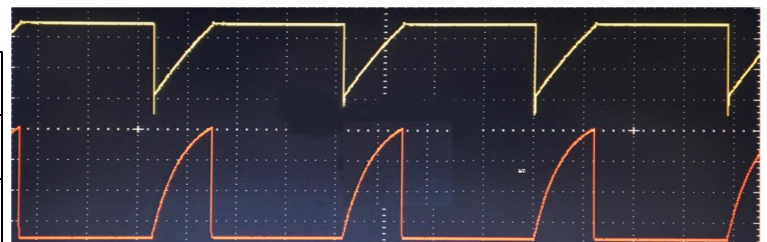
-  $C_1C_3$

	$V_p$	T
$C_1$	15,00v	1,539ms
$B_1$	20,80v	1,539ms



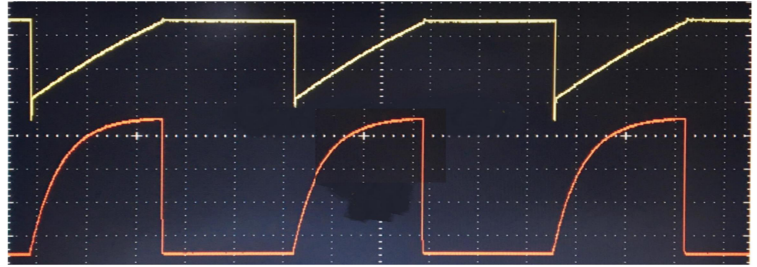
-  $C_2C_4$

	$V_p$	T
$C_1$	15,00v	1,541ms
$B_1$	18,40v	1,544ms



-  $C_2C_3$

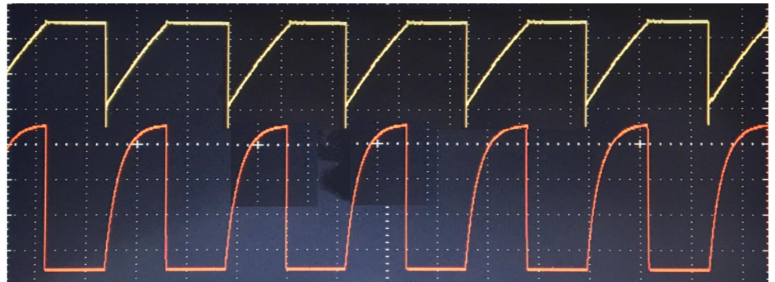
	$V_p$	T
$C_1$	15,20v	2,132ms
$B_1$	20,40v	2,136ms



➤ Trường hợp  $T_1$ :

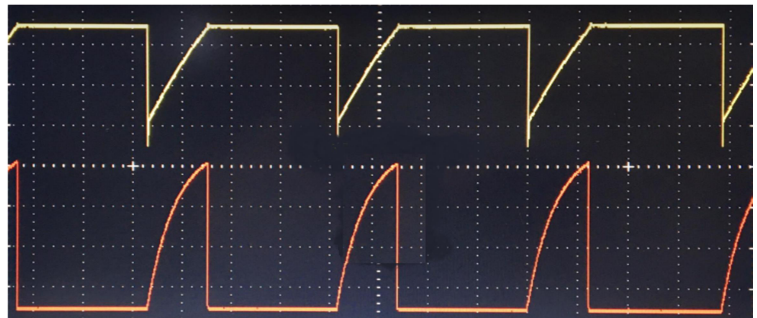
-  $C_1C_4$

	$V_p$	T
$C_2$	15,00v	0,958ms
$B_2$	20,60v	0,957ms



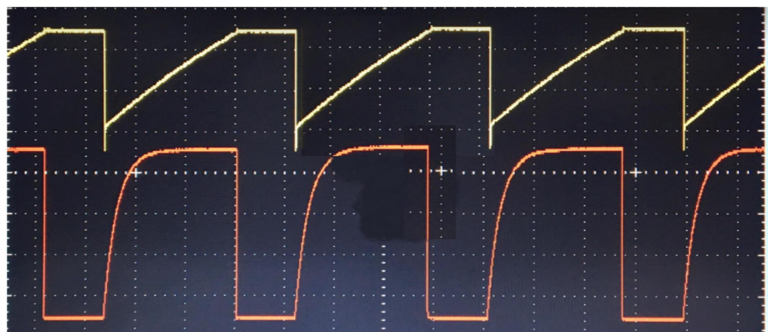
-  $C_1C_3$

	$V_p$	T
$C_2$	15,00v	1,541ms
$B_2$	19,80v	1,539ms



-  $C_2C_4$

	$V_p$	T
$C_2$	14,80v	1,541ms
$B_2$	20,80v	1,541ms



-  $C_2C_3$

	$V_p$	T
$C_2$	15,20v	2,128ms
$B_2$	20,60v	2,128ms

