Handshake信号遵循的一些原则：

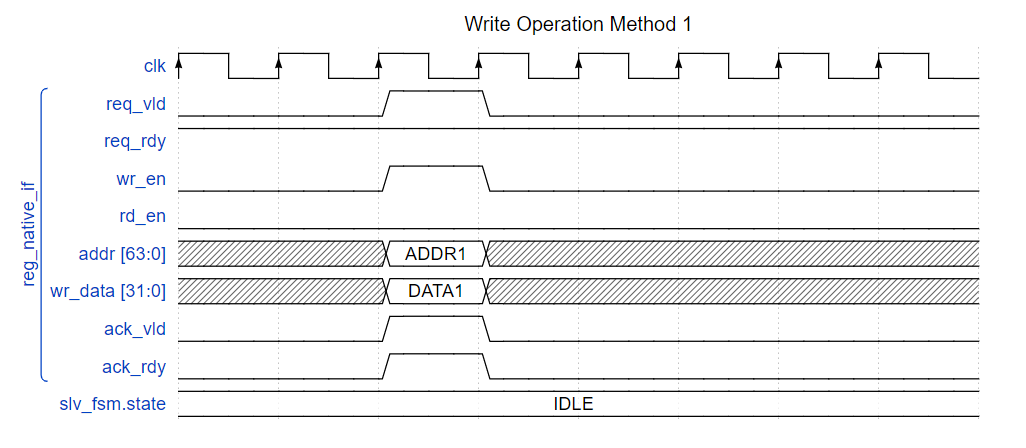
vld信号和rdy信号同时拉高后，vld信号的发起方就认为handshake成功

作为vld信号的发起方，vld信号在查询到rdy信号拉高后撤去

fsm中将通过upstream和downstream的所有handshake信号

write operation method

1. 当前regslv模块作为slave，接收上一级regslv/regmst模块的write request，并且该request指向当前regslv模块的internal registers，不往下一级转发



该情况下所有握手信号在同一周期拉高，写入操作单周期完成

1. regmst或regslv作为master，发送给downstream regslv或external memory或3rd IP的write request

