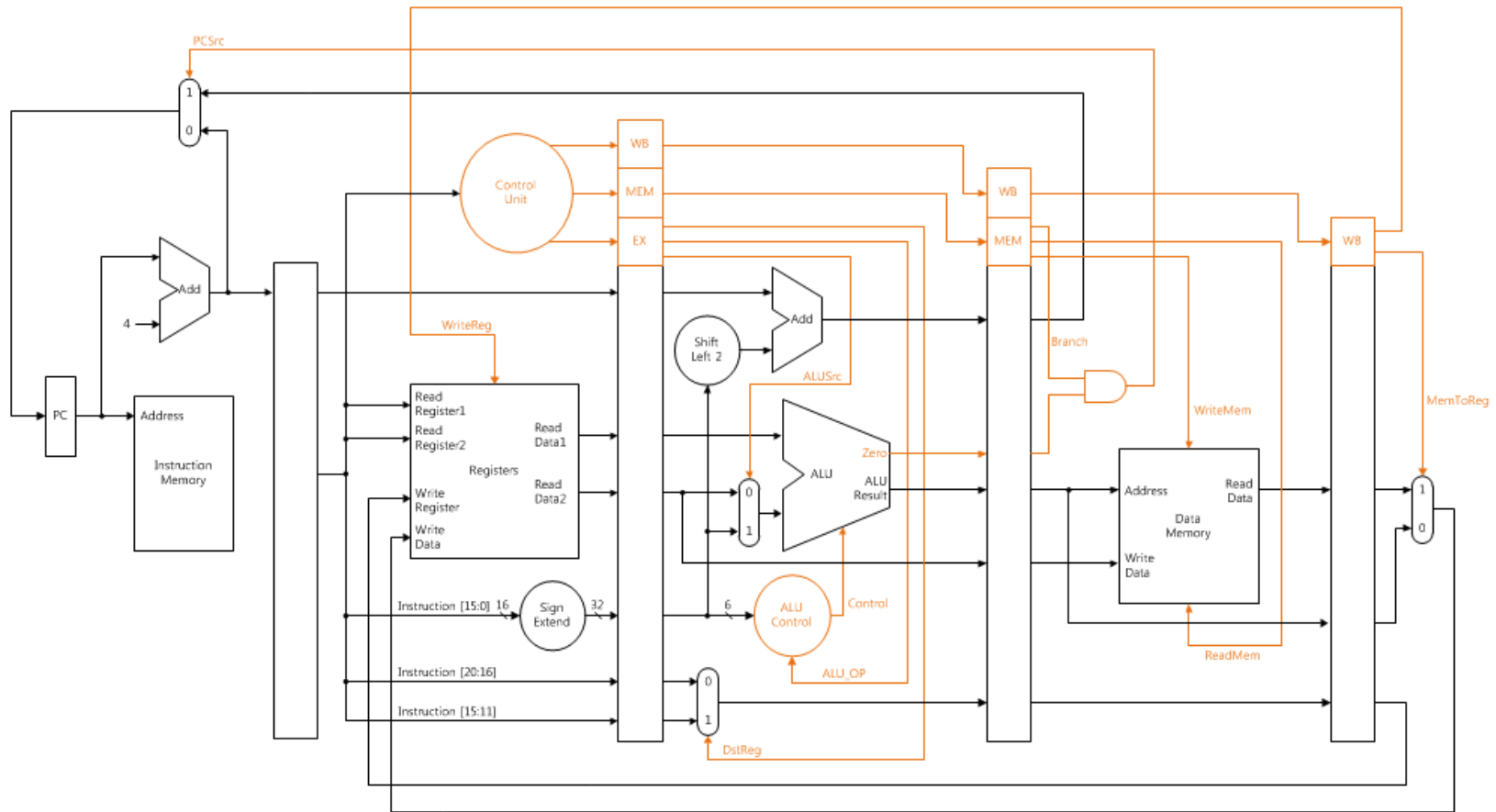


MIPS Design Project

채점기준

MIPS Datapath Design

Multi-Cycle Design



채점기준

- 배점 방식
 - 최종 MIPS 구조는 앞장에 제시한 그림을 참고.
 - 5-Stage Pipelined MIPS : 13점
 - Forwarding 추가 구현 : +2점 (총 15점)
 - Single Cycle MIPS : 10점
 - 실패원인 분석 보고서 : 7점
 - Verilog 레포트 미제출 : -1점
 - 제출기한 지연 : -1점
- 완성기준
 - 주어진 Instruction Memory의 Instruction 실행
 - Instruction Memory와의 연결 여부 주의
- 주의사항
 - 정확한 디자인 없이 결과만을 위한 과제제출은 0점
 - Ex) Initial 구문을 이용한 결과값 도출
 - 동일한 소스 발견 시, 모두 0점
- 프로젝트 기한
 - 6월 9일 (일)
 - 제출방식은 추후 공지
- 질문사항
 - bluerose7112@gmail.com