

# Intéraction Logiciel Architecture

## Présentation du cours

Henri-Pierre Charles & Frédéric Rousseau

# Presentation Plan

## Liste des cours

- 1 Performances des systèmes multiprocesseurs
- 2 Pipeline
- 3 Architecture des mémoires cache
- 4 Introduction aux systèmes multiprocesseurs
- 5 Le processeur MMPA de Kalray
- 6 Génération dynamique de code
- 7 Les réseaux sur puce

## Illustration

# Presentation Bibliographie

## Argumentation

- “Computer Architecture, a quantitative approach”  
Hennessy & Patterson
- Many wikipedia pages  
Computer\_Architecture a good start

## Illustration