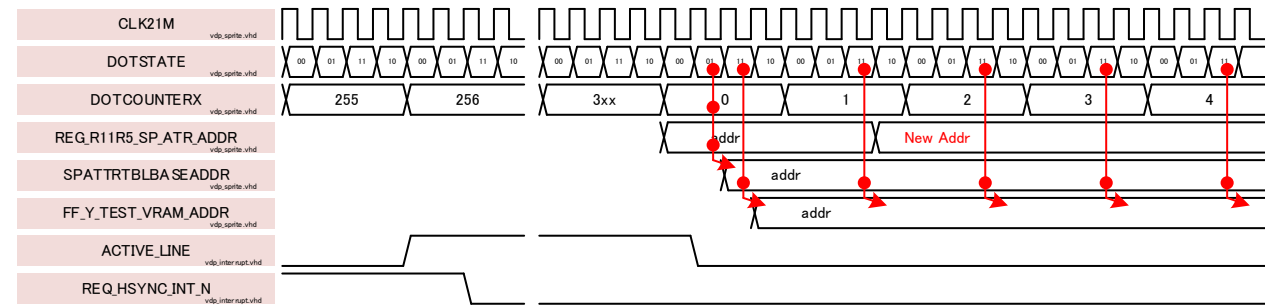


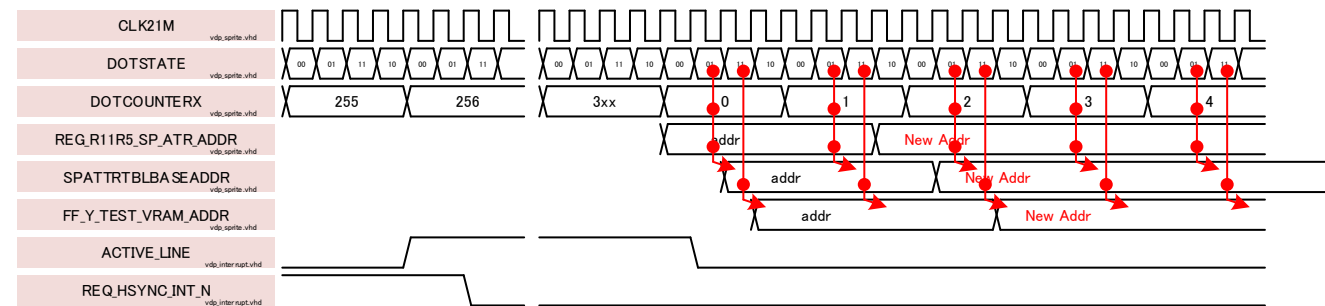
【#1: Sprite Attribute Table BUG】



R#19によるHSYNC割り込み発生から、R#5/R#11の取り込みまでが短い。CPUが割り込みを受け取る前に、そのラインのアトリビュート更新を終えてしまう。
The time from the generation of the HSYNC interrupt by R # 19 to the import of R # 5 / R # 11 is short. Before the CPU receives the interrupt, it finishes updating the line attributes.

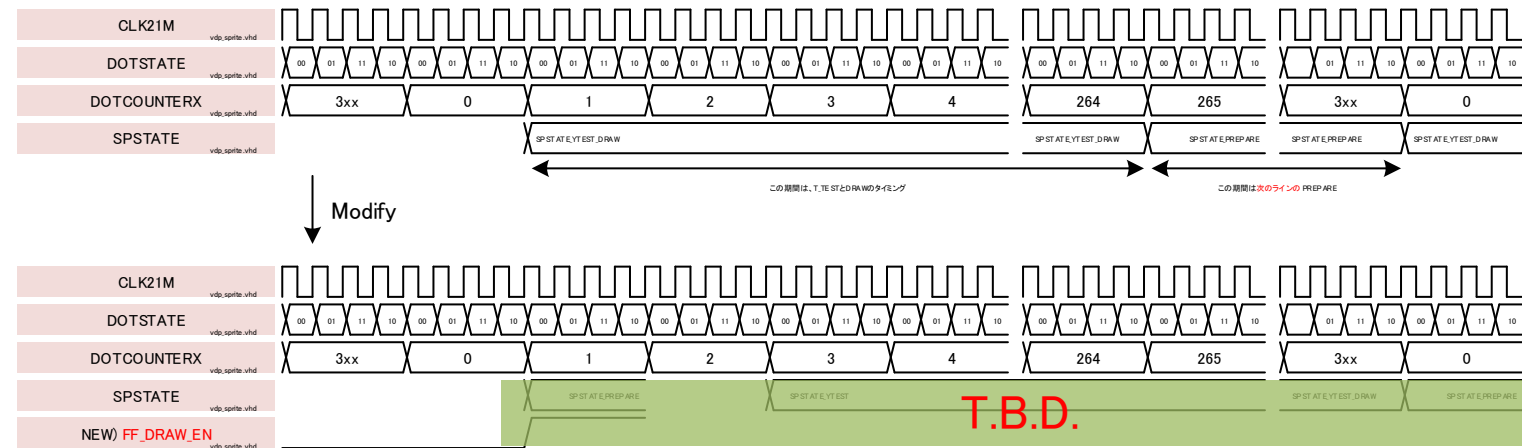
SPATTRTBLBASEADDR は、そもそもラッチする必要が無いので、単純な配線に変更た。
Since SPATTRTBLBASEADDR does not need to be latched in the first place, it was changed to a simple wiring.

Modified

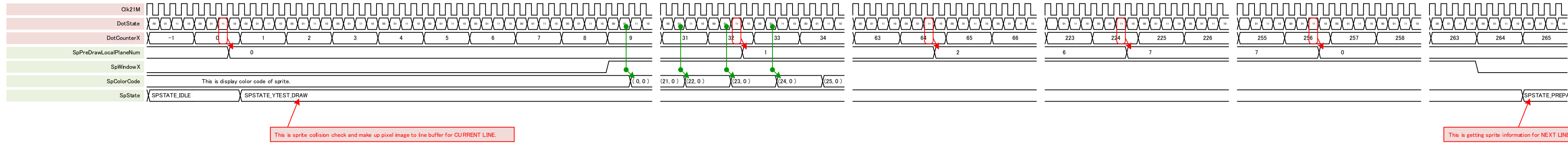


SPPTNGENETBLBASEADDR, FF_CUR_Y, FF_SP_EN も同様である。
The same applies to SPPTNGENETBLBASEADDR, FF_CUR_Y and FF_SP_EN.

しかし、これだけではすべてが改善するわけではない。



【Currently timing】



【Bug fix timing】

