TRANSFER INSTRUCTIONS - (8 bit)

Oper	Op Code	Adr met	Instruction Format 1. Byte	2. Byte	3. Byte	4. Byte	5. Byte	Status Reg. T	S	N	Y	E	A	Explanation
MOV	Ki,Kj	L	01000000	00 Ki	Kj			▬	▲▼	▲▼	▬	▬	1	Ki ⟵ Kj
EXC	Ki,Kj	L	01000001	00 Ki	Kj			▬	▬	▬	▬	▬	3	Ki⟵ Kj
CHN	Ki	L	01000010	01 ///	Ki			▬	▲▼	▲▼	▬	▬	5	D3 D2 D1 D0 D7 D6 D5 D4
LDA	Ki,V	V	00000000	00000 Ki	Data			▬	▲▼	▲▼	▬	▬	1	Ki ⟵ V
	Ki,<adr>	D	00000000	00100 Ki	Adr (H)	Adr (L)		▬	▲▼	▲▼	▬	▬	2	Ki ⟵<Adr>
	Ki,<CD>	K	00000000	01000 Ki				▬	▲▼	▲▼	▬	▬	3	Ki ⟵<<CD>>
	Ki,<SK+S>	S	00000000	01100 Ki	S			▬	▲▼	▲▼	▬	▬	4	Ki ⟵<SK+S>
	Ki,<SK+S>+R	R	00000000	10000 Ki	S	R		▬	▲▼	▲▼	▬	▬	5	Ki ⟵<SK+S> +R
	Ki,<SK+S>-R	Z	00000000	10100 Ki	S	R		▬	▲▼	▲▼	▬	▬	5	Ki ⟵<SK+S> -R
	Ki,<SK+CD+S>	U	00000000	11000 Ki	S			▬	▲▼	▲▼	▬	▬	6	Ki ⟵<SK+CD+S>
	Ki,<YG+S>	Y	00000000	11100 Ki	S			▬	▲▼	▲▼	▬	▬	5	Ki ⟵<YG+S>
STR	V,Adr	V	00000001	00001 ///	Datai	Adr (H)	Adr (L)	▬	▬	▬	▬	▬	3	Adr⟵ V
	Ki,<adr>	D	00000001	00100 Ki	Adr (H)	Adr (L)		▬	▬	▬	▬	▬	2	Adr⟵ Ki
	Ki,<CD>	K	00000001	01000 Ki				▬	▬	▬	▬	▬	3	<<CD>> ⟵ Ki
	Ki,<SK+S>	S	00000001	01100 Ki	S			▬	▬	▬	▬	▬	4	<SK+S> ⟵ Ki
	Ki,<SK+S>+R	R	00000001	10000 Ki	S	R		▬	▬	▬	▬	▬	5	<SK+S> ⟵ Ki + R
	Ki,<SK+S>-R	Z	00000001	10100 Ki	S	R		▬	▬	▬	▬	▬	5	<SK+S> ⟵ Ki - R
	Ki,<SK+CD+S>	U	00000001	11000 Ki	S			▬	▬	▬	▬	▬	6	<SK+CD+S> ⟵ Ki
	Ki,<YG+S>	Y	00000001	11100 Ki	S			▬	▬	▬	▬	▬	5	<YG+S> ⟵ Ki

TRANSFER INSTRUCTIONS - (16 bit)

Oper	Op Code	Adr met	Instruction Format 1. Byte	2. Byte	3. Byte	4. Byte	Status Reg. T	S	N	Y	E	A	Explanation
MOV	Kii,Kjj	L	01100000	00 Kii	Kj		▬	▲▼	▲▼	▬	▬	2	Kii ⟵ Kjj
EXC	Kii,Kjj	L	01100001	00 Kii	Kj		▬	▬	▬	▬	▬	4	Kii ⟵ Kjj
LDA	Kii,VV	V	00100000	00000 Kii	Datai	Data	▬	▲▼	▲▼	▬	▬	2	Kii ⟵ VV
	Kii,<adr>	D	00100000	00100 Kii	Adr (H)	Adr (L)	▬	▲▼	▲▼	▬	▬	3	Kii ⟵ <Adr>+<Adr+1>
	Kii,<CD>	K	00100000	01000 Kii			▬	▲▼	▲▼	▬	▬	4	Kii ⟵ <<CD>>+<<CD+1>>
	Kii,<SK+S>	S	00100000	01100 Kii	S		▬	▲▼	▲▼	▬	▬	5	Kii ⟵ <SK+S>+<SK+S+1>
	Kii,<SK+S>+R	R	00100000	10000 Kii	S	R	▬	▲▼	▲▼	▬	▬	6	Kii ⟵ <SK+S>+<SK+S+1> +R
	Kii,<SK+S>-R	Z	00100000	10100 Kii	S	R	▬	▲▼	▲▼	▬	▬	6	Kii ⟵ <SK+S>+<SK+S+1> - R
	Kii,<SK+CD+S>	U	00100000	11000 Kii	S		▬	▲▼	▲▼	▬	▬	7	Kii ⟵ <SK+CD+S>+<SK+CD+S+1>
	Kii,<YG+S>	Y	00100000	11100 Kii	S		▬	▲▼	▲▼	▬	▬	6	Kii ⟵ <YG+S>+<YG+S+1>
STR	Kii,<adr>	D	00100001	00100 Kii	Adr (H)	Adr (L)	▬	▬	▬	▬	▬	3	Adr+(Adr+1) ⟵ Kii
	Kii,<CD>	K	00100001	01000 Kii			▬	▬	▬	▬	▬	4	<<CD>>+<<CD+1>> ⟵ Kii
	Kii,<SK+S>	S	00100001	01100 Kii	S		▬	▬	▬	▬	▬	5	<SK+S>+<SK+S+1> ⟵ Kii
	Kii,<SK+S>+R	R	00100001	10000 Kii	S	R	▬	▬	▬	▬	▬	6	<SK+S>+<SK+S+1> ⟵ Kii + R
	Kii,<SK+S>-R	Z	00100001	10100 Kii	S	R	▬	▬	▬	▬	▬	6	<SK+S>+<SK+S+1> ⟵ Kii - R
	Kii,<SK+CD+S>	U	00100001	11000 Kii	S		▬	▬	▬	▬	▬	7	<SK+CD+S>+<SK+CD+S+1>⟵ Kii
	Kii,<YG+S>	Y	00100001	11100 Kii	S		▬	▬	▬	▬	▬	6	<YG+S>+<YG+S+1>⟵ Kii

LOGIC INSTRUCTIONS - (8 bit)

Oper	Op Code	Adr met	Instruction Format 1. Byte	2. Byte	3. Byte	4. Byte	Status Reg. T	S	N	Y	E	A	Explanation
AND	Ai,V	V	00001000	00000 Ai	Data		▬	▲▼	▲▼	▬	▬	3	Ai ⟵ Ai • V
	Ai,Ki	L	01001000	00 Ai	Ki		▬	▲▼	▲▼	▬	▬	3	Ai ⟵ Ai • Ki
	Ai,<adr>	D	00001000	00100 Ai	Adr (H)	Adr (L)	▬	▲▼	▲▼	▬	▬	4	Ai ⟵ Ai • <Adr>
	Ai,<CD>	K	00001000	01000 Ai			▬	▲▼	▲▼	▬	▬	6	Ai ⟵ Ai • <<CD>>
	Ai,<SK+S>	S	00001000	01100 Ai	S		▬	▲▼	▲▼	▬	▬	7	Ai ⟵ Ai • <SK+S>
	Ai,<SK+S>+R	R	00001000	10000 Ai	S	R	▬	▲▼	▲▼	▬	▬	7	Ai ⟵ Ai • <SK+S>+R
	Ai,<SK+S>-R	Z	00001000	10100 Ai	S	R	▬	▲▼	▲▼	▬	▬	7	Ai ⟵ Ai • <SK+S> - R
	Ai,<SK+CD+S>	U	00001000	11000 Ai	S		▬	▲▼	▲▼	▬	▬	8	Ai ⟵ Ai • <SK+CD+S>
	Ai,<YG+S>	Y	00001000	11100 Ai	S		▬	▲▼	▲▼	▬	▬	7	Ai ⟵ Ai • <YG+S>
OR	Ai,V	V	00001001	00000 Ai	Data		▬	▲▼	▲▼	▬	▬	3	Ai ⟵ Ai + V
	Ai,Ki	L	01001001	00 Ai	Ki		▬	▲▼	▲▼	▬	▬	3	Ai ⟵ Ai + Ki
	Ai,<adr>	D	00001001	00100 Ai	Adr (H)	Adr (L)	▬	▲▼	▲▼	▬	▬	4	Ai ⟵ Ai + <Adr>
	Ai,<CD>	K	00001001	01000 Ai			▬	▲▼	▲▼	▬	▬	6	Ai ⟵ Ai + <<CD>>
	Ai,<SK+S>	S	00001001	01100 Ai	S		▬	▲▼	▲▼	▬	▬	7	Ai ⟵ Ai + <SK+S>
	Ai,<SK+S>+R	R	00001001	10000 Ai	S	R	▬	▲▼	▲▼	▬	▬	7	Ai ⟵ Ai + <SK+S>+R
	Ai,<SK+S>-R	Z	00001001	10100 Ai	S	R	▬	▲▼	▲▼	▬	▬	7	Ai ⟵ Ai + <SK+S> - R
	Ai,<SK+CD+S>	U	00001001	11000 Ai	S		▬	▲▼	▲▼	▬	▬	8	Ai ⟵ Ai + <SK+CD+S>
	Ai,<YG+S>	Y	00001001	11100 Ai	S		▬	▲▼	▲▼	▬	▬	7	Ai ⟵ Ai + <YG+S>
XOR	Ai,V	V	00001010	00000 Ai	Data		▬	▲▼	▲▼	▬	▬	3	Ai ⟵ Ai ⊕ V
	Ai,Ki	L	01001010	00 Ai	Ki		▬	▲▼	▲▼	▬	▬	3	Ai ⟵ Ai ⊕ Ki
	Ai,<adr>	D	00001010	00100 Ai	Adr (H)	Adr (L)	▬	▲▼	▲▼	▬	▬	4	Ai ⟵ Ai ⊕ <Adr>
	Ai,<CD>	K	00001010	01000 Ai			▬	▲▼	▲▼	▬	▬	6	Ai ⟵ Ai ⊕ <<CD>>
	Ai,<SK+S>	S	00001010	01100 Ai	S		▬	▲▼	▲▼	▬	▬	7	Ai ⟵ Ai ⊕ <SK+S>
	Ai,<SK+S>+R	R	00001010	10000 Ai	S	R	▬	▲▼	▲▼	▬	▬	7	Ai ⟵ Ai ⊕ <SK+S>+R
	Ai,<SK+S>-R	Z	00001010	10100 Ai	S	R	▬	▲▼	▲▼	▬	▬	7	Ai ⟵ Ai ⊕ <SK+S> - R
	Ai,<SK+CD+S>	U	00001010	11000 Ai	S		▬	▲▼	▲▼	▬	▬	8	Ai ⟵ Ai ⊕ <SK+CD+S>
	Ai,<YG+S>	Y	00001010	11100 Ai	S		▬	▲▼	▲▼	▬	▬	7	Ai ⟵ Ai ⊕ <YG+S>