408410035 鄭 x 辰

在原本的程式碼中 被存放到 msr 的部份只有 edx 暫存器左移 32bit 的部份 後面一半的部份 (eax) 並沒有被存放到 msr 中因為原本直接 or rdx %0 (到 output memory) 忽略了 eax 的部份

所以在修正的程式中 先把左移的 edx 跟 rax or 接起來 再把 rax 放進 %0 裡