

9.6 本章習題

1. 試述 CMOS 邏輯元件有哪些要求？
2. 試描繪 CMOS 反向器的電路圖、佈局、與製程截面結構圖。
3. 試描繪 CMOS 傳輸閘電路圖及 CMOS 傳輸閘的主要作用。
4. 試述正反器如何具有記憶的特性。
5. 試述邏輯電路中之標準單元、閘矩陣、及可程式邏輯閘的特性與差異。