



圖 9-14 多工器之方塊圖、等效開關結構圖與組合邏輯電路圖。

## 9.4 時序邏輯 Sequential Logic—Latch, DFF

順序邏輯也稱為時序邏輯或循序邏輯，除了具有組合邏輯電路外，尚含有記憶裝置；它的輸出除了與當時的輸入有關外，還受記憶裝置所處的狀態影響；而記憶裝置的狀態，則是由先前輸入的狀態所決定；換句話說，順序邏輯的輸出，不僅由目前輸入的狀態決定，還受到時間因素的影響。

### 9.4.1 閤鎖器 (latch)

Latch 具有儲存 data 的功能，可由 2 個正回饋的反向器所組成。閤鎖器是個具有互補輸出的雙穩態電路，且由外來訊號強迫至某一固定穩態而且可以永