348 半導體元件物理與製程——理論與實務

保持穩定,穩定的基材電位能夠抑制噪音。另外一個方法是採用較深之n型井完全包住 p-井而形成三井結構,如圖 30 所示,如此每個井內訊號將不會被基材雜訊號干擾,若使用圖 31 的 SOI 結構,由於每個元件都被場氧化層隔開,則可完全解決基材雜訊的問題。