

例如行動電話或筆記型電腦性能要求高、電池容量大；低待機電力（low standby power, LSTP）：例如行動電話性能要求較低，電池容量相對較小。在開發低能量消耗的 CMOS 元件時，可從降低操作能量及待機能量著手。

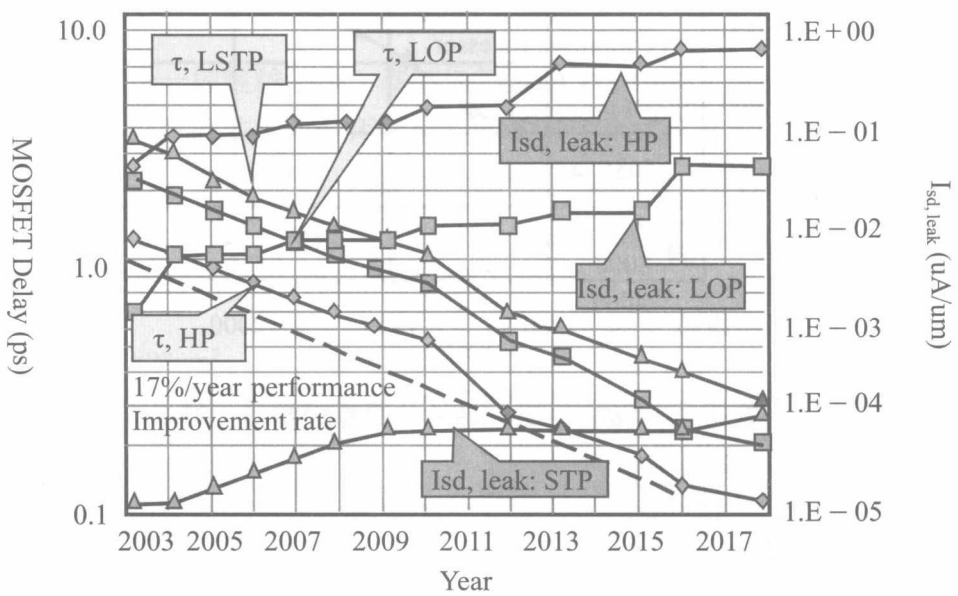


圖 7-3 電子元件微縮使單一晶片的電晶體數目大幅提高。

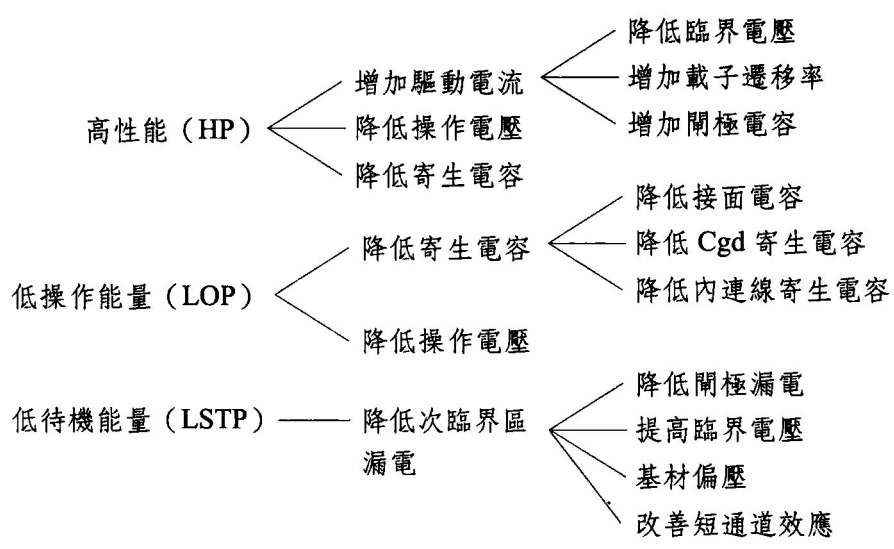


圖 7-4 主要的元件結構與電性參數發展驅勢。