

圖 8-7 應變矽增加了 CMOS 的驅動電流。

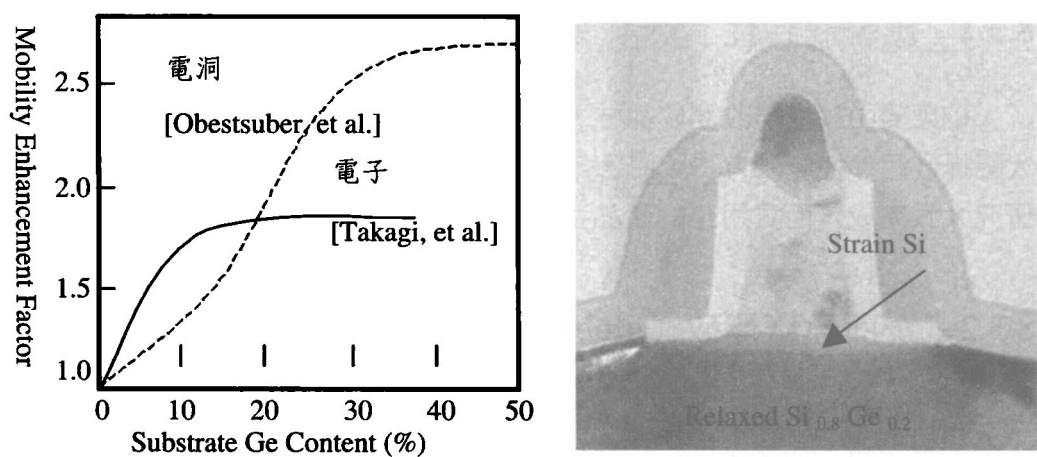


圖 8-8 全面應變矽電子、電洞的遷移率增加的幅度與 TEM 截面圖。