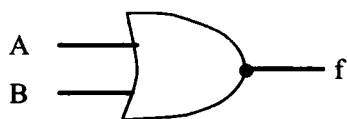


有的輸入端信號皆為邏輯 0 時，則輸出端  $f$  的信號才為邏輯 1，其運算式為  $\bar{f} = A + B$ 。



2 輸入端的 NOR 閘

輸入		輸出
A	B	f
0	0	1
0	1	0
1	0	0
1	1	0

2 輸入端 NOR 閘的真值表

←----  $0 + 0 = 0 = 1$   
 ←----  $0 + 1 = 1 = 0$   
 ←----  $1 + 0 = 1 = 0$   
 ←----  $1 + 1 = 1 = 0$

NOR 閘的電路圖

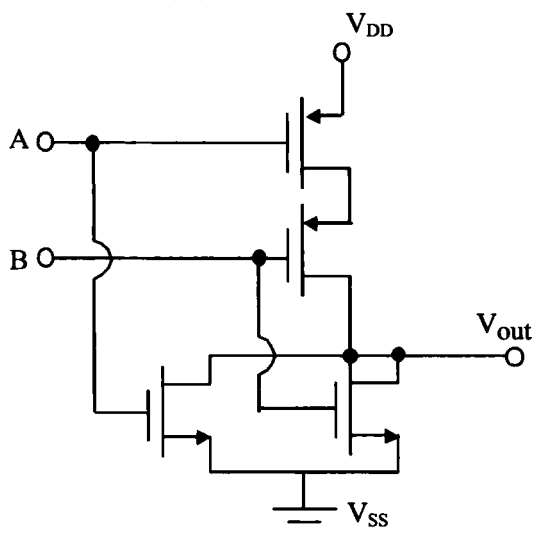


圖 9-5 反或閘符號、真值表與電路圖。

反及閘符號是在及閘的輸出端加上一個小圓圈。反及閘的特性與及閘的特性剛好相反，即只要有任一或更多輸入端的信號為邏輯 0 時，則輸出端  $f$  的信號即為邏輯 1；換句話說，當所有的輸入端信號皆為邏輯 1 時，則輸出端  $f$  的信號才為邏輯 1，運算式為  $\bar{f} = A * B$ 。