

10.2	混合訊號電路 .....	320
10.2.1	電源／參考電壓電路 .....	321
10.2.2	放大／差動電路 .....	323
10.2.3	振盪／回授電路 .....	326
10.2.4	射頻元件 .....	329
10.3	混合訊號的主動元件 (Active device) .....	331
10.3.1	CMOS 金氧半導體 .....	331
10.3.2	Bipolar 雙載子電晶體 .....	332
10.4	混合訊號被動元件 (Passive device) .....	334
10.4.1	電阻 (Resistor) .....	334
10.4.2	電容 (Capacitor) .....	336
10.4.3	可變電容器 (Varactor) .....	337
10.4.4	電感 (Inductor) .....	338
10.5	混合訊號電路特別需求 .....	340
10.5.1	匹配 (matching) .....	340
10.5.2	雜訊噪音 (noise) .....	343
10.6	本章習題 .....	349
	參考文獻 .....	350

## 11 記憶體 351

11.1	CMOS 記憶體特性與分類 .....	352
11.2	靜態隨機存取記憶體 SRAM .....	356
11.3	動態隨機存取記憶體 DRAM .....	362
11.4	快閃記憶體 Flash .....	369
11.5	發展中的先進記憶體 .....	376
11.5.1	NRAM .....	376
11.5.2	FRAM .....	377
11.5.3	MRAM .....	379
11.5.4	OUM .....	379