

反器的電路、真值表與符號；其中輸入端分別 R（重設，Reset）及 S（設定，Set），而輸出端則為 Q 與 \bar{Q} 依其輸出的狀態可分為真值表所列 4 種：

由於順序邏輯的電路，常需預先設定（預設，preset）與清除（clear）的功能；所以，典型的正反器通常都有預設（常以 PR 表示，即使 $Q=1$ 的功能）及清除（常以 CLR 表示，即使 $Q=0$ 的功能）輸入端，在所有的輸入控制端中，PR 及 CLR 具有最高的優先權。由於實用的正反器皆有一個時鐘（clock）脈波輸入端（常以 CK 或 CLK 表示），用以控制正反器能在某一個時間點動作，以便數千、數萬個正反器能夠同步同時一起動作。

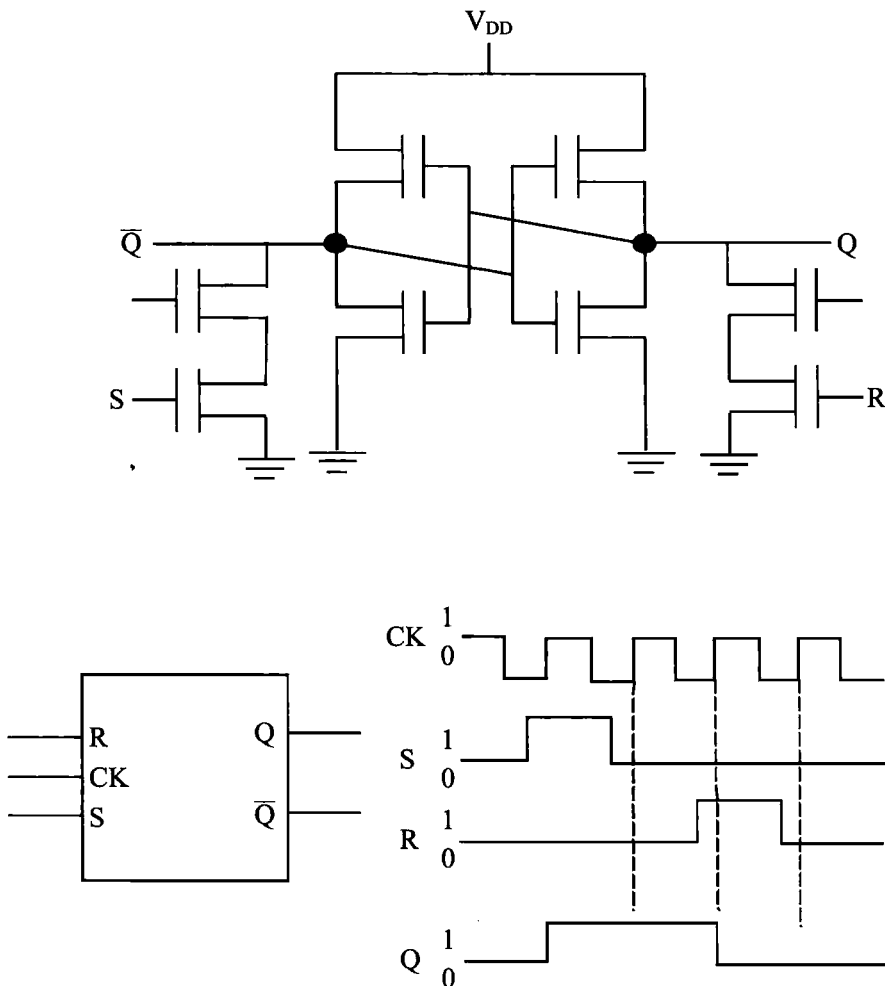


圖 9-16 加入時脈的 SR 正反器輸入及輸出。