

同樣要求高頻率、低雜訊等特質，經由工程師不斷的研發，希望以成本更低廉，技術進步最快的 CMOS 製程來生產射頻 IC，整合的趨勢明顯而快速。

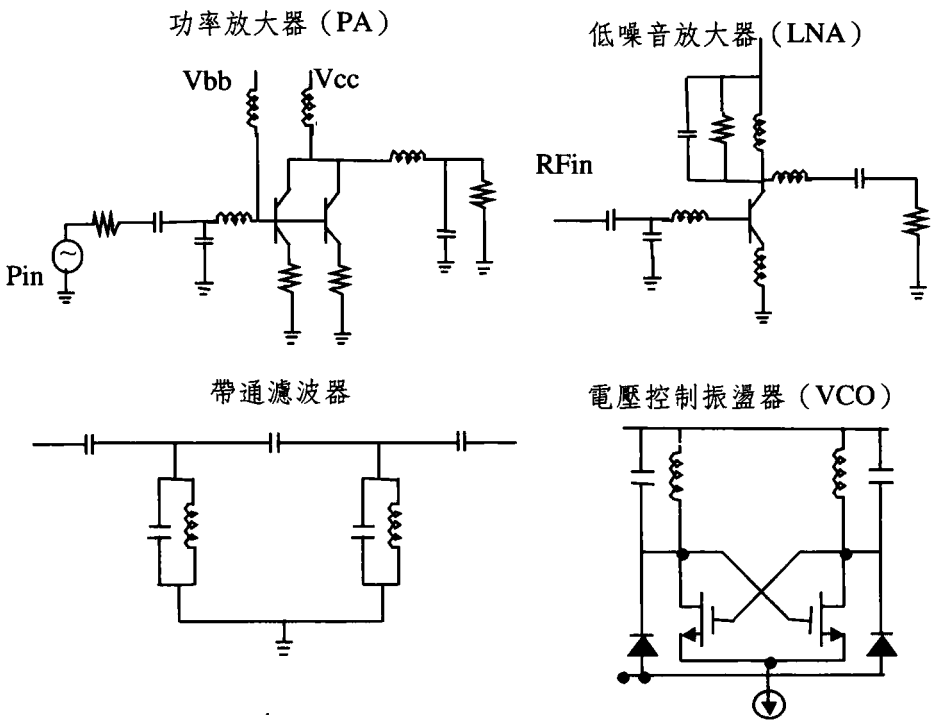


圖 10-12 射頻常用電路。

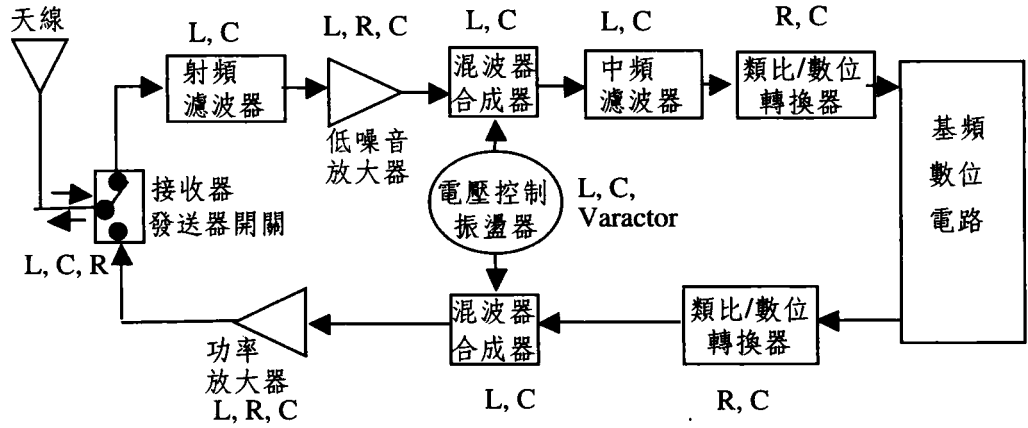


圖 10-13 數位式行動電話功能方塊圖及所需求之被動元件。