
10.6 本章習題

1. 類比電路設計較數位電路困難的原因有哪些。
2. 試述如何在 CMOS 中，形成帶差參考電路。
3. 試述如何使 CMOS 元件達到高電壓增益值。
4. 試述 Bipolar 電晶體與 CMOS 電晶體的差異。
5. 一個完整的 CMOS 電阻模型應包含哪些參數？
6. 如何在 CMOS 製程內製作出可變電容器，並請描述其特性。
7. 改善元件匹配效應的製程方法有哪些。
8. 試述 CMOS 電路中，噪音的來源及改善方法。