



圖 3-11 (a)MOS 電容器形成前，各自獨立的能帶圖 (b)熱平衡下，MOS 電容器的能帶圖 (在此 $q\phi_{ms} < 0$) (c)施加平帶電壓於閘極後，MOS 達平帶狀態時的能帶圖。