## 臨界電壓下滑 (threshold voltage roll-off) 5.2.1

臨界電壓的公式(3.41)、(3.42)、或(4.33)是基於漸變通道近似法 (請回顧§4.3 節的第六個假設)所推導得到的,也就是矽基板表面空乏區中的 空間電荷 Qs。僅受閘極電壓產生的垂直電場所感應生成。換句話說,式(3.41) 中的第三項與汲極到源極間的水平電場無關。這個假設對長通道元件基本上是 成立的;但隨著涌道長度的縮減,水平電場對空間電荷分布的影響將不可忽 略,因此公式(3.41)必須稍作修正。

圖 5-5 顯示在某個 0.15 $\mu$ m CMOS 製程技術下,於  $V_D$ =0.05V(線性區)與  $V_D = 1.8V$  (飽和區) 時  $V_T$  roll-off的現象 (即  $V_T$  的絕對值隨通道長度的遞減而 變小)。 V<sub>T</sub> roll-off 可用 L.D. Yau 於 1974 年提出的電荷共享模型 (charge sharing model)作定量上的分析,如圖 5-6 所顯示。此圖為一個短通道 n-MOSFET的示 意圖, $V_G$ 偏壓在 $V_T$ 且元件操作在線性區( $V_D ≤ 0.1V$ ),因此汲極接面的空乏 區寬度可視為與源極接面的空乏區寬度相等。圖中ri為源極與汲極的接面深度 (junction depth) 且假設在閘極之下的橫向擴散距離與垂直方向的擴散距離相 等;而 $W_m$ 為發生強反轉(即 $V_G = V_T$ )時的最大空乏區寬度,如式(3.21)所 表示。並且圖中 $r_2$ 以( $W_m+r_i$ )作幾何近似。

圖 5-6 主要傳達的訊息為由於通道的空乏區左右兩端分別與源極和汲極的 空乏區重疊(即「電荷共享」),因此不能將這些共享的電荷全部納入 $V_T$ 的 表示式(3.41)中計算。而此模型的基本假設,就是用圖 5-6 中的梯型區域來 折似閘極偏壓所感應出的空間電荷。

也就是說,由闡極所控制的總電荷量等於:

$$Q'_{sc} = -qN_AW_mW^{\frac{L+L_1}{2}}$$
 (5.15)

其中 W 為通道長度。而在長通道元件使用漸變通道近似法中,閘極理想 上所能控制的總電荷量則等於:

$$Q_{sc} = -qN_AW_mWL (5.16)$$