

參考文獻	287
------------	-----

9 邏輯元件 289

9.1 邏輯元件的要求—速度、功率	290
9.2 反向器 (Inverter)	291
9.3 組合邏輯 (Combinational Logic)	294
9.3.1 基本組合邏輯	294
9.3.2 Pseudo NMOS	299
9.3.3 邏輯傳輸閘 (Transmission Gate)	300
9.3.4 加法器	302
9.3.5 解碼器	303
9.3.6 編碼器	304
9.3.7 多工器	304
9.4 時序邏輯 Sequential Logic—Latch, DFF	305
9.4.1 閂鎖器	305
9.4.2 正反器	306
9.4.3 計數器	308
9.4.4 暫存器	308
9.5 邏輯元件應用 Standard Cell、Gate Array、CPLD、FPGA	308
9.5.1 標準單元 (Standard Cell)	308
9.5.2 閘矩陣 (Gate Array)	309
9.5.3 可程式邏輯元件 (PLD)	310
9.6 本章習題	314
參考文獻	315

10 邏輯／類比混合訊號 317

10.1 混合訊號特性	318
10.1.1 ADC/DAC 數位／類比轉換	318