

# 浙江大学

## 课程设计报告

题目：基于 Verilog 的单周期 CPU 设计

指导教师：刘海风

助教老师：郭家豪

参加成员：雷远航 3210105807

祝广程 3210105954

专    业：计算机科学与技术

学    院：计算机科学与技术学院