



J1	
CON10	
1	+5V
2	+5V
3	GND
4	GND
5	M6315_TX
6	M6315_RX
7	GND
8	KEY
9	I2C_SCL
10	I2C_SDA

接至底板主芯片

项目名称 污水处理数据采集器上板

设计单位 法瑞新科技（江西）有限公司

日期 20200227