

C2 0.1uF LW3

R12 82K

R13 20K

<u></u> ← C4

4.7uF

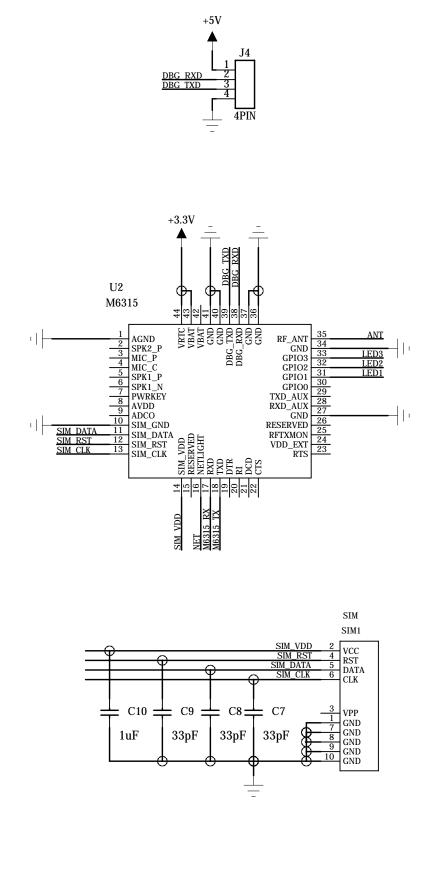
100K

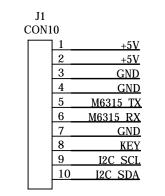
U1 JW5033

C1 4.7uF

+3.3V ▲

C6 1000uF/10V





接至底板主芯片

项目名称	污水处理数据采集器上板
设计单位	法瑞新科技(江西)有限公司
日期	20200227