



Micro-architecture (UE S3)

Dossier de Projet

SERPENTIN 7-SEGMENT PROGRAMMABLE (FPGA)

Etudiant : Afizullah RAHMANY
Etudiant : Romain PEREIRA

Enseignant : M. AUGÉ

25/10/2018

Table des matières

1	Préambule	1
2	Introduction	2
3	Manuel utilisateur	3
4	Présentation générale	4
5	Description matérielle	5
6	Présentation générale	6
6.1	Schéma général	6
6.2	Description des blocs	6
7	Implémentation du bloc ? ? ? ?	7

1 Préambule

2 Introduction

3 Manuel utilisateur

4 Présentation générale

5 Description matérielle

6 Présentation générale

6.1 Schéma général

6.2 Description des blocs

7 Implémentation du bloc ? ? ? ?