

# 时序补充说明

---

## 1. 整体时序

## 2. FFT

## 3. 位数

### 1. 整体时序

1. 系统时钟：24M-->6M 数字端 (jitter) 模拟端：6M-->(8/4/16/2)
2. 滤波器时钟：CIC:6M -->(64/128/256) 于雪 CICC/bandwidth 适配
3. 配置方面：3 mode 专门设计一组寄存器 (osr, pga, filter)
4. 使能，握手信号

### 2. FFT

1. 实现方式：matlab/python
2. 相干采样，加窗 (hanning/blackman)
3. 最后一级：不加窗只相干采样的结果

### 3. 位数

1. 讨论：对接方式
2. 输入，输出接口位数对接（二进制）/手动去除直流分量做FFT