

Chứng minh sự tương đương

1 Kiến thức cơ sở

1.1 Lý thuyết toán học

X là một tập hợp, số phần tử của X hay còn gọi là kích thước của tập hợp X được kí hiệu là $|X|$. Gọi D_X là miền giá trị của tập hợp X . Với B là tập các biến logic thì $|B| = 2$, $D_B = \{T, F\}$. Một hàm logic $\theta(X)$ được định nghĩa như sau: $\theta(X): B^{|X|} \rightarrow B$.

Phép gán v được định nghĩa như sau: $v: X \rightarrow B$, với $D_B = T$, $D_X = \{T, F\}$.

Gọi $\psi(X, X')$ là một hàm logic trên 2 tập X, X' . Nếu v và v' là các phép gán thì $\psi[v, v']$ là phép gán của ψ bằng việc thay thế một cách tương ứng các $x \in X$ bằng $v(x)$ và các $x' \in X'$ bằng $v'(x)$. Ví dụ, giả sử $v(x) = T$ và $v'(x) = T$, nếu $\phi(x) = \bar{x}$ thì $\phi[v] = T$ và $\phi[v'] = F$. Nếu $\psi(x, x') = \bar{x} \wedge x'$ thì $\psi[v, v'] = T \wedge T = T$ và $\psi[v', v] = F \wedge F = F$. [1]

1.2 Dạng đặc tả được biểu diễn bởi hệ chuyển trạng thái gắn nhãn

Hệ chuyển trạng thái gắn nhãn (Labeled Transition System - LTS) được định nghĩa là một bộ có thứ tự gồm 4 thành phần: $M = \langle Q, \Sigma, \delta, q_0 \rangle$ [2]

Trong đó:

- $Q = \{q_0, q_1, \dots, q_{n-1}, q_n\}$ là tập các trạng thái,
- $\Sigma = \{w_0, w_1, \dots, w_{n-2}, w_{n-1}\}$ là tập các sự kiện,
- $\delta \subseteq Q \times \Sigma \times Q$ là hàm chuyển trạng thái, và
- $q_0 \subseteq Q$ là trạng thái khởi tạo.

Chuỗi các sự kiện được tạo thành từ các phần tử thuộc Σ là một dãy hữu hạn các kí tự trên Σ mà chúng được viết liền với nhau. Tập hợp các chuỗi được tạo thành từ Σ được gọi là Σ^* . Ví dụ: $w_0, w_0w_1, w_0w_1...w_{n-1}, ..., w_0w_1w_2...w_n$. Hàm chuyển trạng thái mở rộng của trạng thái q được kí hiệu là δ^* là một hàm nhận đầu vào là một xâu $\alpha \in \Sigma^*$, trạng thái $q \in Q_1$ và đầu ra là $q_i \in Q_2$ với $\forall q_i \in Q_2$ hay $\delta^*(q, \alpha) = q_i$. Ngôn ngữ LTS M được kí hiệu là $L(M)$ được định nghĩa như sau: $L(M) = \{\alpha \in \Sigma^* | \delta^*(q_0, \alpha) = q_i \in Q_2\}$

1.3 Dạng đặc tả sử dụng hàm logic (Bool)

Dạng đặc tả sử dụng hàm logic được biểu diễn như sau:

$$B = \langle X, E, \tau(x, e, x'), \iota(x) \rangle$$

Trong đó:

- X là tập các biến logic dùng để biểu diễn các trạng thái của hệ thống. $X = \{x_0, x_1, ..., x_n\}$
- E là tập các biến logic dùng để biểu diễn các tác nhân tác động vào hệ thống. $E = \{e_0, e_1, ..., e_{n-1}\}$
- $\tau(x, e, x')$ là hàm logic biểu diễn việc chuyển trạng thái của hệ thống, với $\forall x, x' \in X$ và $\forall e \in E$. Ta luôn có: $\tau(x, e, x') = X \wedge E \wedge X$.
- $\iota(x)$ là hàm logic dùng để biểu diễn các trạng thái khởi tạo của hệ thống.

Với $\tau(x, e, x')$ là hàm logic biểu diễn việc chuyển trạng thái của hệ thống, xét một chuyển trạng thái thứ i bất kì, khi $\tau[x_i, e_i, x_{i+1}] = \text{True}$ là một bộ 3 các phép gán cho các hàm mã hóa x_i, e_i, x_{i+1} thì $v[x_i] = \text{True}$, $v[e_i] = \text{True}$ và $v[x_{i+1}] = \text{True}$. Chuỗi hữu hạn các phép gán cho hàm mã hóa các sự kiện $\sigma = v(e_0)v(e_1)...v(e_{n-1})$ được gọi là Trace của B . Khi đó, $\iota[v^0] = \text{True}$ và $\tau[v^i, v^{i+1}] = \text{True}$ với $\forall i : 0 \leq i < n$.

Tập các trace của B được gọi là ngôn ngữ của B, kí hiệu là $L(B)$,

$$L(B) = \{\sigma \mid \sigma \text{ là một trace của B}\}$$

2 Phương pháp chuyển đổi

2.1 Khái niệm về bảng ánh xạ

Bảng ánh xạ (mapping) là một bảng dùng để lưu lại các ánh xạ khi chuyển đổi từ dạng đặc tả sử dụng LTS sang dạng đặc tả sử dụng hàm logic và ngược lại.

Gọi Map là kí hiệu của bảng ánh xạ. Với một LTS $S = \langle Q, \Sigma, \delta, q_0 \rangle$ và một dạng đặc tả sử dụng hàm logic $B = \langle X, E, \tau(x, e, x'), \iota(x) \rangle$. Ta định nghĩa:

$$\text{Map} = \{Q = Q_1 \cup Q_2, \Sigma, \delta(q, e, q'), X = X_1 \cup X_2, E, \tau(x, e, x')\}$$

Trong đó:

$Q = Q_1 \cup Q_2$ là tập các trạng thái của LTS. Với Q_1 là tập các trạng thái đầu vào (from), Q_2 là tập các trạng thái đầu ra (to).

Σ là tập các sự kiện của LTS.

δ là hàm chuyển trạng thái.

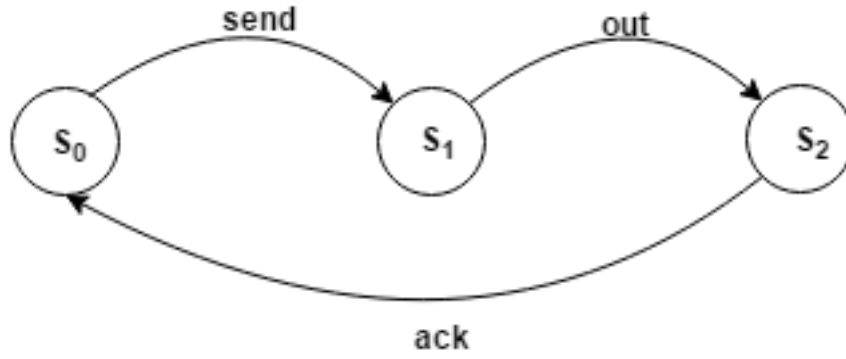
$X = X_1 \cup X_2$ là dạng đặc tả sử dụng hàm logic của tập các trạng thái. Với X_1 , X_2 lần lượt là dạng đặc tả sử dụng hàm logic của tập các trạng thái đầu vào và đầu ra.

E là tập các biến logic dùng để biểu diễn các tác nhân tác động vào hệ thống,

$$E = \{e_0, e_1, \dots, e_{n-1}\}$$

$\tau(x, e, x')$ là dạng đặc tả sử dụng hàm logic của tập các chuyển trạng thái của hệ thống.

Ví dụ: Với một LTS như hình vẽ. Ta có tập các trạng thái $Q = \{a, b, c\}$. Với tập các trạng thái đầu vào $Q_1 = \{a, b, c\}$, tập trạng thái đầu ra $Q_2 = \{b, c, a\}$ và tập các sự kiện $E = \{send, out, ack\}$.



Ta có bảng ánh xạ:

Q_1	a	b	c
X_1	x_0x_1	$x_0\bar{x}_1$	\bar{x}_0x_1

Q_2	a	b	c
X_2	x_4x_5	$x_4\bar{x}_5$	\bar{x}_4x_5

Σ	send	out	ack
E	x_2x_3	$x_2\bar{x}_3$	\bar{x}_2x_3

$\delta(q, e, q')$	$\delta(a, send, b)$	$\delta(b, out, c)$	$\delta(c, ack, a)$
$\tau(x, e, x')$	$x_0x_1 \wedge x_2x_3 \wedge x_4\bar{x}_5$	$x_0\bar{x}_1 \wedge x_2\bar{x}_3 \wedge x_4\bar{x}_5$	$\bar{x}_0x_1 \wedge \bar{x}_2x_3 \wedge x_4x_5$

Bảng 1: Ví dụ về bảng ánh xạ

2.2 Thuật toán

Đầu vào (Input): Một hệ chuyển trạng thái gắn nhãn.

Đầu ra (Output): Dạng đặc tả sử dụng hàm logic và bảng ánh xạ.

Thuật toán chia làm 3 bước:

- Bước 1: Mã hóa tập các trạng thái.
- Bước 2: Mã hóa tập các sự kiện.
- Bước 3: Mã hóa tập các chuyển trạng thái.

Algorithm 1: Mã hóa tập các trạng thái

Data: Tập các trạng thái của LTS.

Result: Tập các trạng thái được biểu diễn bằng dạng đặc tả sử dụng hàm logic.

```
1 for mỗi trạng thái  $q_i$  trong tập các trạng thái  $Q$  do
2    $x = \text{True}$ 
3    $k = \text{Thứ tự của } q_i \text{ trong } Q$ 
4   Chuyển  $k$  sang số nhị phân với độ dài  $\lceil \log_2(|Q|) \rceil + 1$  bit
5   for mỗi bit  $x_i$  trong chuỗi nhị phân biểu diễn  $k$  do
6     if  $x_i = 1$  then
7       | Biểu diễn  $x_i$  dưới dạng  $x_i$ 
8     else
9       | Biểu diễn  $x_i$  dưới dạng  $\bar{x}_i$ 
10    end
11     $x = \bigvee_{i=1}^n \{x_i \wedge x\}$ 
12  end
13  Lưu  $x$  vào bảng ánh xạ ứng với vị trí của  $q_i$ .
14 end
```

Algorithm 2: Mã hóa tập các sự kiện

Data: Tập các sự kiện của LTS.

Result: Tập các sự kiện biểu diễn bằng dạng đặc tả sử dụng hàm logic.

```
1 for mỗi sự kiện  $w_i$  trong tập các sự kiện  $\Sigma$  do
2    $e = \text{True}$ 
3    $k = \text{Thứ tự của } w_i \text{ trong } \Sigma$ 
4   Chuyển  $k$  sang số nhị phân với độ dài  $\lceil \log_2(|\Sigma|) \rceil + 1$  bit
5   for mỗi bit  $x_i$  trong chuỗi nhị phân biểu diễn  $k$  do
6     if  $x_i = 1$  then
7       | Biểu diễn  $x_i$  dưới dạng  $x_i$ 
8     else
9       | Biểu diễn  $x_i$  dưới dạng  $\bar{x}_i$ 
10    end
11     $e = \bigvee_{i=1}^n \{x_i \wedge e\}$ 
12  end
13  Lưu  $e$  vào bảng ánh xạ ứng với vị trí của  $w_i$ 
14 end
```

Algorithm 3: Mã hóa tập các chuyển trạng thái

Data: Tập các chuyển trạng thái của LTS.

Result: Tập các chuyển trạng thái được biểu diễn bằng dạng đặc tả sử dụng hàm logic.

```
1 for mỗi chuyển trạng thái được biểu diễn  $\delta(from, event) = to$  của LTS do
2   Lấy dạng biểu diễn của  $from$  từ bảng ánh xạ
3   Lấy dạng biểu diễn của  $event$  từ bảng ánh xạ
4   Lấy dạng biểu diễn của  $to$  từ bảng ánh xạ
5   Biểu diễn chuyển trạng thái dưới dạng:  $x_i \wedge e_i \wedge x_{i+1}$ 
6 end
7 return  $\tau = \bigvee_{i=1}^n \{x_i \wedge e_i \wedge x_{i+1}\}$ 
```

Với thuật toán mã hóa 3, đầu ra của thuật toán này là

$\tau = \bigvee_{i=1}^n \{x_i \wedge e_i \wedge x_{i+1}\}$. Xét $\tau_i = \{x_i \wedge e_i \wedge x_{i+1}\}$, $\tau_j = \{x_j \wedge e_j \wedge x_{j+1}\}$ với $j = i + 1$, ta có $\psi[\tau_i] = \text{True}$ thì $v[x_i] = \text{True}$, $v[x_{i+1}] = \text{True}$, $v[e_i] = \text{True}$, $\psi[\tau_j] = \text{True}$ thì $v[x_j] = \text{True}$, $v[x_{j+1}] = \text{True}$, $v[e_j] = \text{True}$, khi đó $\tau[e_i, e_j] = \text{True}$.

2.3 Mã hóa các trạng thái và các sự kiện (Event)

Với Q là tập các trạng thái của LTS, $Q = Q_1 \cup Q_2$, với Q_1 là tập các trạng thái đầu vào (from) và Q_2 tập các trạng thái đầu ra (to).

Xét tập $Q_1 = S_1, S_2, \dots, S_n$ (n trạng thái), $|Q_1| = n$. Số biến logic cần dùng để mã hóa tập các trạng thái Q_1 là $\lceil \log_2 n \rceil + 1 = m$.

Gọi x_1, x_2, \dots, x_m là chuỗi biến logic dùng để mã hóa các trạng thái trong Q_1 .

Mỗi trạng thái S_i trong Q_1 sẽ được biểu diễn dưới dạng $x_1 \wedge x_2 \wedge \dots \wedge x_m$.

Xét trạng thái bất kì S_k trong tập Q_1 , theo bước (2) ta xác định được thứ tự của S_k trong tập Q_1 là k , theo bước (3) sẽ biểu diễn k dưới dạng số nhị phân $\lceil \log_2 n \rceil + 1$ bit. Theo bước (4)-(10) chúng ta biểu diễn được trạng thái Q_i sang dạng đặc tả sử dụng bằng hàm logic. Theo bước (11) dạng biểu diễn của trạng

thái S_k sẽ được lưu vào trong bảng ánh xạ. Mục đích của việc lưu vào bảng ánh xạ là để dùng cho việc chuyển ngược lại từ dạng đặc tả sử dụng hàm logic sang dạng đặc tả sử dụng LTS. Mặt khác, thứ tự của mỗi trạng thái trong Q_1 là duy nhất nên dạng biểu diễn của mỗi trạng thái trong Q_1 là duy nhất. Một cách tương tự cho các trạng thái khác, chúng ta sẽ mã hóa tất cả các trạng thái trong tập trạng thái đầu vào Q_1 . Thêm vào đó, sau khi mã hóa, các thông tin về trạng thái và dạng biểu diễn sử dụng hàm logic của các trạng thái này sẽ được lưu vào bảng ánh xạ, nhằm mục đích sử dụng cho việc chuyển đổi ngược lại từ dạng đặc tả sử dụng hàm logic sang dạng đặc tả sử dụng LTS. Áp dụng cách mã hóa trên cho tập trạng thái đầu ra Q_2 và tập các sự kiện Σ .

2.4 Mã hóa các chuyển trạng thái

Một chuyển trạng thái (Transition) được biểu diễn là một bộ 3 $\delta = Q_1 \times \Sigma \times Q_2$ hay $\delta = q_i \wedge e_i \wedge q_{i+1}$ với $\forall q_i \in Q_1, \forall e_i \in \Sigma$ và $\forall q_{i+1} \in Q_2$. Theo bước (2) trạng thái đầu vào $from = q_i$ sẽ được chuyển sang dạng đặc tả sử dụng hàm logic. Theo bước (3) sự kiện e_i sẽ được chuyển sang dạng đặc tả sử dụng hàm logic. Theo bước (4) trạng thái đầu ra $to = q_{i+1}$ sẽ được chuyển sang dạng đặc tả sử dụng hàm logic. Sau bước (5), mỗi chuyển đổi trạng thái sẽ được biểu diễn dưới dạng $x_i \wedge e_i \wedge x_{i+1}$.

3 Chứng minh

Để chứng minh ngôn ngữ của dạng đặc tả được biểu diễn bằng LTS tương đương với ngôn ngữ của dạng đặc tả sử dụng hàm logic, chúng ta cần chứng minh 2 mệnh đề:

- Mệnh đề 1: Ngôn ngữ của dạng đặc tả hệ thống biểu diễn bằng LTS sau khi chuyển đổi sang dạng đặc tả biểu diễn bằng hàm logic được đoán

nhận bởi ngôn ngữ của dạng đặc tả được biểu diễn bởi hàm logic. (1)

- Mệnh đề 2: Ngôn ngữ của dạng đặc tả được chuyển đổi từ hàm logic sau khi chuyển đổi sang dạng đặc tả biểu diễn bằng LTS được đoán nhận bởi ngôn ngữ của LTS.

Chứng minh mệnh đề 1:

Gọi $\alpha = w_0w_1...w_{n-1}$ là một dẫn xuất bất kì trong ngôn ngữ L, áp dụng thuật toán mã hóa như đã trình bày ở 4.1, ta được một dẫn xuất

$\alpha' = e_0e_1...e_{n-2}e_{n-1}$ và một bảng mapping A, ta sẽ chứng minh α' cũng được đoán nhận với ngôn ngữ của dạng đặc tả được biểu diễn bởi hàm logic.

Thật vậy, vì α' là đầu ra của α trong thuật toán mã hóa, mà w_0 là sự kiện đầu tiên của LTS nên $\iota[e_0] = \text{True}$. Mặt khác, $\delta(q_i, w_i) = q_{i+1}$, $\delta(q_{i+1}, w_{i+1}) = q_{i+2}$ với $\forall i : 0 \leq i < n$ nên $\tau[x_i, e_i, x_{i+1}] = \text{True}$ và $\tau[x_{i+1}, e_{i+1}, x_{i+2}] = \text{True}$,

$\tau[e_i, e_{i+1}] = \text{True}$. Do đó, α' là một trace của B.

Chứng minh mệnh đề 2:

Gọi $\xi = e_0e_1...e_{n-1}$ là một trace của B. Gọi A là bảng ánh xạ lưu các ánh xạ khi chuyển đổi từ dạng đặc tả sử dụng LTS sang dạng đặc tả sử dụng hàm logic. Áp dụng thuật toán mã hóa đã trình bày ở 4.1, ta được một chuỗi

$\xi' = w_0w_1...w_{n-2}w_{n-1}$. Ta sẽ chứng minh ξ' được đoán nhận bởi LTS. Thật vậy, với e_0 là dạng biểu diễn cho của sự kiện thứ 0 của dạng đặc tả sử dụng hàm logic, khi đó $\iota[e_0] = \text{True}$, dựa vào bảng ánh xạ e_0 tương ứng với w_0 của dạng biểu diễn sử dụng LTS do đó w_0 là sự kiện thứ 0 hay sự kiện đầu tiên của LTS. Vì ξ là một trace của B nên $\tau[e_i, e_{i+1}] = T$ với $\forall i : 0 \leq i < n$, vì thế $\tau[x_i, e_i, x_{i+1}] = \text{True}$, $\tau[x_{i+1}, e_{i+1}, x_{i+2}] = \text{True}$. Dựa vào bảng ánh xạ, x_i ứng với q_i , x_{i+1} ứng với q_{i+1} , x_{i+2} ứng với q_{i+2} , e_i ứng với w_i , e_{i+1} ứng với w_{i+1} trong dạng đặc tả sử dụng LTS, do đó $\delta(q_i, w_i) = q_{i+1}$, $\delta(q_{i+1}, w_{i+1}) = q_{i+2}$ với $\forall i : 0 \leq i < n$, δ là hàm chuyển trạng thái của LTS. Ta thấy, ξ' hoàn toàn được đoán nhận bởi ngôn ngữ của LTS.

Tài liệu

- [1] Yu-Fang Chen, Edmund M. Clarke, Azadeh Farzan, Ming-Hsien Tsai, Yih-Kuen Tsay, and Bow-Yaw Wang, *Automated Assume-Guarantee Reasoning through Implicit Learning*. Addison-Wesley, Reading, Massachusetts, 1993.
- [2] Pham Ngoc Hung, *Assume-Guarantee Verification of Evolving Component-Based Software*. Japan Advanced Institute of Science and Technology in partial fulfillment of the requirements for the degree of Doctor of Philosophy, September, 2009.