

Assembly Language Code

INP

STA 90

INP

STA 91

INP

STA 92

LDA 90

ADD 91

SUB 92

OUT

HLT

00 INP

01 STA 90

02 INP

03 STA 91

04 INP

05 STA 92

06 LDA 90

07 ADD 91

08 SUB 92

09 OUT

10 HLT

OUTPUT

89

CPU

11

PROGRAM COUNTER

0

INSTRUCTION REGISTER

ADDRESS REGISTER

00

ACCUMULATOR

089

ARITH-METIC UNIT

INPUT

92

RAM

0	1	2	3	4	5	6	7	8	9
901	390	901	391	901	392	590	191	292	902
10	11	12	13	14	15	16	17	18	19
000	000	000	000	000	000	000	000	000	000
20	21	22	23	24	25	26	27	28	29
000	000	000	000	000	000	000	000	000	000
30	31	32	33	34	35	36	37	38	39
000	000	000	000	000	000	000	000	000	000
40	41	42	43	44	45	46	47	48	49
000	000	000	000	000	000	000	000	000	000
50	51	52	53	54	55	56	57	58	59
000	000	000	000	000	000	000	000	000	000
60	61	62	63	64	65	66	67	68	69
000	000	000	000	000	000	000	000	000	000
70	71	72	73	74	75	76	77	78	79
000	000	000	000	000	000	000	000	000	000
80	81	82	83	84	85	86	87	88	89
000	000	000	000	000	000	000	000	000	000
90	91	92	93	94	95	96	97	98	99
090	091	092	000	000	000	000	000	000	000

ASSEMBLE INTO RAM

RUN

STEP

RESET

LOAD

HELP

SELECT

Program HALTED, RESET, LOAD, SELECT or alter memory

OPTIONS

©GCSEcomputing.org.uk and Peter Higginson