



## 高余敬

☎ 18829030779    ✉ gaoyujing@hust.edu.cn    📍 武汉  
💬 gyj970504  
🏠 安徽滁州  
📁 SOC Design Engineer



### 教育经历

- 华中科技大学** 2020年09月 - 2023年01月  
集成电路 硕士 光电信息学院 武汉
- 专业课程：嵌入式系统设计、SOC设计基础、模拟集成电路基础、计算机体系结构等
- 西安电子科技大学** 2015年09月 - 2019年06月  
微电子科学与工程 本科 微电子学院 西安
- 学业成绩：80.41/100
  - 英语水平：CET6
  - 专业课程：模拟电子技术基础、数字电路与逻辑设计、半导体物理、集成电路制造技术、半导体物理与器件、模拟集成电路、数字集成电路、硬件描述语言等

### 工作与实习经历

- 上海互软信息科技有限公司** 2020年09月 - 至今  
数字ic设计工程师 嵌入式开发产品部 武汉
- 参与**基于FPGA的人工智能推断器**的设计，主要负责
    - RISC-V核评估**：分别评估过芯来UX607、Berkeley的Rocket核以及WD的SweRV核（最终选择）
    - 工作环境搭建**：基于VScode搭建了WSL与SSH的集成式工作台，现供公司开发人员使用
    - 总线系统集成**：采用Xilinx的AXI总线IP
    - UART设计**：设计共分波特率generator、控制模块、数字发送与接收模块
    - 负责工作文档撰述
- 杭州士兰微电子股份有限公司** 2019年07月 - 2020年08月  
数字ic验证工程师 音视频产品线 杭州
- 参与多个项目的模块，如PSRAM控制器、TIMER定时器、CRC、UART收发器、GPIO管脚、**FLASH控制器**等的验证工作以及相关验证报告的撰写，其中部分IP通过搭建**UVM平台**进行验证

### 专业技能

- 熟悉Verilog、SystemVerilog、Chisel、C语言、UVM等，了解perl、makefile脚本语言
- 熟悉计算机体系结构、RISC-V
- 熟悉AMBA总线，UART、CRC等模块
- 熟悉Linux系统、Git基本操作命令
- 熟悉VCS、Verdi、GTKWave、Verilator等工具
- 了解IC设计流程，掌握数字电路基础，掌握基本的数字电路设计

### 个人总结

- 为人诚实、乐观、开朗，善于思考，具有较强的学习能力和动手能力
- 有责任心，具备良好的团队合作精神