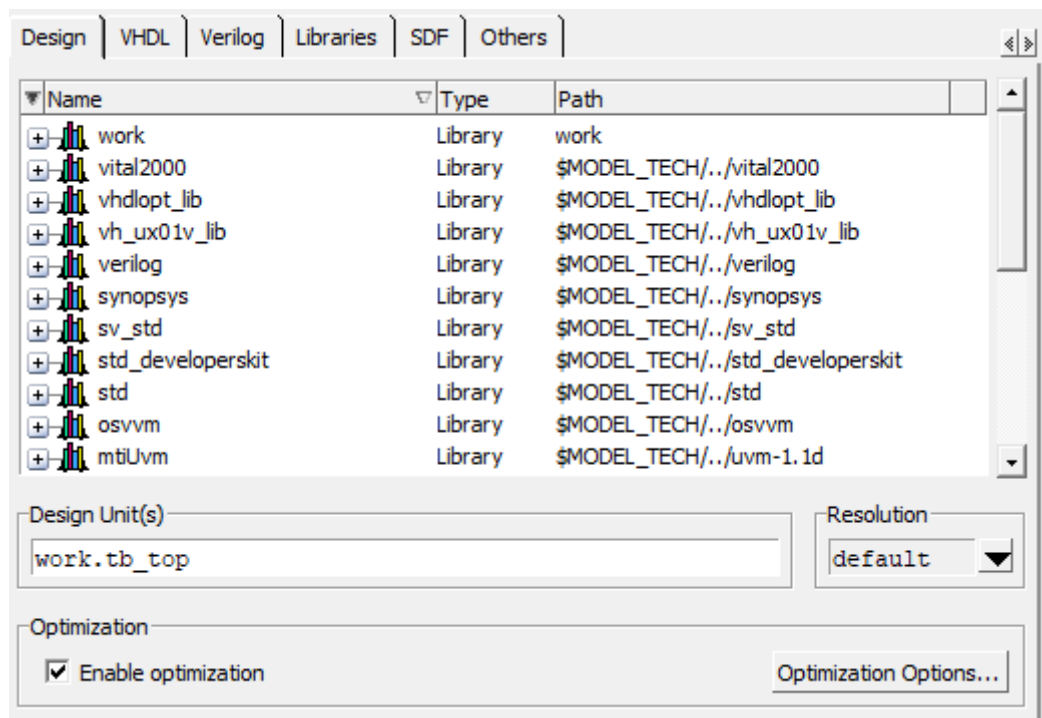
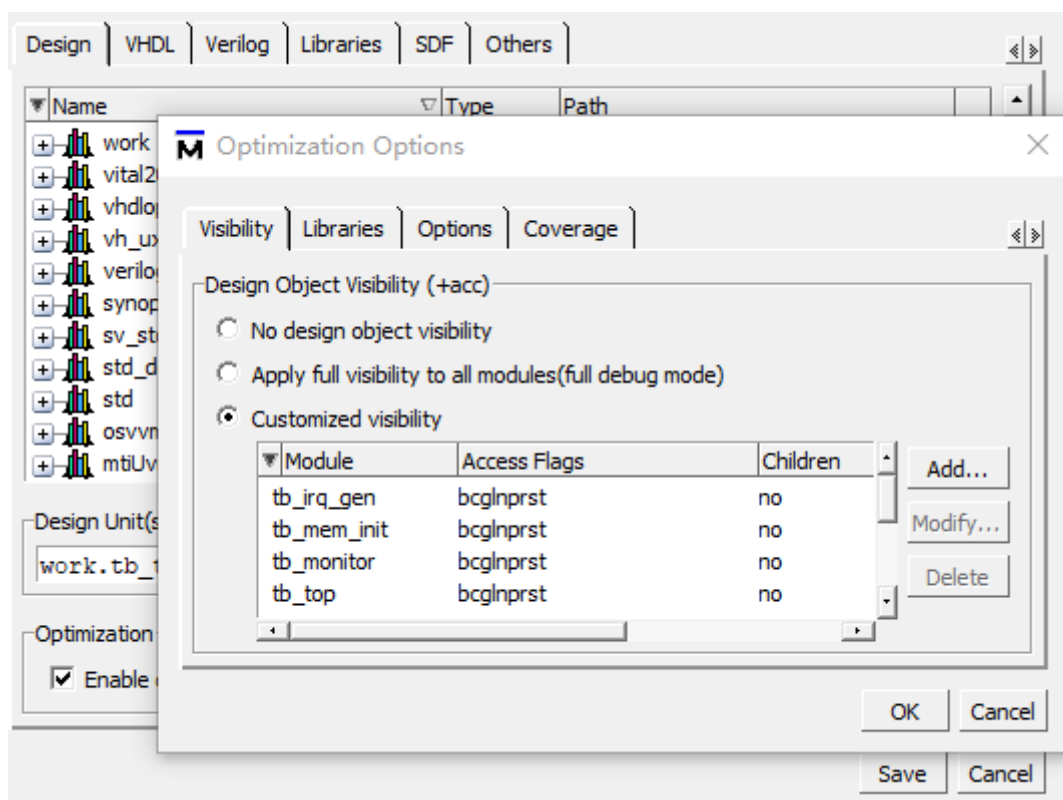


## ux607仿真环境及使用：

1. 在modelsim中新建工程，并将d/prj/ux607/tb与d/prj/ux607\_64/design/中相关.v文件添加到project中；
2. 添加simulation configuration:
  - a.Design栏下：Design Unit(s)选为work.tb\_top



- b. 点击Optimization Options选项，勾选Customized visibility，并Add项目中TB文件及相关不想优化的模块（优化后模块可能无法查看内部信号及波形）；



- c. 点击Other栏，在Other Vsim Options中添加TESTCASE,SEED等参量，如下：



e.将步骤a中复制的命令行，在Transcript命令行粘贴，修改TESTCASE参量即可仿真其他case（其他case，参考prj/ux607/testlist.f，其中XLEN=64的case现均可仿真），粘贴后回车，重复c的操作；

**也可直接在命令中粘贴如下命令直接进行仿真：**

```
** vsim "+TESTCASE=rv64ui-p-add" "+SEED=1" "+FORCE_IRQ=0" "+FORCE_RESP_ERR=0"
"+WFI_FORCE_IRQ=1" work.tb_top -voptargs="+acc=bcglnrst+ux607_subsys_perips
+acc=bcglnrst+ux607_subsys_top +acc=bcglnrst+tb_top +acc=bcglnrst+tb_wait_pass
+acc=bcglnrst+tb_monitor +acc=bcglnrst+ux607_subsys_lm
+acc=bcglnrst+ux607_subsys_main +acc=bcglnrst+tb_irq_gen
+acc=bcglnrst+ux607_subsys_mems +acc=bcglnrst+tb_mem_init"**
```

f. 后续操作可通过“↑”或者“↓”在Transcript界面对命令行进行直接操作，避免大量复制粘贴工作；