

**计算机系统结构实验报告**

|  |
| --- |
| 姓 名： |
| 学 院： |
| 专 业： |
| 班 级： |
| 学 号： |
| 指导教师： |

|  |  |
| --- | --- |
| 分数 |  |
| 教师签名 |  |

201 年. 月. 日

**目 录**

[1. 第一部分：Cache模拟器 3](#_Toc5302128)

**[1.1.](#_Toc5302129)****[实验目的](#_Toc5302129)** [3](#_Toc5302129)

**[1.2.](#_Toc5302130)****[实验环境](#_Toc5302130)** [3](#_Toc5302130)

**[1.3.](#_Toc5302131)****[实验思路](#_Toc5302131)** [3](#_Toc5302131)

**[1.4.](#_Toc5302132)****[实验结果和分析](#_Toc5302132)** [3](#_Toc5302132)

[2. 第二部分：矩阵转置优化 3](#_Toc5302133)

**[2.1.](#_Toc5302134)****[实验目的](#_Toc5302134)** [3](#_Toc5302134)

**[2.2.](#_Toc5302135)****[实验环境](#_Toc5302135)** [3](#_Toc5302135)

**[2.3.](#_Toc5302136)****[实验思路](#_Toc5302136)** [3](#_Toc5302136)

**[2.4.](#_Toc5302137)****[实验结果和分析](#_Toc5302137)** [3](#_Toc5302137)

[3. 总结和体会 4](#_Toc5302138)

[4. 对实验课程的改进建议 4](#_Toc5302139)

# 第一部分：Cache模拟器

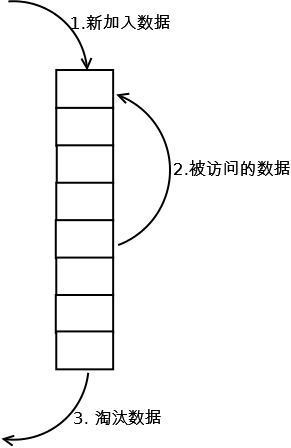
* 1. **实验目的**

1. 理解cache的工作原理
2. 用软件实现组相联cache
3. 用软件实现LRU替换算法
   1. **实验环境**

Linux 64-bit, gcc, python2

* 1. **实验思路**

由于提供的代码片段是采用计数器实现的LRU，这在硬件层面是合适的。但是从软件层面看，可能发生整数溢出、实现效率过低等问题，于是重构代码，采用（前向）链表的形式实现。



为了使得效率尽可能的高，这里采用的数据结构是在组间用hash的方式，在组内用链表的方式实现全相联LRU算法。

于是对于每个cache组类型cache\_set\_t我们可以定义如下结构：

|  |
| --- |
| typedef struct cache\_set {  cache\_line\_t \* line;  int size;  } cache\_set\_t; |

其中cache\_line\_t \* line为指向组内首元素的指针，size为组内已存放cache行的个数。

对于每个cache行类型，可以利用将其串接在一起构成链表，其中链表首的是最近被访问的元素。cache行结构定义如下：

|  |
| --- |
| typedef struct cache\_line {  mem\_addr\_t tag;  struct cache\_line \*next;  } cache\_line\_t; |

其中tag用来区分标识其映射的区域。

初始化cache的代码如下，在这里，直接动态分配了cache组数量大小的数组。并且初始化每个cache\_set\_t类元素。

|  |
| --- |
| void initCache()  {  int i;  cache = (cache\_set\_t\*) malloc(S \* sizeof(cache\_set\_t));  for (i=0; i<S; i++){  cache[i].line = NULL;  cache[i].size = 0;  }  /\* Computes set index mask \*/  set\_index\_mask = (mem\_addr\_t) (S - 1);  } |

其中初始化采用将组大小设置为0,并将指向组中行的指针设置为空。

为了防止内存泄漏，需要定义释放cache函数，该函数将分配的cache行释放，同时将分配的cache组释放。

|  |
| --- |
| void freeCache()  {  int i;  for(i = 0; i < S; ++i) {  if(cache[i].line) free(cache[i].line);  }  free(cache);  } |

Cache的访问操作可以分为两部分，首先根据地址计算出其所在的cache组，沿着相应的cache组链表进行查找，有两种情况——在查找链表途中找到或到达链表尾部仍未找到与地址对应的cache行；其次根据是否找到进行修改替换。

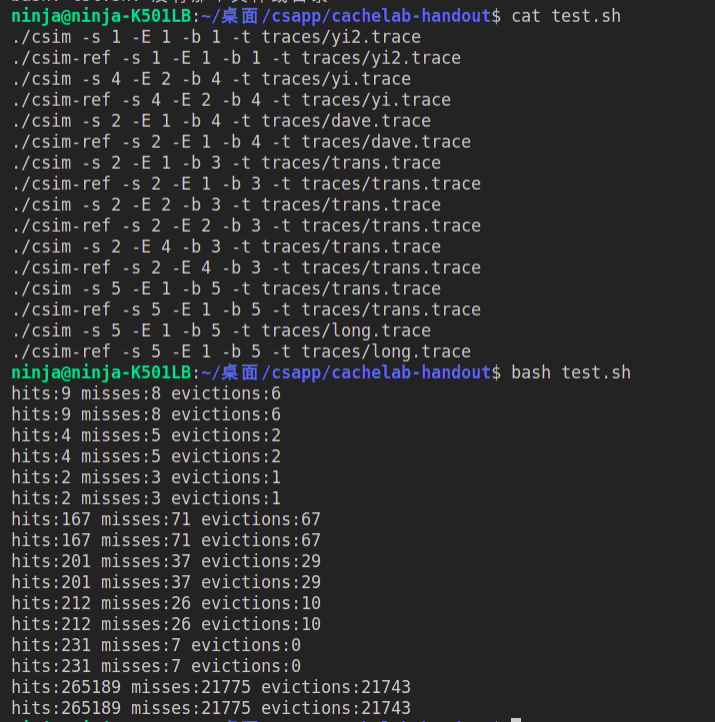
只需要注意的是这里不需要用valid位来进行存取，因为进入链表中的cache行都默认有效。在这个实验中，为了简化操作，不需要考虑写回操作。

|  |
| --- |
| void accessData(mem\_addr\_t addr)  {  mem\_addr\_t block\_addr = (addr >> (b+s));  mem\_addr\_t set\_index = (addr >> b) & (S-1);  int flag = 0;  for(cache\_line\_t \*\*p = &cache[set\_index].line; \*p; p = &((\*p)->next)){  // printf("\n%pd\n", \*p);  if((\*p)->tag == block\_addr){  flag = 1 | flag;  if(verbosity) printf(" hit");  hit\_count++;  if(\*p == cache[set\_index].line) break;//already the head  cache\_line\_t \*tmp = (\*p)->next;  (\*p)->next = cache[set\_index].line;  cache[set\_index].line = \*p;  \*p = tmp;  break;  } else if((\*p)->next == NULL && cache[set\_index].size == E) {  free(\*p);  \*p = NULL;  break;  }  }  if(!flag){//not find  if(verbosity) printf(" miss");  miss\_count++;  cache\_line\_t \*newline = (cache\_line\_t\*)malloc(sizeof(cache\_line\_t) + B);  newline->tag = block\_addr;  newline->next = cache[set\_index].line;  cache[set\_index].line = newline;  if(cache[set\_index].size == E){//already overflow  if(verbosity) printf(" eviction");  eviction\_count++;  } else {  cache[set\_index].size++;  }  }  } |

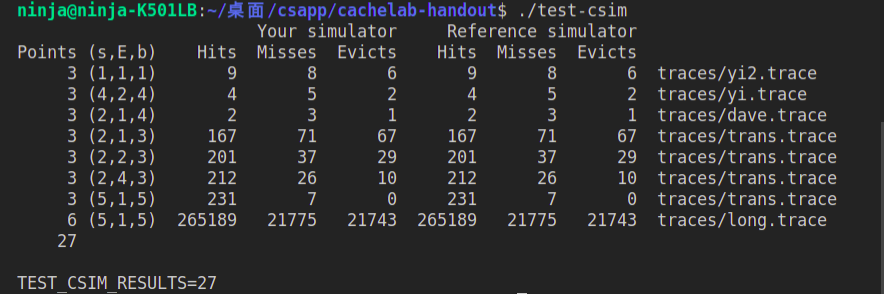
其中，为了在遍历前向链表的时候进行删除操作方便，需要指向删除块的指针域，于是可以通过指针的指针来修改上一个块的指针域。

* 1. **实验结果和分析**

通过对比自己写的csim与提供的参考程序csim-ref，可以发现两者结果完全一致。



使用test-csim测试程序，所有测试样例皆通过，得到满分27分



# 第二部分：矩阵转置优化

* 1. **实验目的**

1. 加深cache缓存结构对程序性能的影响和理解
2. 在cache层面对软件进行优化
   1. **实验环境**

Linux 64bit + valgrind + gcc + python2

* 1. **实验思路**

这题乍一看无从下手，但是当仔细分析了块与快之间如何发生冲突之后再看问题其实并没有那么困难。所以在实验之中，先针对每个类型的矩阵观察哪些块交换可能发生冲突，然后再制定相应的策略去解决冲突。

在分析前，先观察到有

static int A[256][256];

static int B[256][256];

这表明在题目的三种用例中，尽管其所选取矩阵的大小不同，但是都有A与B相应位置发生冲突。

* 1. **实验结果和分析**

# 总结和体会

# 对实验课程的改进建议