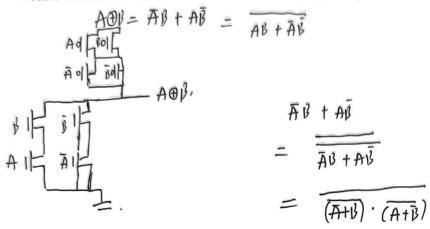
作业 4 (第五讲 CMOS 組合电路) 5 分

1. 用互补 CMOS 设计一个 2 输入的异或门电路,画出晶体管级电路图。(60%)



马科逻辑、

2. 用 CMOS 传输门设计一个 2 输入的异或门电路,画出晶体管级电路图。(40%) 二 Aß + Ā B

