컴퓨터 시스템 및 어셈블리어

메모리 설계과제



강의명 : 컴퓨터시스템 및 어셈블리어

교수님: 이기동 교수님

학번 : 21410785

이름:황희

1. Memory Map

W.	
600000	
700000	1Mx8 ROM
Mark Carlo	1Mx8 ROM
7FFFFF	<u> </u>
	·
	•
800000	128Kx8 SRAM
820000	
840000	128Kx8 SRAM
860000	128Kx8 SRAM
880000	128Kx8 SRAM
880000	1Mx1 DRAM
980000	TIVIXI DRAW
A80000	1Mx1 DRAM
A00000	1Mx1 DRAM
B80000	256Kx4 DRAM
BC0000	256Kx4 DRAM
BFFFFF	230KX4 DKAW

ROM : 600000 ~ 7FFFFF = 2MB

= 1Mx8 ROM*2

 $RAM : 800000 \sim BFFFFF = 4MB$

= 128Kx8 SRAM*4 + 1Mx1 DRAM*3 + 256Kx4 DRAM*2

2. 전체 회로

