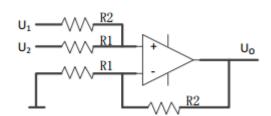
## 嵌入式设计与开发项目客观试题(30分)

1.	STM32F103RBT6 微控制器中 APE	B1 总线的最高运行频率是MHz。	
2.	STM32F103RBT6 微控制器中的 A	ADC分辨率是位,通道数共有个	,
	其中外部通道数为个。		
3.	函数 $\mathbf{F} = \overline{\mathbf{A}}\mathbf{B} + \mathbf{A}\mathbf{C} + \mathbf{A}\mathbf{B}\mathbf{C}\mathbf{D} + \overline{\mathbf{A}}$ 的最简式为( )。		
	A. $C + D$ C. $\overline{B} + C$	B. $C$ D. $\overline{A} + C$	
4.	当温度升高时,二极管的反向饱	<b>包和电流将(  )。</b>	
	A. 增大	B. 减小	
	C. 保持不变	D. 与温度没有直接关系	
5.	模数转换器 ADC 的主要技术指标	示有(  )。	
	A. 量化误差	B. 转换速率	
	C. 分辨率	D. 频率	
6.	CortexM3 处理器是(  )级流	i.水线 。	
	A. 2	B. 5	
	C. 4	D. 3	
7.	设计一个 8421BCD 码计数器至少	少需要() 个触发器。	
	A. 4	В. 5	
	C. 8	D. 3	
8.	为了使高阻抗信号源与低阻抗负	负载进行配合,在设计电路过程中往往需要进	井
	行阻抗匹配,以下哪种电路适合;	接入高阻抗信号源与低阻抗负载之间( )。	
	A. 共射电路	B. 共基电路	
	C. 共集电路	D. 以上都可以	

9. 下图所示电路原理图中,输入与输出的关系是()。



- A. U0=U1+U2\*R1/R2
- B. U0=U2+U1\*R1/R2
- C. U0=U1+U2\*R2/R1
- D. U0=U2+U1\*R2/R1

10. 在 STM32 处理器中,以下哪种时钟源可被用来驱动系统时钟 SYSCLK()。

A. HSE

B. HSI

C. LSI

D. PLL