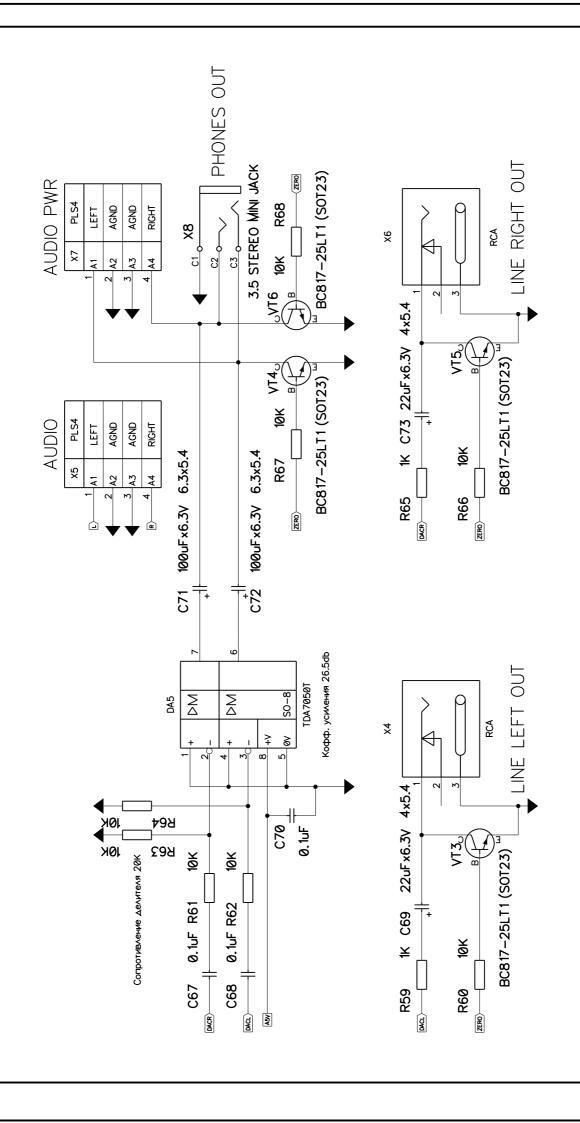


board 1 - POWER AMPLIFER



15.08.01	15.08.01	Дата
		Ч⊃И⊔ФО∐
		No документа
		Лист
		Изм.

Лист 000 "P3MMC" r. Owck

SND.SYNT.301.DE

œ

∆MCT 000 "P3MMC" r. Owck СОЙТВО∟ А соитвог в N.B. TERMINATE BY 150E! CONTROL DINSF 45° X10 RJ116P6C Формат А4 + NI IQIM X11 RJ116P6C MIDIIN Z Q 8 S ģ + 용 g B B 8 7 ₽ 7 ÷ 6× SHELD < 2 16.4 7.8 UPGRADE CABLE SND.SYNT.301.DE R74 5.1K тР6Р6С 1N4 148 (DO35) TERMINATE 176P6C 0 +5 15.08.01 15.08.01 Дата TEACHER TERMINATE I GND A 5 VCC 8 Подпись S S A D DIP-8 6N139N 150E 5 Volts Power D 15 S0-8 S0-8 DS485 DS485 D13 No документа <u>- 1</u>2 8服 దద 품급 CONTROL CABLE R73 33K 2×TP6P6C Лист | R72 | 33K 0 board 1 - MIDI & CONTROL +57 0 **R71** RXD0 _ 0.1uF P DECOUPLING OF 5V C77 RXD1 C76 0.1uF MC74HC08D SOIC-14 D12:C 8 3.3 Volts Power 2 D12:A 13 D 12:D VCC 0 0.10F C75 10K **B**70 P DECOUPLING 69님 JOK TXD(C74 TX/RX [32]

board 1 - CONNECTORS

CODEC JUMPER OR EXTENSION

	2 stD	4 STCK	6 STFS	λCC Ο ω	φ O	12 <u>ZERO</u>	14 NL	16 (14.1	89	20 DACE
	B1	B2	B3	B4	B5	B6	B7	B8	B3	B10
PLD20	STD	STCK	STFS	ACC	CC	ZERO	٦	ML1	GND	AUD.RIGHT
JTd	NIO_AO	DA_BCLK	DA_LRCIN	SRD	SRCK	SRFS	MC	ΟM	GND	AUD.LEFT
89	A1	A2	A3	44	A5	A6	A7	48	49	A 10
	DIN	BCKIN 3	CLRCIN 5	SRD	SRCK 9	SRFS 11	13	1 1 2	<u></u>	DACL 19

KEYB. DISP.

		2	4 (COLØ)	6 (cor.1)	8 (col.2)	10 (col.3)	12 O VCC	14 SCK	16 ADV	18 RESET	20
		B1	B2	B3	42	B5	Be	B7	88 88	B3	B10
	PBD20	GND	опоо	COL1	C0L2	COL3	22/	SCK	SS	RESET	GND
11 L I D. DIJI	JBd	GND	ROWØ	ROW1	KBD	<u>LEDS</u>	ACC	Mosi	MISO	IRQB	GND
	X12	A1	A2	A3	44	A5	98	47	48	49	A 10
		<u>-</u>	ROWe	ROW1	(KBD) 7	6 Sull	VCC O 11	13	(Miso 15	IROB 17	₽

ALTERA JTA

C)
1	-

VDP CON.

PLS-9

X 15

SSI SS

Mosi SCK 22 MISO

SCK SCK

ا رَ															
MAIN JIAG	PLD-14	IQI	OQI	TCK		RESET	3.3V		GND	GND	GND		TMS	20	
Σ	X14	A1	A2	A3	44	A5	A6	A7	B1	B2	B3	B4	B5	B6	
		Tol	TDO 3	CTCK 5	7	JRESET 9	VCC O 11	13	2	4	9	ω	10 TANS	+5v 0 12	14
`															

RESET

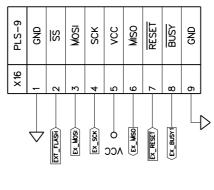
RESET

ROA GN9

CART CON.

TRST/DE **≥**

14 B7



"PLD" TMI!	
"IDС", но запаиваются	
N.B. JTAG разводятся как *	

<u>0</u>	70	<u>6</u>	
r DS	夿	4	
D B	5	ťΩ	
COLE	4	5	
NT.	ᄗ	Ξ	
ŭ	6	6	
ORK MODE DAC CONTROLED BY DSP	œ	^	
Mor	9	5	
S.K	4	М	
₹	7	-	
_			

OOO "PЭМИС" г. ОМСК	Омск 3812—318048
$ \downarrow $	

Лист 6

SND.SYNT.301.DE	
SND.SY	

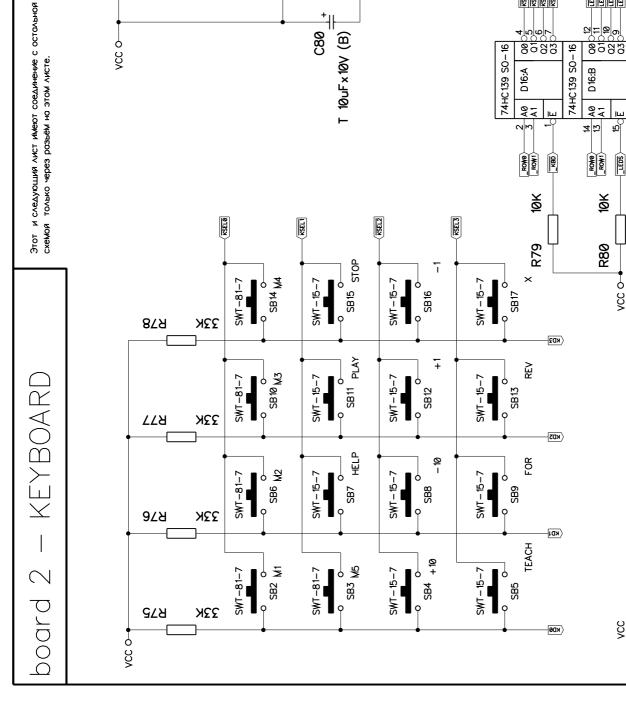
15.08.01

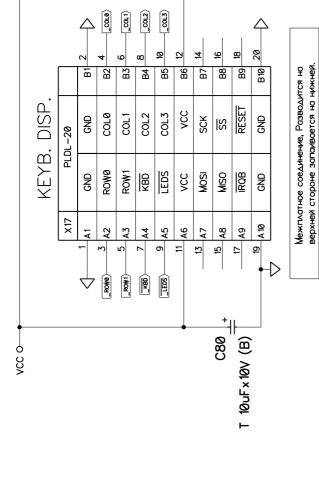
Дата

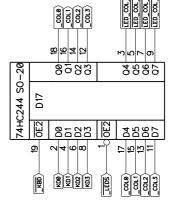
Подпись

No документа

Изм. Лист







LED_ROW_0 LED_ROW_1 LED_ROW_2 LED_ROW_3

15<u>0</u>E

TEDS

₹

R80

VCC 07/

200

KSELØ KSEL1 KSEL3 KSEL3

	DECOUPLING		
	C79	☐ 0.10F	1
·		⊢ . 1∪F	

15.08.01	15.08.01	Дата
		Подпись
		ю документа
		운

AMCT

73₩

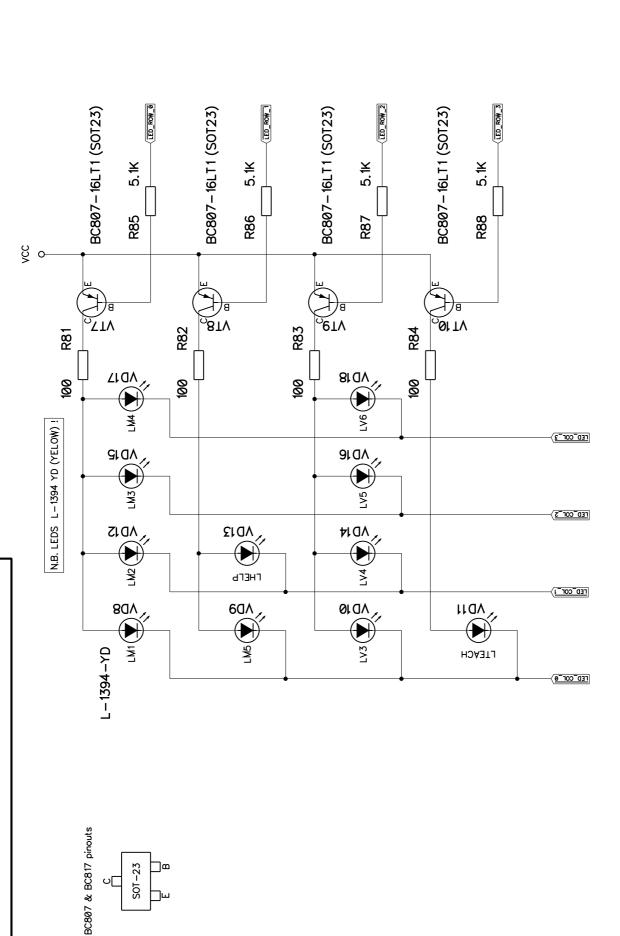
SND.SYNT.301.DE

000 "PЭМИС" г. Омск	OMCK 3812-318048
\parallel	

Умст =

board 2 - DISPLAY

Этот лист имеет соединение с остольной схемой только через розъём но предыдущем листе.



15.08.01	15.08.01	Дата
		Подпись
		No документа
		Лист
		Изм.

000 "PЭМИС" г. Омск

AMCT

Формат А4