

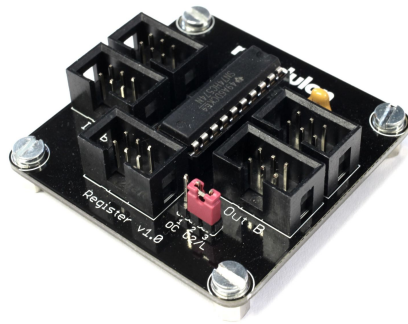
Register v1.0

mexdulon

11. April 2017

1 Register

1.1 Allgemein

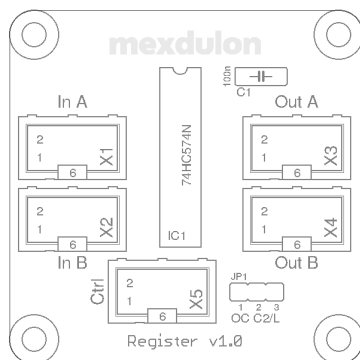


Das **Register** kann Datenworte von 8 Bit zwischenspeichern und die gespeicherten Werte ausgeben. Die Ausgänge sind als 3-State ausgelegt und können aktiviert oder deaktiviert werden.

1.2 Funktion

Die beiden Eingänge *In A* und *In B* erwarten Datenworte von jeweils 4-Bit. Über den Eingang *Ctrl* werden das Taktsignal zum Speichern sowie das optionale Signal *OC* eingegeben. An den Ausgängen *Out A* und *Out B* liegt das gespeicherte Datenwort an, wenn *OC Low* ist. Mit einer positiven Taktflanke an *Clk* (*Ctrl-1*) wird das an den Eingängen anliegende Datenwort gespeichert. Das Signal *OC* bestimmt, ob der Ausgang aktiviert ist (Low) oder High Impedance (High). Über den Jumper an der Stiftleiste *JP1* kann bestimmt werden, ob *OC Low* ist (*JP1 2-3*)¹ oder über *Ctrl-3*¹ (*JP1 1-2*) eingegeben wird.

1.3 Aufbau



Kürzel	Wert	Bezeichnung
C1	100n	Kondensator
IC1	74HC574N	IC (Register)
JP1	OC C2/L	Stiftleiste 1x3
X1	In A	Wannenstecker
X2	In B	Wannenstecker
X3	Out A	Wannenstecker
X4	Out B	Wannenstecker
X5	Ctrl	Wannenstecker

¹Die neue Zählweise beginnt mit 1, daher C3 und nicht wie aufgedruckt C2.

