

栅格的控制

栅格只是为了方便设计元件和原理图作参考用的，栅格并不存在于原理图中，也不会打印出来。

栅格有两种，一种是点状栅格，一种是线状栅格。

在原理图设计窗口，可以按如下操作控制栅格的显示与形状：

(1) 在原理图设计窗口为当前窗口的情况下，执行 Options→Preferences 菜单命令，弹出 Preferences 对话框，单击 Grid Display 标签页。

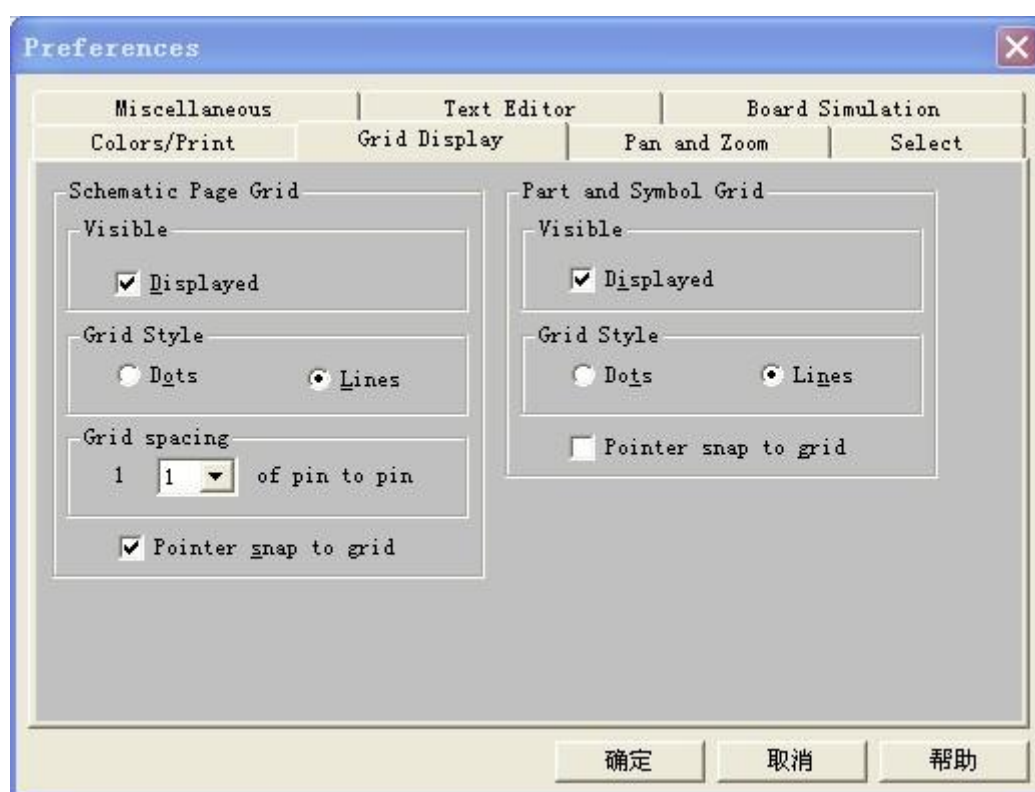
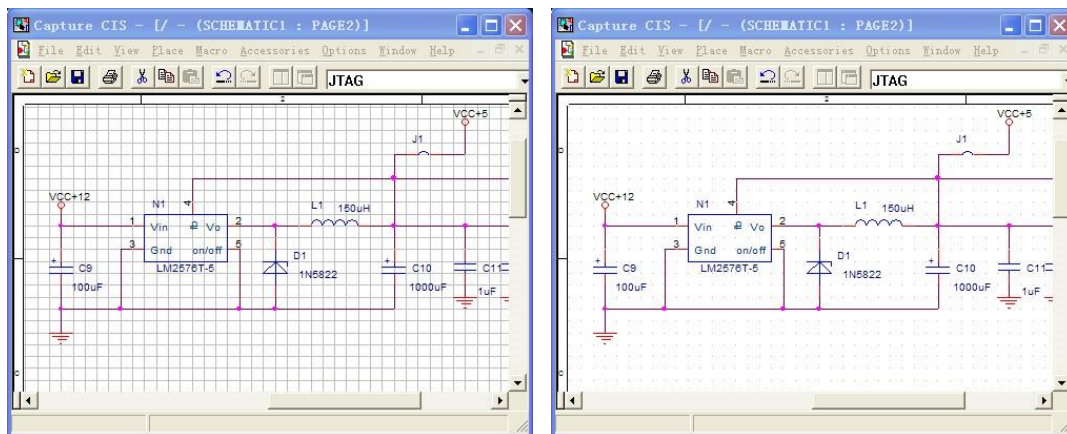


图 1 Preferences 对话框

在 Preferences 对话框中，右边的 Part and Symbol Grid 组合框控制元件设计窗口，左边的 Schematic Page Grid 组合框控制原理图设计窗口。

(2) 在 Grid Display 标签页中选中 Schematic Page Grid 组合框中的 Lines(线状)选项，栅格如图 (a) 所示；如果选中 Schematic Page Grid 组合框中的 Dots(点状)选项，栅格如图 (b) 所示。





(a)

(b)

图 2 两种栅格

(a) 线状栅格 (b) 点状栅格

(3) 在 Schematic Page Grid 组合框中, 如果选中 Pointer snap to grid 复选按钮, 则在原理图设计窗口的操作是以栅格为单位移动的, 否则操作是随着鼠标连续移动的。

锁定栅格和不锁定栅格, 还可以通过主工具栏上  的按钮来控制。单击这个按钮, 如果是灰色, 表明当前的原理图设计窗口是锁定栅格的; 如果这个按钮变成  红色, 表明当前的原理图设计窗口是不锁定栅格的。

不锁定栅格的情况下设计的电路图, 元件和电连线都没有放在栅格上, 电连线是否跟元件引脚连在一起都不清楚, 所以建议用户在设计电路原理图时一定要锁定栅格。

(4) 在 Schematic Page Grid 组合框中, 还有一个下拉列表选项, 它控制元件引脚之间 (pin to pin) 的栅格数量 (Grid Spacing)。这个下拉列表中 “1” 是默认设置。改动这里的设置并不会因想到元件的大小和元件引脚之间的真正距离。