BCCH + CCCH (downlink)

F S | B | C | C | C | C | F S | C | C | C | C | F S | C | C | C | C | F S | C | C | C | C | F S | C | C | C | C | F S | C | C | C | C | I

BCCH + CCCH (uplink)

R R R R R R R R R R R R R R R R R R R R R R R R R R R R R R R R R R R R R R R R R R R R R R R R R R R

↕ 51 frames ≈ 235.38 ms

8 SDCCH/8 (downlink)

D0	D1	D2	D3	D4	D5	D6	D7	A0	A1	A2	A3
D0	D1	D2	D3	D4	D5	D6	D7	A4	A5	A6	A7

8 SDCCH/8 (uplink)

A5	A6	A7	D0	D1	D2	D3	D4	D5	D6	D7	A0
A1	A2	A3	D0	D1	D2	D3	D4	D5	D6	D7	A4

BCCH + CCCH 4 SDCCH/4 (downlink)

F S | B | C | F S | C | C | F S | C | C | F S | D0 | D1 | D2 | D3 | F S | D0 | D1 | D2 | D3 | A0 | A1 |
F S | B | C | F S | C | C | F S | C | C | F S | D0 | D1 | D2 | D3 | F S | D0 | D1 | D2 | D3 | A2 | A3 |

BCCH + CCCH 4 SDCCH/4 (uplink)

D3 | R R | A2 | A3 | R R R R R R R R R R R R R R | R R | D0 | D1 | R R | D2 |
D3 | R R | A0 | A1 | R R R R R R R R R R R R R R | R R | D0 | D1 | R R | D2 |

F: TDMA frame for frequency correction burst
B: TDMA frame for BCCH
D: TDMA frame for SDCCH
R: TDMA frame for RACH

S: TDMA frame for synchronization burst
C: TDMA frame for CCCH
A: TDMA frame for SACCH/C