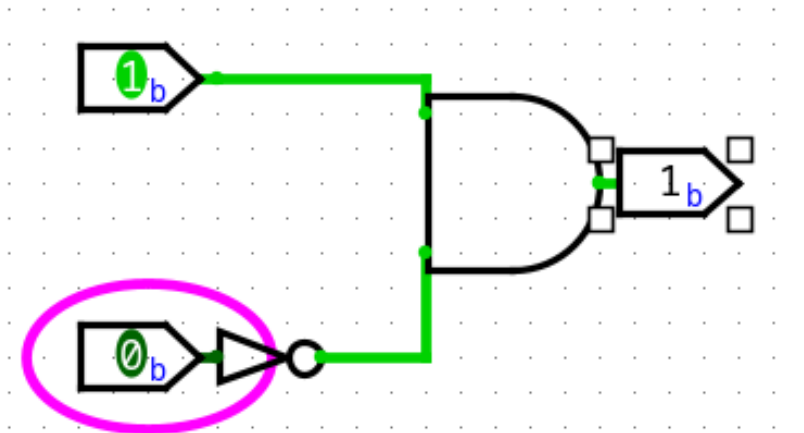


ce document est censé documenter toutes les étapes de ma procédure, mais il peut aussi être utilisé comme guide

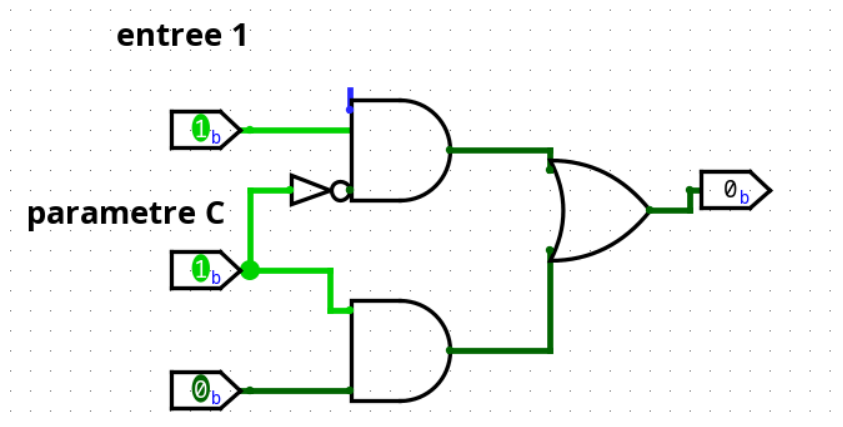
Inverseur commande

Un composant qui prend 2 entrées, une entrée de donnée et une entrée pour le paramètre, et selon le paramètre, renvoie la négation du signal d'entrée. Exemple $C = 1; O = \neg E; C = 0; O = E$ la table de vérité est sur la feuille jointe avec ce document, et le circuit est qui suit:



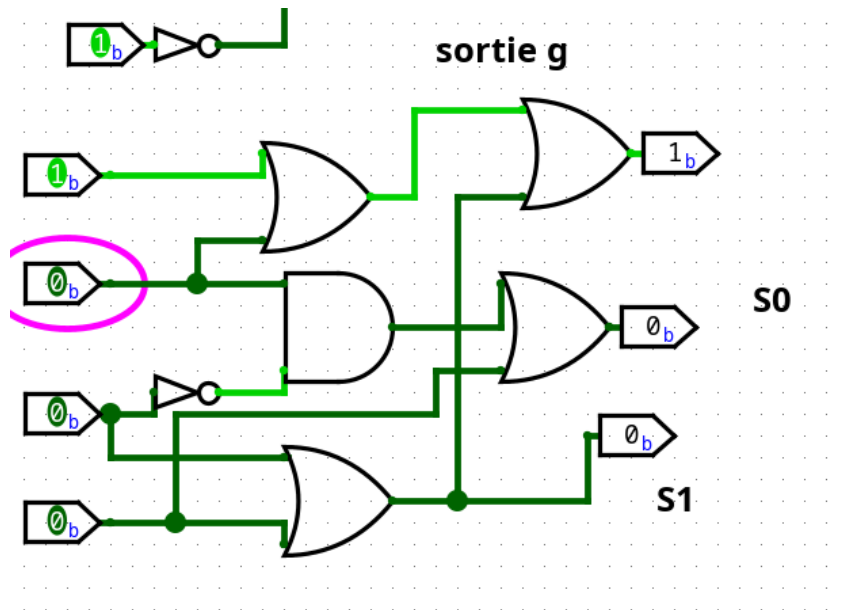
Multiplexeur 2 vers 1

3 entrées, 1 sortie, une entrée sert à déterminer quel canal passe en sortie



encodeur 4 vers 2

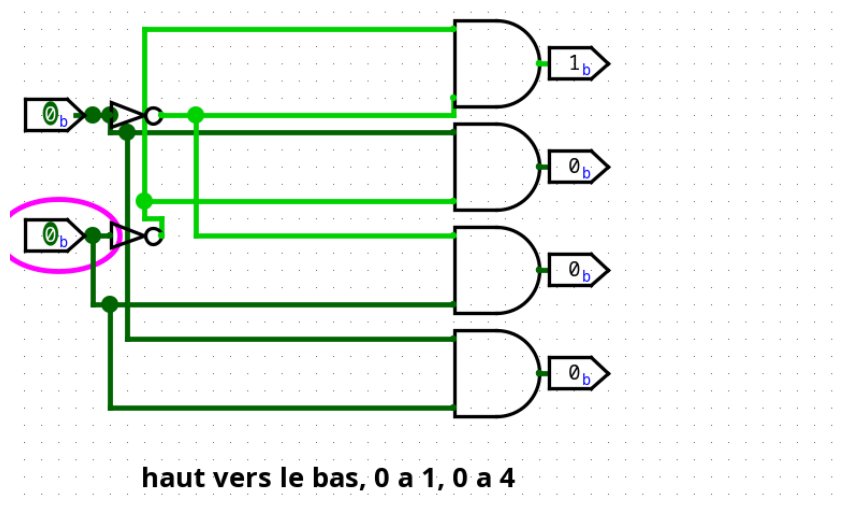
4 entrées, 2 sorties, simplifié en ignorant les bits insignifiants. Parmi les 4 entrées, une est ignorée. La formule est $(s1, s0) = E3 + E2, E2 + \neg E1 * E0$



Reponse a: "Comment gérer l'ambiguïté dans l'encodage entre la présence d'une valeur sur l'entrée 0 et l'absence de valeur toutes les entrées ?" on peut ajouter une troisième sortie G , pour savoir si l'encodeur est active, c'est à dire qu'il y a au moins un signal actif dans une des entrées pour que $G = I_0 + I_1 + I_2 + I_3$

Decodeur 2 vers 4

2 entrees, 4 sortie. c'est l'inverse de l'encodeur:



celui la je n'ai pas su le faire de tete, j'ai du consulter le cours pour l'avoir