数字系统（课程）设计实验报告电子信息学院2016年5月电子信息学院科教学实验室学生实验操作规培养学生严学习作风，营造实验实践学习氛围，确保学生身仪器设备，利实验务，特制规。1、赤脚穿拖鞋实验室，食物入实验室，准丢弃废纸、废弃物，实验室清洁。2、实验中触摸裸露接线柱、接线片、导线，表棒、镊子、剪刀工具插入电源插座。严禁电接线、拆线改接线路。3、电烙铁通电时，应始终置烙铁架，严禁意摆桌；留意烙铁头避开导线附仪器设备书籍品；体触碰烙铁头，防烫伤漏电事。中途开实验室实验完毕，时断电，免发生火灾事。4、实验接线完毕，仔细复查，确认误接通电源。5、动次实验关设备、仪器、工具原材料。6、实验结束，实验装置、仪器仪表电烙铁断电，实验关仪器、工具、导线电缆整理，放回原处；座椅推实验台场。7、遇事应断电，时实验指导教师报告。8、严守纪律，遵守实验室规章制度，执行操作规。9、提高防火防盗意识，做防火防盗工作。电子信息学院实验中心〇一年月阅读述《学生实验操作规》，知悉规条款，承诺执行。承诺：学院：专业/班级：时间：目录实验一Quartus软件；VHDL程序结构熟悉1实验电路模块设计（组合、时序）5实验基状态机交通灯控制12实验键控制状态机设计19IIIQuartus软件；VHDL程序结构熟悉报告容：实验求：1.熟悉Quartus软件2.熟悉VHDL程序结构3.VHDL设计电路仿真、综合、测试程实验容：新教材“VHDL数字系统设计”6章实例（P119页）操作，建工程、设计输入、编译、时序仿真开发流程；仿真止。理解VHDL代码，软件硬件，开发流程。实验设计原理；图1quartus开发流程,实验程记录（流程图实验逻辑思路程）仿真止。理解VHDL代码，软件硬件，开发流程。实验设计原理；图1quartus开发流程,实验程记录（流程图实验逻辑思路程）仿真止。理解VHDL代码，软件硬件，开发流程。实验设计原理；图1quartus开发流程,实验程记录（流程图实验逻辑思路程）仿真止。理解VHDL代码，软件硬件，开发流程。实验设计原理；图1quartus开发流程,实验程记录（流程图实验逻辑思路程）仿真止。理解VHDL代码，软件硬件，开发流程。实验设计原理；图1quartus开发流程,实验程记录（流程图实验逻辑思路程）仿真止。理解VHDL代码，软件第三次地方