

ДФТВ.434519.0033

XP11 XP12

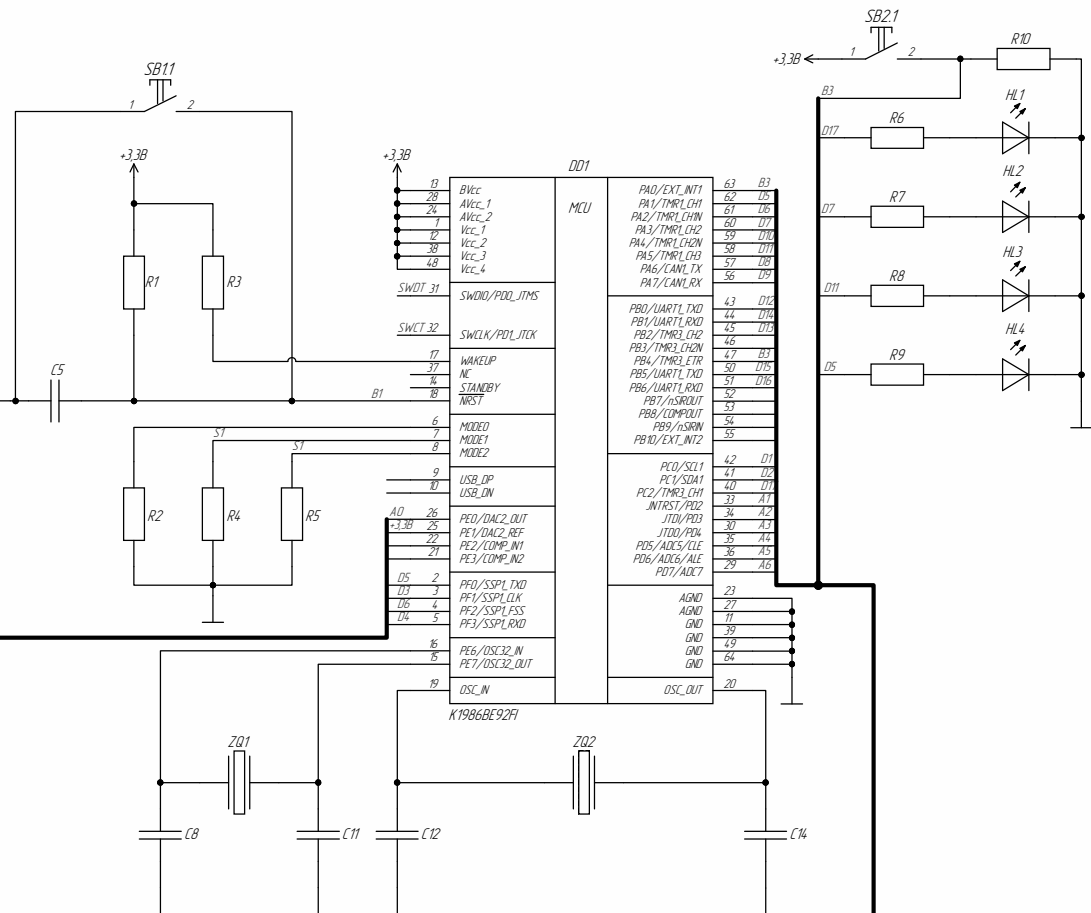
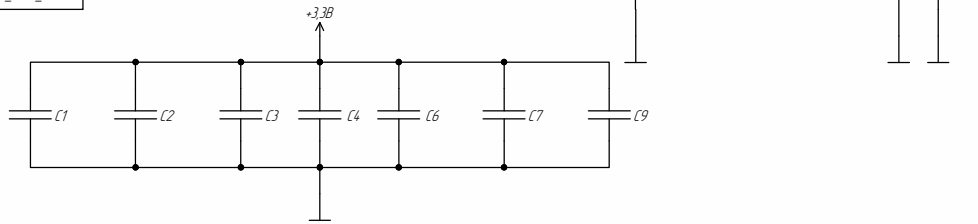
Контакт	Цепь	Контакт	Цепь
1		20	
2		21	Общий
3		22	Общий
4		23	Вх. напр. пит.
5		24	Вх. напр. пит.
6		25	
7	Общий	26	
8	Общий	27	АЦП_Вход_1
9		28	АЦП_Вход_1
10		29	АЦП_Вход_2
11	+3.3 В	30	АЦП_Вход_2
12	+3.3 В	31	АЦП_Вход_3
13	+3.3 В	32	АЦП_Вход_3
14	RESET	33	АЦП_Вход_4
15	+3.3 В	34	АЦП_Вход_4
16	+3.3 В	35	АЦП_Вход_5
17	+5 В	36	АЦП_Вход_5
18	+5 В	37	АЦП_Вход_6
19		38	АЦП_Вход_6

XS1

Контакт	Цепь
1	Свободный
2	Раб. напр. МК
3	RESET
4	+3.3 В
5	+5 В
6	Общий
7	Общий
8	Вх. напр. пит.

XS2

Контакт	Цепь
1	АЦП_Вход_1
2	АЦП_Вход_2
3	АЦП_Вход_3
4	АЦП_Вход_4
5	АЦП_Вход_5
6	АЦП_Вход_6



XP2.2 XP2.1

Контакт	Цепь	Контакт	Цепь
20	Общий	1	PROG_TX
21	D8	2	PROG_RX
22	Общий	3	SCL/D15
23	D7	4	SDA/D14
24	Общий	5	SDA/D14
25	PWM/D6	6	SDA/D14
26	Общий	7	Аналог Ref
27	PWM/D5	8	Общий
28		9	Общий
29	D4	10	Общий
30		11	SCK/D13
31	PWM/D3	12	SCK/D13
32		13	MISO/D12
33	D2	14	MISO/D12
34		15	PWM/MOSI/D11
35	TX/D1	16	PWM/MOSI/D11
36	TX/D1	17	PWM/CS/D10
37	RX/D0	18	PWM/CS/D10
38	RX/D0	19	PWM/D9

XS3

Контакт	Цепь
1	D7
2	PWM/D6
3	PWM/D5
4	D4
5	PWM/D3
6	D2
7	TX/D1
8	RX/D0

XS4

Контакт	Цепь
1	SCL/D15
2	SDA/D14
3	Аналог Ref
4	Общий
5	SCK/D13
6	MISO/D12
7	PWM/MOSI/D11
8	PWM/CS/D10
9	PWM/D9
10	D8

XP3

Цепь	Контакт
+3.3 В	1
UART BOOT	2

ДФТВ.434519.00333

Изм.	Лист	№ докум.	Подп.	Дата	Демонстрационная плата MDR121F1 DevBoard		
Разраб.		Флоренцев		(дата)	Схема электрическая принципиальная		
Проб.		Бирюков		(дата)			
Т. контр.		Барисов		(дата)			
Н. контр.		Кулиев		(дата)	АО "НПО КАДЕТЕК" ОКБ ОЭВАР		
Утв.		Флоренцев		(дата)			

Копировал

Формат А3

