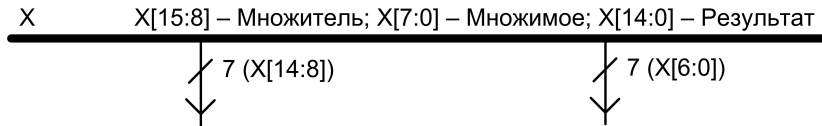


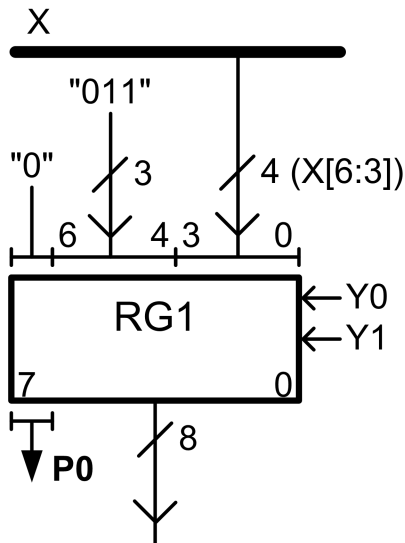
Элементы электрических схем цифровой техники (теория к лабораторным работам)

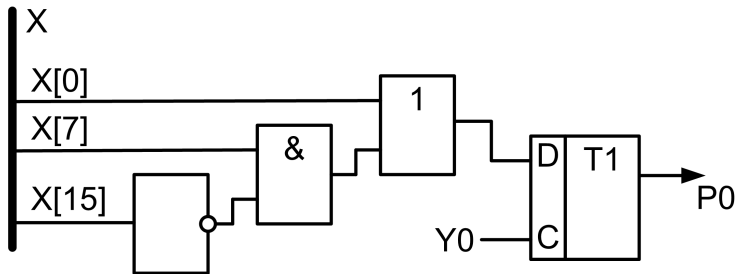
Михаил Шихов
m.m.shihov@gmail.com

Лекция по дисциплине «информатика»
(11 февраля 2016 г.)

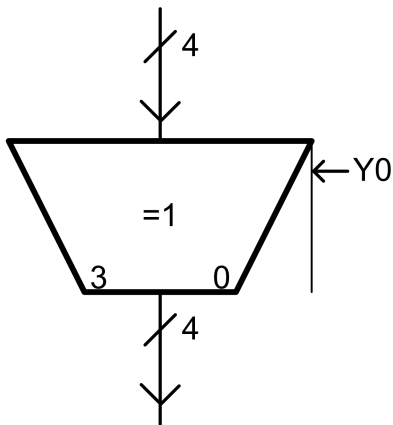


Входы, выходы и управляющие сигналы

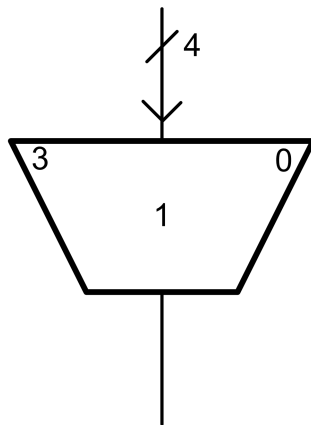
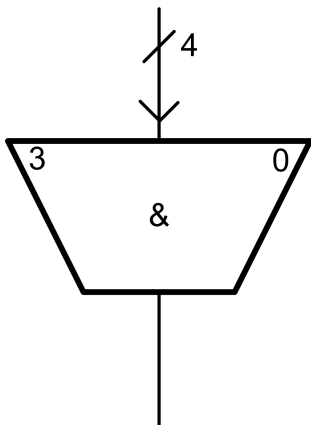


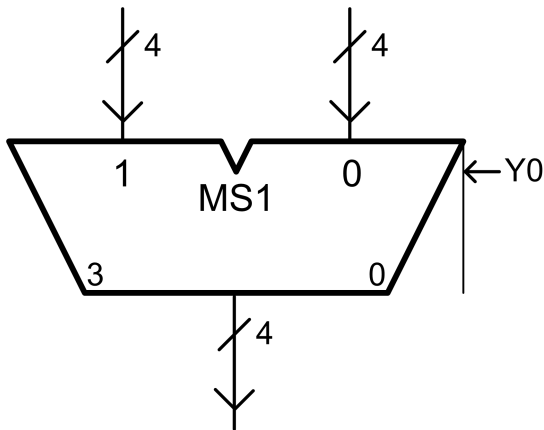


4-х разрядный инвертор

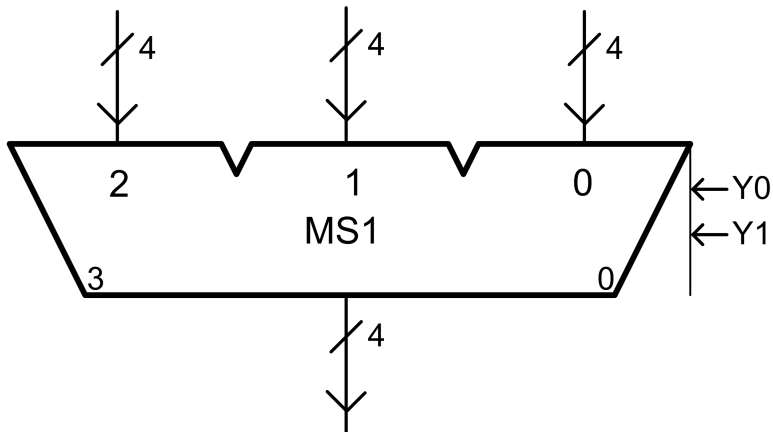


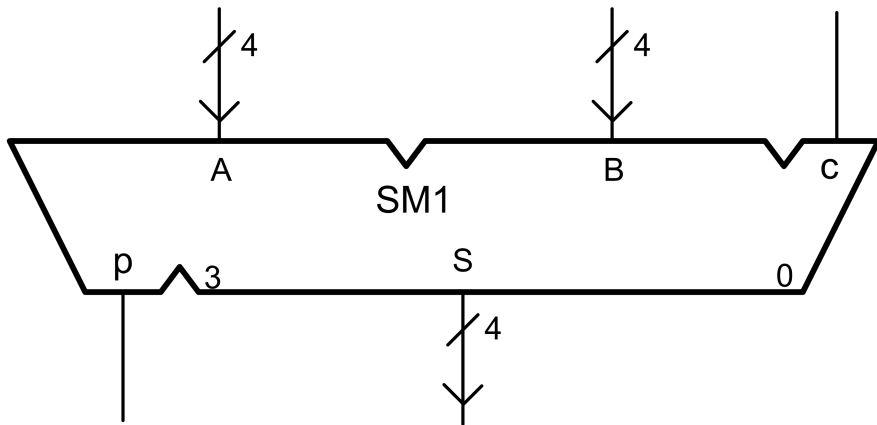
Многовходовые логические элементы



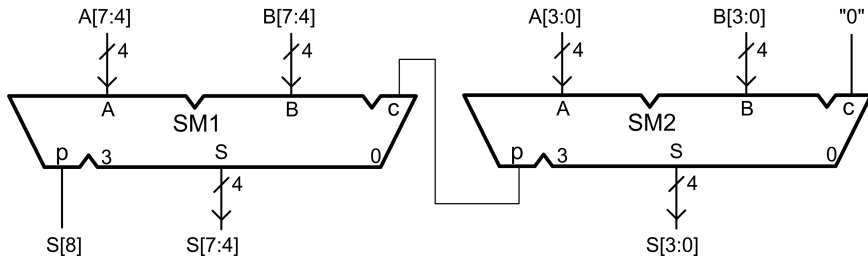


Многоплечевой мультиплексор

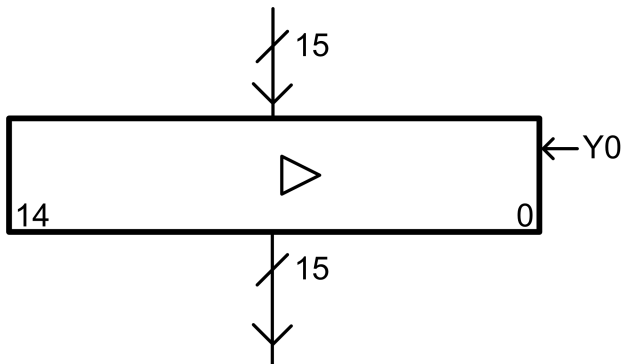




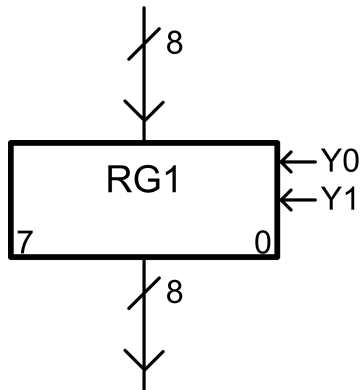
8-разрядный сумматор на основе двух 4-х разрядных



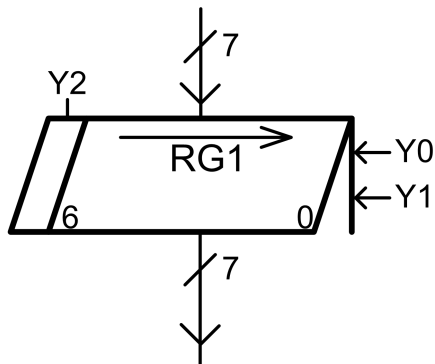
15-разрядный шинный формирователь



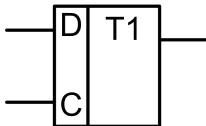
8-разрядный регистр



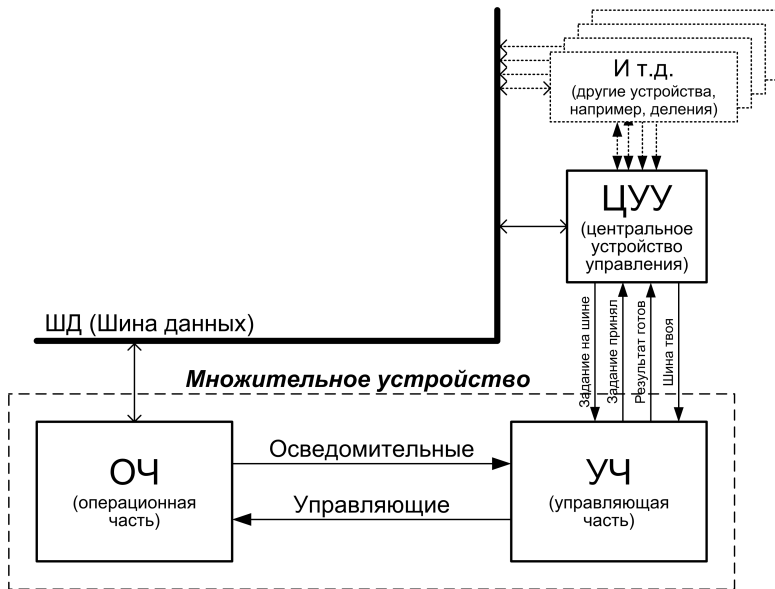
7-разрядный сдвиговый регистр



D-триггер



Модель вычислительной системы



Пример схемы умножения первым способом в ПК

