

ORIENTAÇÕES PARA ATIVIDADE AVALIATIVA 01

1- Link com tutoriais: http://cmosedu.com/videos/electric/electric_videos.htm

[Electric at CMOSedu.com](http://cmosedu.com) (examples, downloads, links, etc.)

- [Tutorial 1](#) - Layout and simulation of a resistive voltage divider - [electric tutorial 1 video.mp4](#) (27:57)
- [Tutorial 2](#) - Layout and simulating the IV curves of PMOS and NMOS devices - [electric tutorial 2 video.mp4](#) (33:57)
- [Tutorial 3](#) - Design, layout, and simulation of a CMOS inverter - [electric tutorial 3 video.mp4](#) (27:45)
- [Tutorial 4](#) - Design, layout, and simulation of a CMOS NAND gate - [electric tutorial 4 video.mp4](#) (42:25)
- [Tutorial 5](#) - Design, layout, and simulation of a ring oscillator - [electric tutorial 5 video.mp4](#) (22:41)
- [Tutorial 6](#) - Placing circuit layouts in a padframe for fabrication - [electric tutorial 6 video.mp4](#) (33:50)
- Layout of a bandgap reference - [bandgap_video](#) (69:10) and [bandgap.jelib](#)
- [PMOS Body](#) (6:59) - making PMOS body connections, [PMOS_divider.jelib](#) and [C5_models.txt](#)
- [Edit-in-place](#) (2:58) - very quick introduction to edit-in-place

2- Divisão

Grupo 01: Tutoriais 1 e 4

Grupo 02: Tutoriais 3 e 5

Grupo 03: Tutoriais 1 e 5

Grupo 04: Tutoriais 3 e 3

3- Atividade Avaliativa

A atividade avaliativa será realizada no dia 17 de Maio de 2022 na laboratório de sistemas embarcados.