SORULAR

MİKRO İŞLEMCİLER

01 - SORU(V)

▶ Belleğe eriştiğiniz zaman DI: 0008H ve DS: 1000H olduğunu varsayın, bütün komutlar çalıştırıldığında etkilenen ana registerın son halini doldurun.

MOV DS, 2000H (illegal)

MOV DX, [0050H]

MOV CX, DX

ADD DX, 00FBH

MOV DS, 3000H (illegal)

MOV BX, DX

MOV AL, 00

CME321: ADD AL, [BX + DI]

DEC BX

DEC CX

			А	x	В	х	С	х	D	х	BX+DI	Illegal	DS	
				АН	AL	ВН	BL	СН	CL	DH	DL			1000
1		MOV	DS,2000H										4	
2]	MOV	DX,[0050H]							00	05			•
3		MOV	CX,DX					00	05					
4		ADD	DX,00FBH							01	00			
5		MOV	DS,3000H										1	
6		MOV	BX,DX			01	00							
7]	MOV	AL,00		00									
8	CME321:	ADD	AL,[BX + DI]		01							0108		•
9		DEC	BX			00	FF							
10]	DEC	CX					00	04					
11		JNZ	CME321											
12					02							0107		•
13						00	FE							
14	*2	1000:00						00	03					
15		10000+0	0050		04							0106		•
16		10050				00	FD							
17	*8	10108						00	02					
18	*12	10107			07							0105		•
19	*15	10106				00	FC							
20	*18	10105						00	01					
21	*21	10104			0C							0104		•
22						00	FB							
23								00	00					
#		CMP	AX,000DH											
		JE	L1											
		JNE	L5											
	QUIT:	RET												
#	L1:	MOV	BX,AX											
#	L5:	RET MOV	AX, 0000H	00	00									
"		RET	AA, 000011											

Memo	огу	
30109	00	
30108	02	101
30107	04	101
30106	06	101
30105	08	
30104	0A	101
30103	OC.	101
30102	0E	101
30101	11	101
30100	00	101
		101
20109	00	101
20108	0A	101
20107	09	
20106	08	100
20105	07	100
20104	06	100
20103	05	100
20102	04	100
20101	03	
20100	00	100
		100
20059	00	100
20058	03	100
20057	05	100
20056	07	
20055	09	
20054	OB	
20053	0D	
20052	0F	
20051	00	
20050	04	

Main

10109	00	
10108	01	◀
10107	01	◀
10106	02	4
10105	03	4
10104	05	◀
10103	08	
10102	0D	
10101	15	
10100	02	
10059	FF	
10058	10	
10057	07	ı
10057 10056	07 05	
10056	05	
10056 10055	05 08	
10056 10055 10054	05 08 0A	
10056 10055 10054 10053	05 08 0A FD	-
10056 10055 10054 10053 10052	05 08 0A FD 04	1.4
10056 10055 10054 10053 10052 10051	05 08 0A FD 04 00	1.4

02 – SORU (V)

▶ Belleğe eriştiğiniz zaman DI: 0008H ve DS: 2000H olduğunu varsayın, bütün komutlar çalıştırıldığında etkilenen ana registerın son halini doldurun.

MOV DS, 1000H (illegal)

MOV DX, [0050H]

MOV CX, DX

ADD DX, 00FCH

MOV DS, 3000H (illegal)

MOV BX, DX

MOV AL, 00

CME321: ADD AL, [BX + DI]

DEC BX

DEC CX

03 – SORU (V)

▶ Belleğe eriştiğiniz zaman DI: 0008H ve DS: 2000H olduğunu varsayın, bütün komutlar çalıştırıldığında etkilenen ana registerın son halini doldurun.

MOV DS, 1000H (illegal)

MOV DX, [0050H]

MOV CX, DX

ADD DX, 004CH

MOV DS, 3000H (illegal)

MOV BX, DX

MOV AL, 00

CME321: ADD AL, [BX + DI]

DEC BX

DEC CX

04 – SORU (V)

▶ Belleğe eriştiğiniz zaman DI: 0008H ve DS: 3000H olduğunu varsayın, bütün komutlar çalıştırıldığında etkilenen ana registerın son halini doldurun.

MOV DS, 1000H (illegal)

MOV DX, [0053H]

MOV CX, DX

ADD DX, 004AH

MOV DS, 2000H (illegal)

MOV BX, DX

MOV AL, 00

CME321: ADD AL, [BX + DI]

DEC BX

DEC CX

05 – SORU (Q)

Belleğe eriştiğiniz zaman DI = 0002H ve DS = 1000H olduğunu varsayın, her bir komut çalıştırıldığında etkilenen registerların son halini doldurun ve aşağıda verilen programın ana hedefini belirtin.

MOV DS, 2000H (illegal)

MOV DX, [0050H]

MOV CX, [0052H]

ADD DX, CX

MOV BX, DX

MOV AL, 00

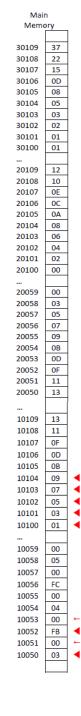
MOV DS, 3000H (İllegal)

ADD AL, [BX + DI]

INC BX

INC CL

JNZ C



		AX		вх		сх		DX		BX+DI	DS	llegal
		AH	AL	ВН	BL	CH	CL	DH	DL		1000	
1	MOV DS,2000H											1
2	MOV DX,[0050H]							00	03		***1	
3	MOV CX,[0052H]					00	FB				***2	
4	ADD DX,CX							00	FE			
5	MOV BX,DX			00	FE							
6	MOV AL,00		00									
7	MOV DS,3000H											√
8	C: ADD AL,[BX + DI]		01							100	***3	
9	INC BX			00	FF							
10	INC CL						FC					
11	JNZ C											
12			04							101	***4	
13	*** Physical			01	00							
14	Addresses:						FD					
15	1000:0050		09							102	***5	
16	10000+50			01	01							
17	1 10050						FE					
18	2 10052		10							103	***6	
19				01	02							
20	3 10100						FF					
21	4 10101		19							104	***7	
22	5 10102			01	03							
23	6 10103						00					
24	7 10104											

b. After the execution of each instruction above reset the flags if it's necessary. (Eğer gerekli ise her komutun çalıştırılmasında sonra bayrak register bitlerinin değişimini tekrar ayarlayın.) (40 p)

#	0	S	Z	Α	Р	С
	0	0	0	0	0	0
9					1	
10		1			1	
13				1	1	
14		1				
15					1	
17		1				
18				1		
20		1			1	
22					1	
23			1	1	1	

06 – SORU (Q)

Belleğe eriştiğiniz zaman DI = 0050H ve DS = 2000H olduğunu varsayın, her bir komut çalıştırıldığında etkilenen registerların son halini doldurun ve aşağıda verilen programın ana hedefini belirtin

MOV DS, 1000H (illegal)

MOV DX, [0050H]

MOV CX, [0052H]

ADD DX, CX

MOV BX, DX

MOV AL, 00

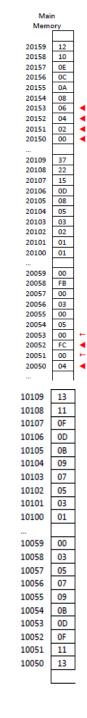
MOV DS, 2000H (İllegal)

ADD AL, [BX + DI]

INC BX

INC CL

JNZ C



		AX		вх		сх		DX		BX+DI	DS	llegal
		AH	AL	ВН	BL	CH	CL	DH	DL		2000	
1	MOV DS,1000H											4
2	MOV DX,[0050H]							00	04		***1	
3	MOV CX,[0052H]					00	FC				***2	
4	ADD DX,CX							01	00			
5	MOV BX,DX			01	00							
6	MOV AL,00		00									
7	MOV DS,2000H											1
8	C: ADD AL,[BX + DI]		00							150	***3	
9	INC BX			01	01							
10	INC CL						FD					
11	JNZ C											
12			02							151	***4	
13	*** Physical			01	02							
14	Addresses:						FE					
15	2000:0050		06							152	***5	
16	20000+50			01	03							
17	1 20050						FF					
18	2 20052		0C							153	***6	
19				01	04							
20	3 20150						00					
21	4 20151											
22	5 20102											
23	6 20153											
24												

 After the execution of each instruction above reset the flags if it's necessary. (Eğer gerekli ise her komutun çalıştırılmasında sonra bayrak register bitlerinin değişimini tekrar ayarlayın.) (40 p)

#	0	S	Z	Α	Р	С
	0	0	0	0	0	0
4				1	1	
8			1		1	
10		1				
14		1				
15					1	
16					1	
17		1			1	
18					1	
20			1	1	1	
						·