# 電工實驗(三) 實驗報告

# 實驗單元(7) 石英晶體振盪器電路 (電路模擬) (SIM071)

班别:3A

組別:252

姓名:李宜恩

★各項實驗紀錄(藍色字體)、撰寫實驗波形分析與實驗數據分析(藍色字體)、 撰寫實驗問題與討論(藍色字體)、撰寫實驗結論(藍色字體)、按時繳交實驗報告(遲交扣分),非(藍色字體)扣分。總分=100分。

### 一、實驗模擬注意事項

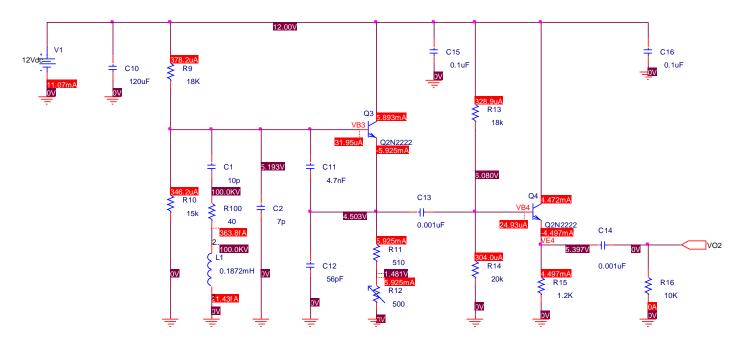
參考上課筆記中元件數值的選擇:石英晶體之等效電路—(參考石英晶體 Data Sheet)等計算,寫上下列各值。

- 1.等效並聯電容 C2=7pF(Max),設定值=\_\_\_\_pF。
- 2. 等效串聯電容 C1=10pF(選用值)。
- 3.等效串聯電阻(ESR), $10\sim14$ MHz= $40\Omega(Max)$ ,設定值 R $100=\underline{40}$   $\Omega$ ,不要取過大的阻值  $40\Omega(Max)$ 。
- 4. 等效串聯電感(計算值),使用前電路說明串聯諧振頻率公式=

$$f_r = \frac{1}{2\pi\sqrt{L_rC_r}}$$
, 求出電感值  $\mathbf{L1} = \underline{\mathbf{0.1837}}$  mH。等效串聯電感(計算值),

需先計算等效電容值 $C_r$ , $C_r = \mathbb{C}1$  串聯{ $\mathbb{C}2$  並聯[( $\mathbb{C}11$  串聯  $\mathbb{C}12$ )]}。

- 5.電感 L1 初始值設定 IC=0.1mA。
- 6.調整 12 可變電阻值可稍微改善輸出波形失真情形。
- 二、實驗模擬項目:晶體振盪器電路模擬
- ◆參閱圖(7-1):實驗模擬晶體振盪器電路。
- 1. 偏壓點模擬分析。
- ◎附上模擬電路圖(含偏壓值及偏流值)。



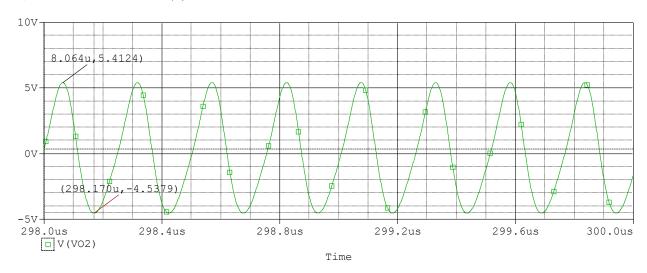
## ◎Bias Point 偏壓模擬,完成表格(7-2)之內容。

表格(7-2):記錄模擬電晶體電路直流參數值

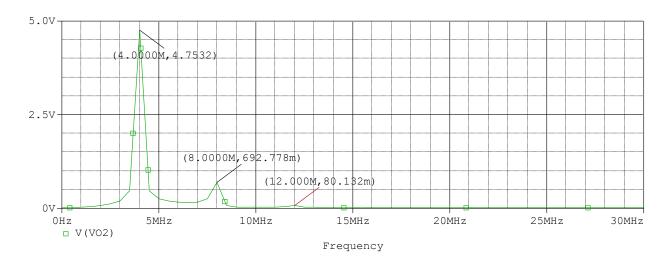
電壓值	電阻壓降	電流參數值
$V_{BQ2} = 5.193V$	$V_{R9} = 6.807V$	Ir9=378.2uA
$V_{EQ2} = 4.503V$	V <sub>R10</sub> =5.193V	IR10=346.2uA
V <sub>CE2</sub> =7.497V	V <sub>R11</sub> =3.022V	IR11=5.925mA
$V_{BQ4} = 8.080V$	V <sub>R13</sub> =3.92V	IR13=328.9uA
VEQ4=5.397V	$V_{R14} = 8.080V$	IR14=304.0uA
VceQ4=6.603V	V <sub>R15</sub> =5.397V	IR15=4.497mA

- 2. 電容對電路的影響: 4 組[C11、C12]不同電容比率值,附上模擬結果。
  - ①.輸出應標示基本波之頻率值及振幅大小。
  - ②.輸出應標示諧波之頻率值及振幅大小。
  - ③.找出一組最佳輸出結果,波形不失真,輸出振幅至少 2Vp-p。
- ◎第一組電容值[C11、C12]= [4700pC、56pC] 。

## a.附上 Time-Domain 輸出波形:

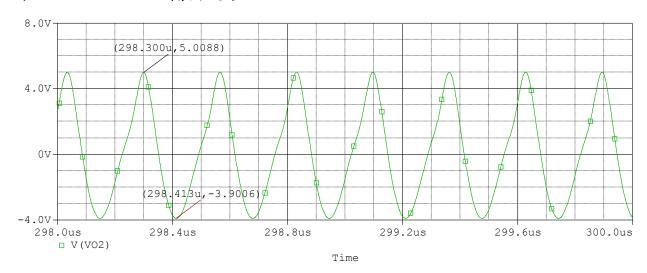


## b.附上 FFT 輸出:

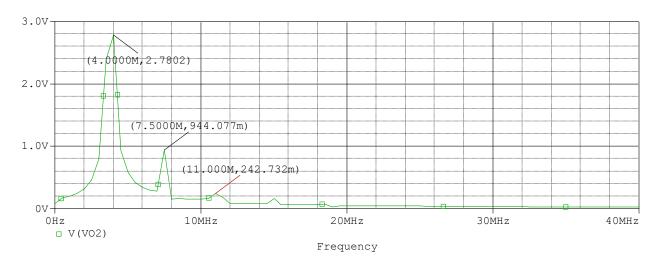


# ◎第二組電容值[C11、C12]= [4700pC、220pC] 。

## a.附上 Time-Domain 輸出波形:

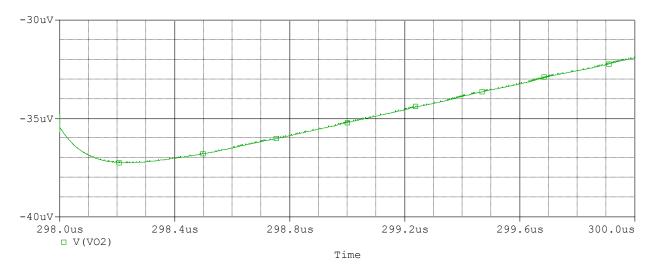


#### b.附上 FFT 輸出:



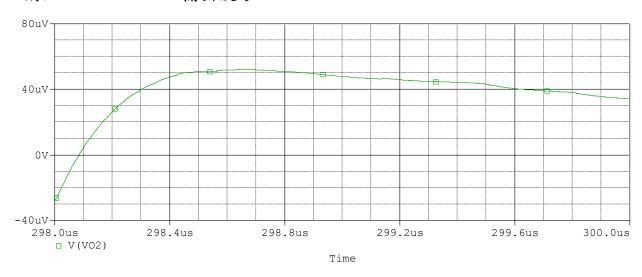
# ◎第三組電容值[C4、C5]比值= 2.1363 ,無振盪輸出。

## a.附上 Time-Domain 輸出波形:



# ◎第四組電容值[C4、C5]比值=<u>1.4242</u>,無振盪輸出。

# a.附上 Time-Domain 輸出波形:



表(7-3):記錄更換不同電容比率值之結果

C11 電容值	C12 電容值	C11       C12       比率值	模擬結果
4700pC	<b>56pC</b>	83.928	<ul><li>★振盪器需要振盪:</li><li>1.記錄振盪頻率=<u>4.000M</u>Hz。</li><li>2.輸出波形是否失真:□是<mark></mark>否。</li></ul>
4700pC	220pC	21.36	<ul><li>★振盪器需要振盪:</li><li>1.記錄振盪頻率= 4.000M Hz。</li><li>2.輸出波形是否失真: □是 否。</li></ul>
4700pC	2200pC	2.136	振盪器不振盪。
4700pC	3300pC	1.424	振盪器不振盪。

# 3. 分析 Time-Domain 波形、FFT 諧波分量與更改電容比率之關係。

### 四、實驗模擬問題與討論

寫出您在實驗模擬過程中所遇到的實驗問題,並紀錄如何解決問題。

本次實驗起初在計算時遇到問題,不過在助教在黑板上講解 Cr 如何求得後,豁然開壤、茅塞頓開。

### 五、撰寫實驗模擬結論和心得

本次實習了解石英晶體振盪器電路,經由計算找出能產生指定頻率之等校 石英晶體的電容、電感值,再由模擬結果驗鎮此計算值。

#### 六、實驗綜合評論

- 1.實驗測試說明、實驗補充資料及老師上課原理說明,是否有需要改善之處。否
- 2.實驗模擬項目內容,是否有助於個人對實驗電路測試內容的了解。是
- 3.實驗測量結果,是否合乎實驗目標及個人的是否清楚瞭解其電路特性。是
- 4.就實驗內容的安排,是否合乎相關課程進度。是
- 5.就個人實驗進度安排及最後結果,自己的評等是幾分。100分
- 6.在實驗項目中,最容易的項目有那些,最艱難的項目包含那些項目,並回憶 一下,您在此實驗中學到了那些知識與常識。模擬較為容易,而接線較為繁 瑣。在此單元中了解石英晶體的等校電路。

七、附上實驗進度紀錄單(照片檔)

電工實驗進度記錄單

电工具微延及心外平
◎上課班別:□2A、□2B、□3A、□3B 組別: 252 姓名: 本宜是
◎實驗單元(□): 石 更 島 體 振 墨 器 奉 路 ■上述及左列沒寫和 5分。
<b>國</b> 附上實驗進度紀錄
1. 實驗進度記錄:應確實記錄,實驗電路檢查時,會查驗、檢視實驗數據。
①. 工作日期: 107 年 11 月 10 日、工作時數: 3 小時、□:上課時段、□:開放時段。
■實驗速度說明: <b>★M®</b> 7
②.工作日期: 11年 月 月 日 日 日 日 日 日 日 日 日 日 日 日 日 日 日 日 日
■實驗進度說明: ELMB 0 11
③.工作日期: 年 月 股份限证价時數: 15 片、口:上課時段、口:開放時段。
■實驗進度說明:
①. 工作日期: 年 月 日、工作時數: 小時、□:上課時段、□:開放時段。
■實驗進度說明:
⑤. 工作日期: 年 月 日、工作時數: 2 内時2 □上課時段、□:開放時段。
■實驗進度說明:
⑥. 工作日期:年月日、工作時數:小時、□:上課時段、□:開放時段。
■實驗進度說明:
2.依上課說明填寫實驗注意事項,沒寫或內容不完整,扣□5分或□10分。
L:(3x4),
a I I
1 Int I I I I I I I I I I I I I I I I I I
3.記錄實驗問題之解決策略,包括一問題之描述、分析造成問題的原因及提出解決問題的方法。
依實驗過程,請記錄之。沒寫的或內容簡略者,扣□5分或□10分。

2 3		評比	評分標準		項次	為分	評批	評分標準
	20%	>-	電路裝配的正確	性	4	20%	20	實驗數據記錄的正確性
3	20%	7	俄器操作程度的	正確性	5 \	10%	10	工作安全與環境維護
Cale Inches	20%	In	電路測試的正確	H.	6	18%	W	工作計畫內容
上列	沒寫的	to 10 3	·					
5.接線首	配置及	元件配	置:□接線架高、	□接線凌亂	・□接続	2.链锅:	[]配置	(
件錯割	吳等現	R						有違反者,每項扣5分
■上述:	情形。	需要重	新接線再行檢查。					
.實驗3	则試內	字:口:	收據記錄有缺失、[	]波形有缺乡	₹、□數	據缺單	<u>(α</u>	有違反者,每項和5分
			:操作不熟練(扣					
								第3週不給延期,直接看
			給分,最高60分		/			
			時間或測量特定值		1	pA.	02 : 44 :	. Pc
上列》				7	1			
			實驗報告中。					
			A WALL I					
			1	5			1	10,120
②電路柱	檢查評	分(記針	(和分)=	分・	(	)检查码	[A] : _	091130
③助教:	簽章:		W·私除绵岛	-	(	○領取す	路板(	需要焊接 PCB):□OK。
1 14-10	所焊接	之實驗	電路板:每項缺少	do 5 分 ⋅				
A + 4 KK, 474.					6.智放却	RV Dá	. 件 提 粒	□ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □
	rement.					- Country	G ( ) 4 mg	CASE SC. TOTAL DEL VIX NO. 10"
]焊锅;	58.53		<b>门焊锁元件</b>	1 (CV. X); CV. 4	1. 44. 3			
□焊錫# □元件#			□焊錯元件				2000	
□焊錫# □元件#			□焊錯元件 形(當合乎規格):				□波	形失真(わ5分)。
□焊錫。 □元件¥ 2.檢視	電路板	輸出波					□波	形失真(わ5分)。
□焊錫。 □元件¥ 2.檢視	電路板皮形。	輸出波附於實力	形(當合乎規格): 臉報告中。				□波	形失真(わ5分)。
□ 焊 編 : □ 元 件 # 2. 檢 視	電路板 皮形, 皮形梅	輸出波 附於實 取時間	形(當合乎規格): 臉報告中。				□波	形失真(和 5 分)。

.2-

※繳交此實驗紀錄單。

班别: 外 组别: 252 姓名: 本宜见

電工(3)上課筆記 071

二、石英晶體等效電路模型與計算。

- 1.首先參閱圖(7-1)、圖(7-2)及圖(7-3):模擬晶體振盪器電路,振盪頻率值為4.000MHz。
- 2.元件數值的選擇或測量
  - a.石英晶體之等效電路-(參考石英晶體 Data Sheet)
  - ①.等效並聯電容 C2=7pF(Max), 設定值=\_\_\_\_\_pF。
  - ②. 等效串聯電容 C1=10pF(選用值)。
  - ③.等效串聯電阻(ESR),10~14MHz=40Ω(Max),設定值 R100= 40 Ω。
  - ④.等效串聯電威(計算值),使用前電路說明串聯諧振頻率公式= $f_r = \frac{1}{2\pi\sqrt{L_rC_r}}$

求出電威值  $L1 = \frac{0.983}{M}$  mH。

※寫上計算列式及計算結果。  $C_V = \left\{ \begin{bmatrix} C_{11}^{-1} + C_{12}^{-1} \end{bmatrix} - C_{23}^{-1} \right\} + C_{12}^{-1} \right\} = 8.617 \times 10^{-12}$  = 0.1837 with HDescription of the property of the prope

- ◎上課筆記:石英振盪器電路。
- 一、直流偏壓的計算。
- 1.參閱圖(7-1):模擬晶體振盪器電路。依據電子學直流分析,計算圖(7-1)中所示的共 集極放大器的直流參數值,並將計算值記錄於表格(7-1)內。

表格(7-1):計算直流參數值

	公和(1-1)。则并且"	( ) X III
	電晶體 Q3	
計算值	計算值	由I=V/R得計算值
V <sub>BQ2</sub> = ς 4ς ν	VR9= 6.5454	Ino= 0.363 m A
VEQ2 4.9594	VR10 = 5.45 V	IR10= 0.36 33 mA
VCE2= 1 >95 V	VRII= > qov V	IRII = 4 7 m A
	電晶體 Q4	
計算值	計算值	由I=V/R得計算值
VBQ4= 6.315 V	VR13= 5.684 V	IRI3 = 6.315 mA
VEQ4= 5.6174	VR14 1.315V	IR14= 0 3157 m A
VCEQ4= & 3K 5 V	VRIS C. G. S.	IRIS= 4.699 m A
A A A A		- Annual Control of the Control of t

# ◆畫出圖(7-1):模擬晶體振盪器電腦·軟條錦昌

※寫上計算列式及計算結果。

※為上計事列式及計算結果。
$$V_{(33)} = 12 \times \frac{15}{15+18} = 5.45 V$$

$$VEQ 2 = V_2 - V_1 = 12 - V_2 = 7.345 V$$

$$V_{(24)} = V_2 - V_3 = 12 - V_4 = 12 -$$