

Funcionamento do Microprocessador - 23/10/2023

Total de pontos 13/18 ?

Identificação

O e-mail do participante (izaell.official@uni9.edu.br) foi registrado durante o envio deste formulário.

0 de 0 pontos

Nome *

IZAEL ALVES DA SILVA

RA: *

922114939

Questões

13 de 18 pontos

Selecione a opção que mais lhe parecer correta

O MBR – (Memory Buffer Registe) contém: *

- ☐ O endereço da próxima Instrução a ser executada
- ☐ A Instrução em execução
- ☒ O dado lido ou ser gravado na memória

1/1

O Bloco Funcional que interpreta as Instruções é: *

- ☐ Os Registradores
- ☒ A Unidade de Controle
- ☐ A Unidade Lógica e Aritmética

1/1

Enquanto os módulos de entrada e saída são dispositivos que permitem a interação do usuário com o processador, o **chipset** é responsável por conectar os componentes do computador e fornecer interfaces para a conexão de periféricos. Assim, podemos dizer que:

- ☒ O chipset é um componente fundamental para o funcionamento do PC
- ☐ O chipset só é usado pelos periféricos
- ☐ O chipset está contido nos diversos periféricos

* .../1

A execução das operações feitas pelo Processador ocorre: *

- ☐ Nos Registradores
- ☐ Na Unidade de Controle
- ☒ Na Unidade Lógico Aritmética

1/1



O Microprocessador *

0/1

- ☐ Interpreta todas as linguagens usadas na Computação
- ☐ Executa todas as principais funções dos computadores
- ☒ Somente controla a entrada e saída de dados dos computadores

O Ciclo de Instrução é composto na ordem *

1/1

- ☒ Busca da próxima instrução a ser realizada, interpretação da instrução e execução da instrução
- ☐ Toda instrução do computado tem o mesmo tamanho
- ☐ Toda instrução do computador exige o uso da Unidade Lógica Aritmética do Processador

O bloco funcional denominado Acumulador *

1/1

- ☐ Armazena o dado lido ou a ser gravado na memória
- ☐ É o Registrador que contém o endereço da próxima instrução a ser executada pelo Processador
- ☒ É o Registrador mais utilizado pela Unidade Logica e Aritmética

Os Registradores são: *

1/1

- ☐ São as memórias mais baratas do sistema
- ☒ Pequenos espaços de memória contidos dentro do Processador
- ☐ São as memórias mais lentas do sistema

O Computador sem seus periféricos de Entrada e Saída (Monitor, Teclado, *0/1

Linha Externa, Mouse, Câmera etc) deixa de ter qualquer utilidade. Sabemos também que, em algum momento, todas as informações recebidas ou geradas são codificadas de alguma forma para 0s e 1s (zeros e uns). O controle desses periféricos são feitos:

- ☒ Pelo Chipset
- ☐ Pelo processador
- ☐ Diretamente próprio periférico

O BIOS *

1/1

- ☐ Só se torna disponível para o computador depois da carga do Sistema Operacional na Memória Principal
- ☐ Só está disponível até o final da carga do Sistema Operacional na Memória Principal
- ☒ Está sempre disponível para o computador, até mesmo logo que ele é ligado

Os principais blocos do Microprocessador são *

1/1

- ☐ Processador, Memória e Barramento
- ☒ ULA (Unidade Logico e Aritmética), Unidade de Controle e Registradores
- ☐ PC (Contador de Programas), Memória Principal e Sistema de Entrada e Saída



O Registrador denominado MAR (Memory Address Register) armazena *

1/1

- ☐ Armazena o dado lido ou a ser gravado na memória
- ☒ O endereço de memória que contém a instrução e dados que estão sendo utilizados pelo Microprocessador
- ☐ Contém o endereço da próxima instrução a ser executada pelo Processador

Em informática, um código de operação (ou **Opcode**) é a referência à instrução que um determinado processador possui para conseguir realizar determinadas tarefas. O **Operando** o dado que se deseja manipular. Adicionalmente, em código de máquina, um operando é um valor (um argumento) sobre o qual a instrução opera. O operando pode ser um registrador, um endereço de memória, uma constante literal, ou um rótulo.

*.../1

- ☒ Um opcode pode ter 1, 2 ou mais operandos
- ☐ Um opcode não pode ter operandos
- ☐ Um opcode pode ter somente 1 operando

O endereçamento contido no Registrado Program Counter (PC): *

1/1

- ☒ Permite a distinção entre instruções e dados
- ☐ É feito pela Unidade Lógica e Aritmética
- ☐ Usa somente um byte

O MBR – (Memory Buffer Registe) contém: *

1/1

- ☒ O dado lido ou ser gravado na memória
- ☐ A Instrução em execução
- ☐ O endereço da próxima Instrução a ser executada

O Registrador denominado MAR (Memory Adress Register) armazena *

1/1

- ☐ Armazena o dado lido ou a ser gravado na memória
- ☐ Contém o endereço da próxima instrução a ser executada pelo Processador
- ☒ O endereço de memória que contém a instrução e dados que estão sendo utilizados pelo Microprocessador

O Ciclo de Instrução do Microprocessador tem três passos básicos: Busca da Próxima Instrução, Interpretação da Instrução e execução da instrução. É certo dizer que:

- ☐ A Unidade de Lógica e Aritmética é a responsável pela Interpretação da Instrução
- ☒ A Unidade de Controle é a responsável pela Interpretação da Instrução
- ☐ A Busca da Próxima Instrução a ser executada utiliza o Registrador Acumulador



O Microprocessador é composto por três blocos funcionais: Unidade Lógica e Aritmética, Unidade de Controle e Registradores. Pode-se dizer a respeito deles:

- ☐ A Unidade de Controle é usada somente para controlar os periféricos do Sistema
- ☐ Os Registradores são o tipo de memória mais rápida e mais cara do computador
- ☒ A Unidade Lógica e Aritmética contém um conjunto de inúmeras funções incluindo sofisticadas operações aritméticas

Este formulário foi criado em Uninove.

Google Formulários

