

1.	LD	DST	ADDR	*	---- 00-----	OPCODE	0000
2.	XOR	DST	SRC1 SRC2	*	----- 0000	OPCODE	0001
3.	OR	DST	SRC1 SRC2	*	----- 0000	OPCODE	0010
4.	AND	DST	SRC1 SRC2	*	----- 0000	OPCODE	0011
5.	ADD	DST	SRC1 SRC2	*	----- 0000	OPCODE	0100
6.	ADDI	DST	SRC1 IMM	*	-----	OPCODE	0101
7.	ORI	DST	SRC1 IMM	*	-----	OPCODE	0110
8.	XORI	DST	SRC1 IMM	*	-----	OPCODE	0111
9.	ANDI	DST	SRC1 IMM	*	-----	OPCODE	1000
10.	BGT	OP1	OP2 ADDR	*	-001 ----	OPCODE	1001
11.	BEQ	OP1	OP2 ADDR	*	-010 ----	OPCODE	1010
12.	BGE	OP1	OP2 ADDR	*	-011 ----	OPCODE	1011
13.	BLT	OP1	OP2 ADDR	*	-100 ----	OPCODE	1100
14.	JUMP		OFFSET	*	-----	OPCODE	1101
15.	BLE	OP1	OP2 ADDR	*	-110 ----	OPCODE	1110
16.	ST	SRC	ADDR	*	---- 00-----	OPCODE	1111