

Sistema de Control de Servicio (Cinta Transportadora de Paquetes)

Autores y Padrones:

Ignacio Botbol - 109834

Sergio Nahuel Chaparro - 109752

Josefina Maria Duvidovich - 107467

Santiago Fontela - 109921

Fecha:

1er cuatrimestre 2025



Informe de Avance del Trabajo Final de 86.65 Sistemas Embebidos Grupo 6

Cumplimiento de los requerimientos

Se indica a continuación para cada uno de los requerimientos el estado de situación según su criterio, utilizando verde si considera que ya se ha cumplido, amarillo si considera que aún no se a cumplido pero se podrá cumplir, y rojo si considera que aún no se ha cumplido y tiene dudas si se podrá cumplir.

En nuestro caso, logramos cumplir con todo lo planteado inicialmente para el proyecto debido a que se realizó una adecuada planificación desde las primeras etapas, contemplando tanto los requisitos funcionales como los no funcionales del sistema. Además, se definió un conjunto realista de objetivos para el Producto Mínimo Viable, priorizando el uso eficiente de los recursos disponibles y aplicando buenas prácticas de diseño embebido. El enfoque modular, el uso de técnicas de programación no bloqueante, y la implementación de herramientas de medición (como el análisis del consumo y el uso de CPU) permitieron verificar el cumplimiento de cada requerimiento de manera objetiva. También fue clave el uso de una placa experimental con componentes soldados, lo que facilitó una integración robusta del hardware y redujo errores en pruebas. Gracias a este abordaje estructurado, el sistema final logró funcionar según lo especificado, cumpliendo satisfactoriamente con todos los aspectos técnicos y de funcionalidad definidos en la planificación inicial.





Informe de Avance del Trabajo Final de 86.65 Sistemas Embebidos Grupo 6





Informe de Avance del Trabajo Final de 86.65 Sistemas Embebidos Grupo 6

Req #18: El sistema debe estar construido sobre una placa experimental con conexiones soldadas.
Req #19: La comunicación con periféricos debe realizarse mediante SPI y/o I2C.
Req #20: Los periféricos deben ser gestionados por polling, interrupciones o DMA (con callbacks).