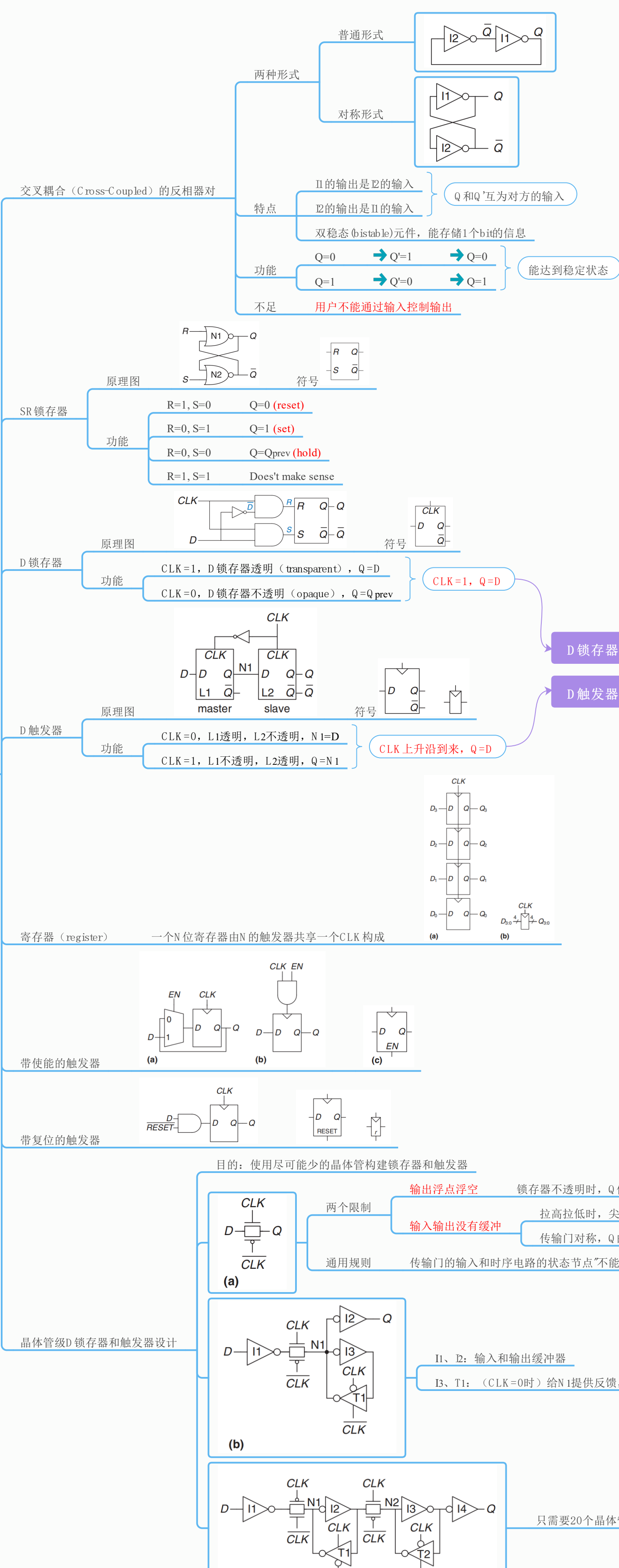
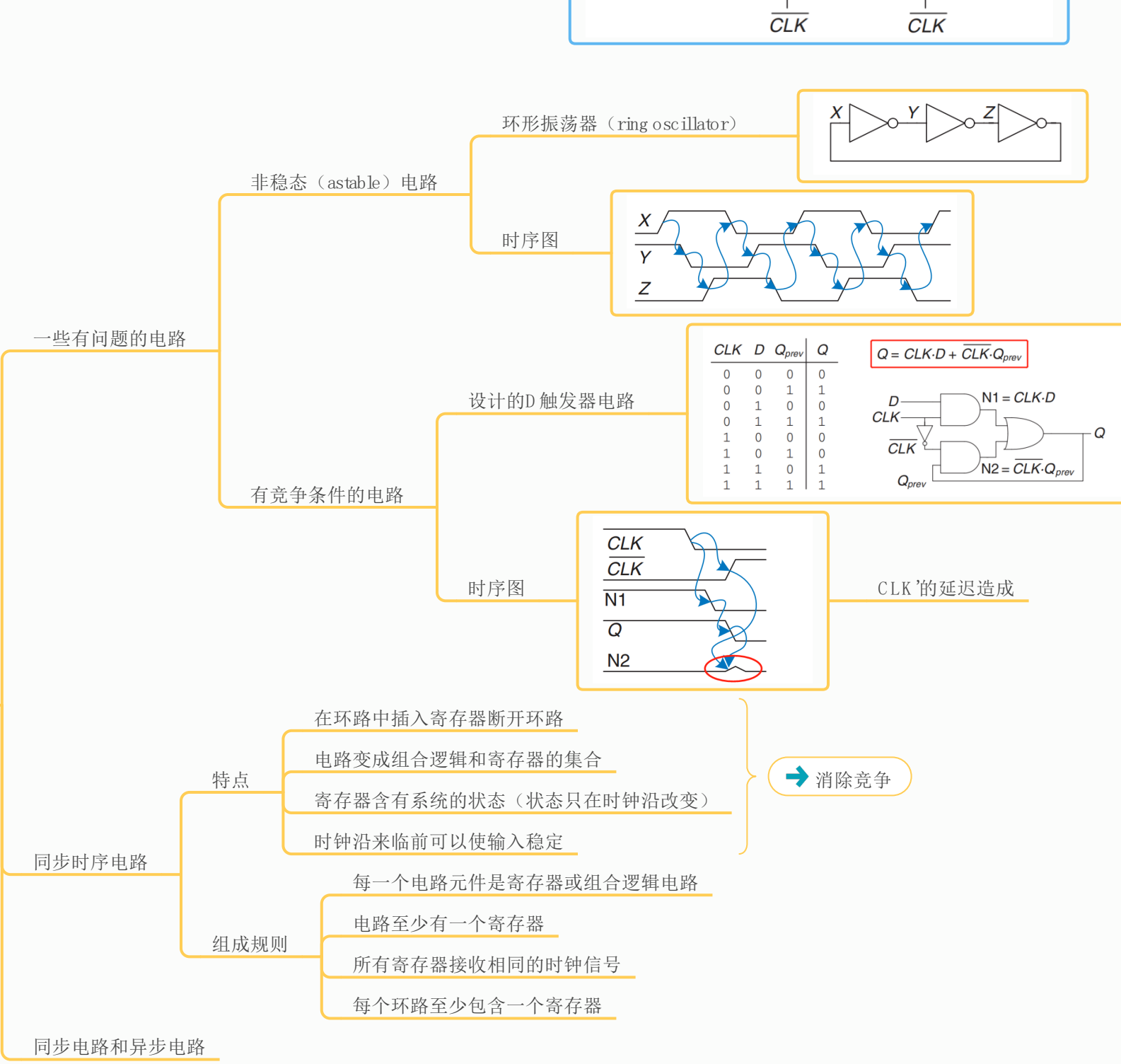


引言

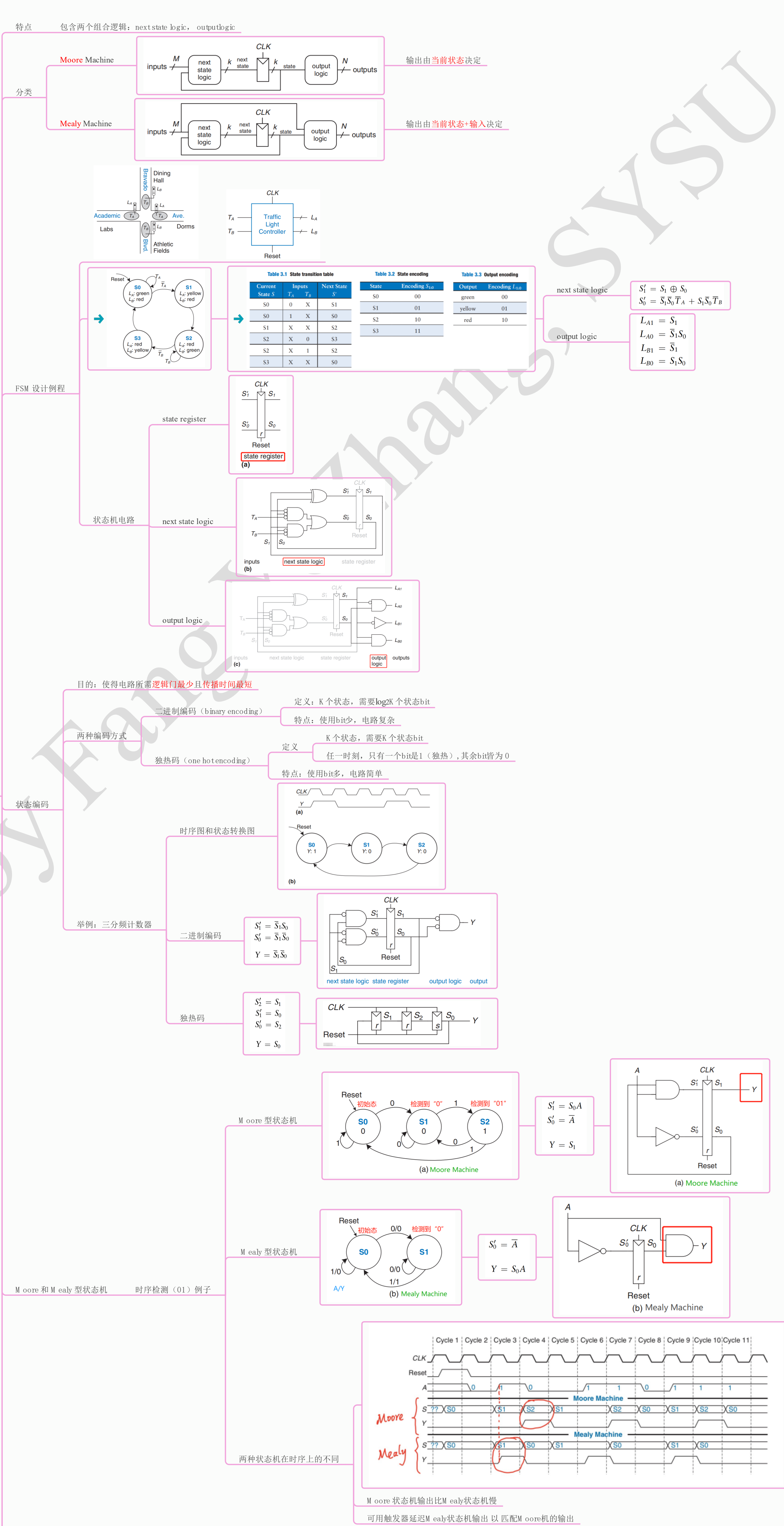
锁存器(Latch)和触发器(Flip-Flop)



同步逻辑设计



有限状态机 (FSM)



时序逻辑的时序

