

Sistemas Operacionais

Simulador SMS - Simulator for Students





Apresentações Adaptadas do Material do Prof. Marcelo Paravisi

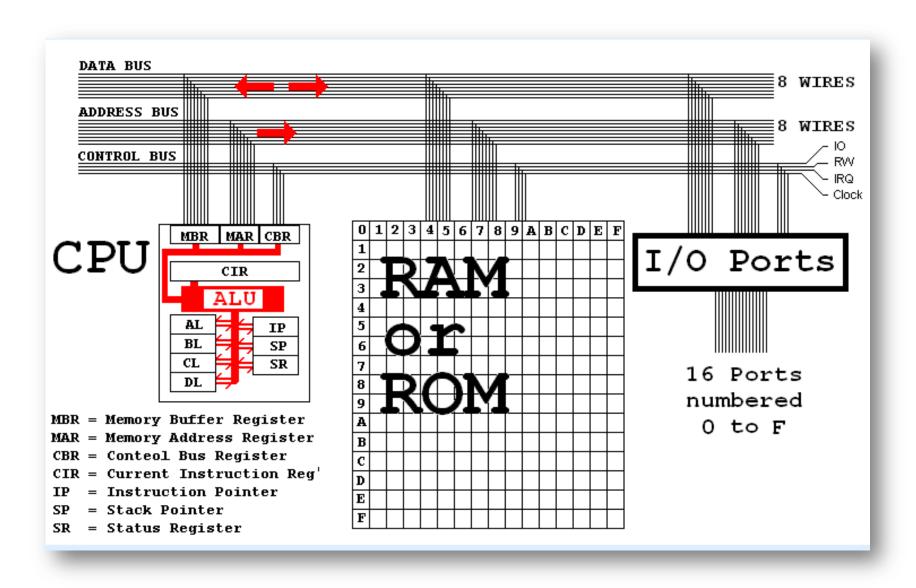
Microprocessor Simulator for Students

http://www.softwareforeducation.com/

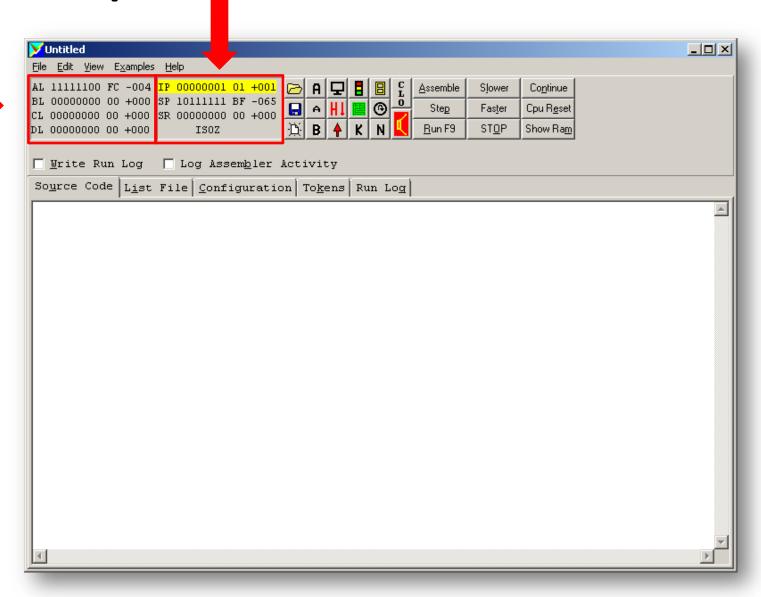
Microprocessor Simulator for Students

- Este simulador emula uma CPU de oito bits (que é semelhante aos da família de chips 80x86), e 256 bytes de RAM são simulados.
- O simulador inclui um pequeno subconjunto do conjunto completo de instruções normalmente encontrado com este estilo de processador.
- Inclui instruções avançadas como CALL, RET, INT e IRET.
- O simulador é licenciado sob GNU / GPL tornando-o gratuitamente disponível para uso por estudantes e instituições educacionais a custo zero.
- Recursos
 - CPU de 8 bits
 - 16 portas de entrada e saída. Nem todos são usados.
 - Periféricos simulados nas portas 0 a 5.

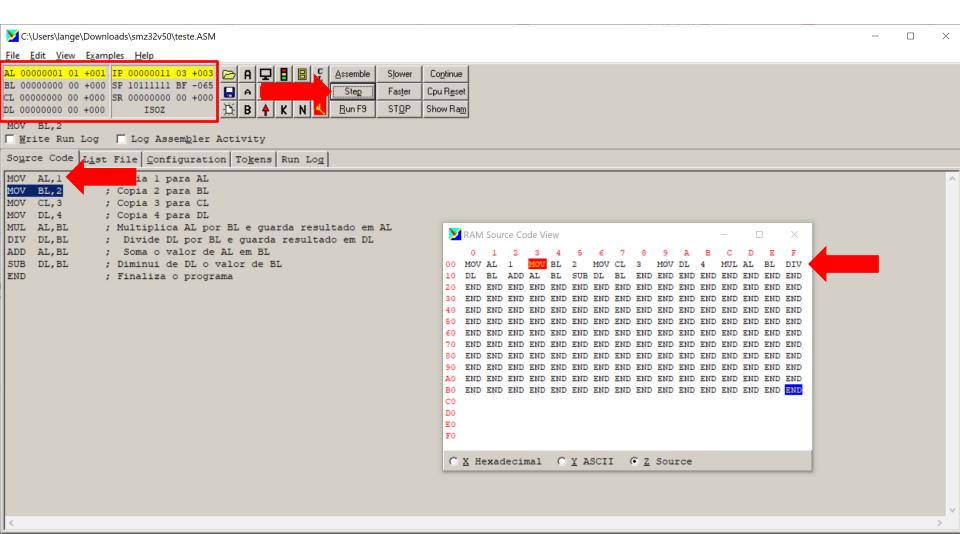
Arquitetura do SMS

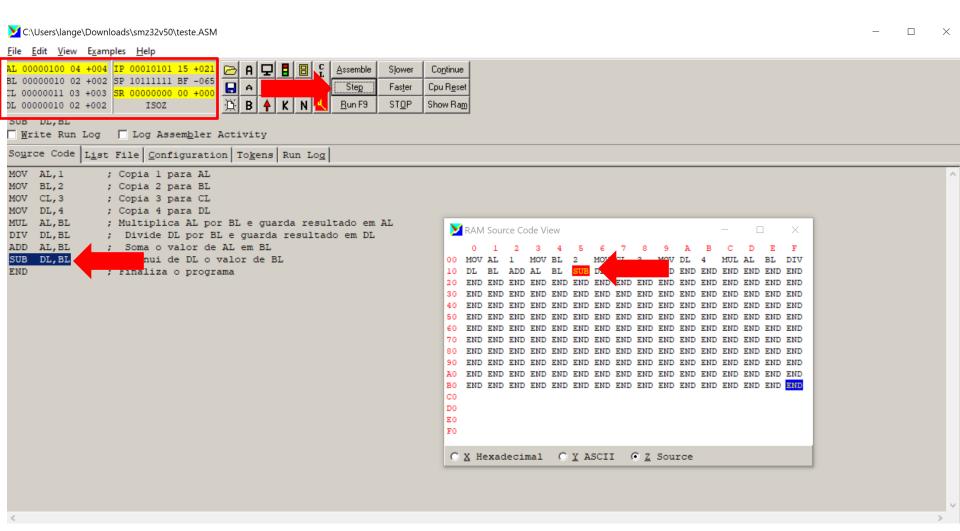


Microprocessor Simulator for Students



```
MOV AL,1
             ; Copia 1 para AL
MOV BL,2; Copia 2 para BL
MOV CL,3
             ; Copia 3 para CL
MOV DL,4
             ; Copia 4 para DL
MUL AL,BL
             ; Multiplica AL por BL e guarda resultado em AL
             ; Divide DL por BL e guarda resultado em DL
DIV DL,BL
ADD AL,BL
             ; Soma o valor de AL em BL
SUB DL,BL
             ; Diminui de DL o valor de BL
             ; Finaliza o programa
END
```





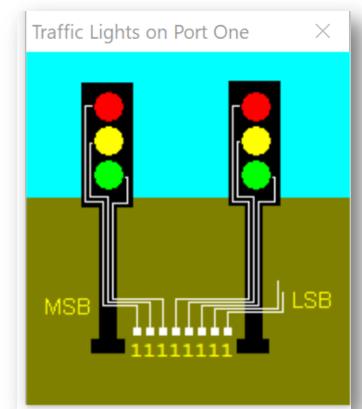
02 - Exemplo de Programação no SMS (Semáforo)

Controlador de Semáforo

Porta 01: Os semáforos estão conectados à porta 01.

Um valor binário faz com que uma lâmpada acenda ou que

desligue.



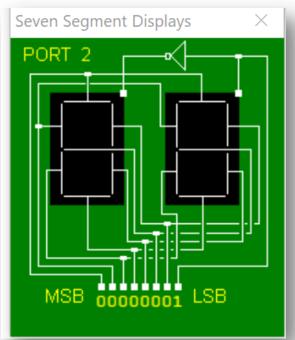
Start:

```
MOV AL,55
OUT 01
MOV AL,FF
OUT 01
JMP Start
END
```

03 - Exemplo de Programação no SMS (Display)

Na porta 02 está conectado um display de sete segmentos.

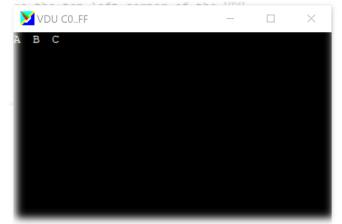
O bit mais à direita controla qual dos dois grupos de segmentos está ativo. Se o bit menos significativo (LSB) for zero, o segmento esquerdo estará usado. Se o bit menos significativo (LSB) for um, o segmento da direita será usado.



```
Start:
 MOV AL, FA; 1111 1010
 OUT 02;
 MOV AL, 0; 0000 0000
 OUT 02;
 MOV AL, FB; 1111 1011
 OUT 02;
 MOV AL, 1;
            0000 0001
 OUT 02;
 JMP Start
 END
```

04 - Exemplo de Programação no SMS (Saida Tela)

- A Unidade Visual de Display (VDU) é mapeada na memória.
 Isso significa que os locais da RAM correspondem às posições na tela.
- A localização da RAM CO é mapeada no canto superior esquerdo do VDU. A tela tem 16 colunas e quatro linhas mapeadas para os locais de RAM CO a FF. Quando você escreve códigos ASCII nesses locais de RAM, os caracteres de texto correspondentes aparecem e o VDU fica visível.



```
MOV AL,41; ASCII 'A'
MOV [C0],AL;
MOV AL,42; ASCII 'B'
MOV [C1],AL;
```

MOV AL,43; ASCII 'C'

MOV [C2],AL;

END

05 - Exemplo de Programação no SMS (Entrada)

Entrada da porta zero. Neste simulador, a porta zero é conectada ao hardware do teclado. O simulador espera pelo pressionamento de uma tecla e copia o código ASCII da tecla pressionada no registrador AL.

Waiting for keyboard input >

```
CLO ; Fecha as janelas – próprio do SMS

Rep:

IN 00 ; Entrada de Dados

CMP AL,0D ; Compara a entrada com ASCII 0D

JNZ Rep ; Se AL = OD, finaliza, senão volta

END
```

- Este é um dos dispositivos mais complexos. Para tornar o teclado visível, use OUT 07.
- Cada vez que uma tecla é pressionada, uma interrupção de hardware, INT
 03 é gerada.
- Por padrão, a CPU irá ignorar esta interrupção. Para processar a interrupção, no início do programa, use o comando STI para definir o sinalizador de interrupção (I) no registrador de status da CPU (SR).
- Coloque um vetor de interrupção no endereço RAM 03. Isso deve apontar para o código do manipulador de interrupção.
- O manipulador de interrupção deve usar IN 07 para ler a tecla pressionada no registrador AL.
- -- STI: Defina o sinalizador de interrupção no Registro de Status.
- -- CLI: Limpa o flag de interrupção no Registro de Status.
- -- ORG: Diretiva Assembler: Gera código a partir do endereço.
- --DB: Definir byte (Constante)
- -- IRET: Restaura o IP da pilha e salta para ele.

- Depois que o STI definir o sinalizador (I) no registrador de status (SR), as interrupções do temporizador de hardware também serão geradas.
- Estes também devem ser processados. O timer de hardware gera INT 02.
- Para processar essa interrupção, coloque um vetor de interrupção na localização 02 da RAM.
- Isso deve apontar para o código do manipulador de interrupção do timer.
- O código do timer pode ser tão simples quanto **IRET**. Isso causará um retorno de interrupção sem fazer nenhum outro processamento.
- -- STI: Defina o sinalizador de interrupção no Registro de Status.
- -- CLI: Limpa o flag de interrupção no Registro de Status.
- -- ORG: Diretiva Assembler: Gera código a partir do endereço.
- --DB: Definir byte (Constante)
- -- IRET: Restaura o IP da pilha e salta para ele.



```
jmp
              start
  db
              10
  db
              20
  org
              10
  nop
  iret
              20
  org
  CLI
  push
              al
  pushf
              07
  in
  nop
  popf
  pop
              al
  STI
  iret
start:
  STI
  out
              07
idle:
  nop
              idle
  jmp
```

end

Atividades

- 1) Fazer uma codificação que leia o Teclado e posicione o Elevador no andar indicado pelo teclado.
- 2) Fazer uma codificação que leia o teclado e escreva na tela sem sobreescrever o caractere anterior.