KAUNO TECHNOLOGIJOS UNIVERSITETAS

INformatikos fakultetas

T120B029 Programų sistemų analizės ir projektavimo įrankiai

2 laboratorinio darbo ataskaita

Tema:

Studentų komanda:

Dėstytojas:

KAUNAS, 2017

# Kuriamos sistemos aprašymas

# Sistemos vartotojo sąsajos prototipas

# Sistemos reikalavimų specifikacija

## Panaudojimo atvejų modelis

## Dalykinės srities modelis

# Sistemos projekto modelis

## Sistemos loginė architektūra

Šiame skyriuje pateikiama kuriamos sistemos loginė architektūra, pavaizduota paketų diagrama.

Reikalavimai loginės architektūros diagramai:

* pateikiami visi sistemos architektūros paketai.
* paketų viduje rodomos į juos įeinančios klasės - nerodykite klasių atributų ir operacijų, tik pavadinimus.

## Panaudojimo atvejų sekų diagramos

Šiame skyriuje pateikiamos projekto etapo sekų diagramos kiekvienam panaudojimo atvejui.

Reikalavimai sekų diagramoms:

* pranešimai sekų diagramoje atitinka konkrečios klasės operacijas klasių diagramoje
* reply pranešimai turi turėti pavadinimus
* kai tik įmanoma, visai atvejais operacijų kvietimo pranešimams rodomi reply pranešimai
* jei panaudojimo atvejų diagramoje yra include, extend ryšiai, tai sekų diagramose turi būti atitinkamose vietose naudojami ref, alt/opt
* jei laikotės MVC architektūros principų, įsitikinkite, ar sekų diagramose jie nėra pažeidžiami.

## Sistemos klasių diagrama

Reikalavimai klasių diagramai:

* Įtraukiamos visos klasės, rodomi jų atributai ir operacijos
* Klasės turi būti su boundary, control ir entity stereotipais
* Klasių daug, jos visos gali netilpti į vieną diagramą, tuomet darykite po atskirą diagramą kiekvienam posistemiui (paketui)

# Sistemos realizacijos modelis

## Komponentų diagrama

Šiame skyriuje pateikiama komponentų diagrama vaizduoja realizacijos architektūrą, kuri glaudžiai susijusi 4.1 skyriuje pateikiama loginės architektūros diagrama ir priklauso nuo pasirinktos realizacijos programavimo kalbos ar technologijos.

Reikalavimai komponentų diagramai:

* Kiekvienam komponentui reikia parodyti jį realizuojančias klases (component realization ryšys)
* Kiekvienam komponentui reikia parodyti jo artefaktus (manifest ryšys)

## Diegimo diagrama

Reikalavimai diegimo diagramai:

* Visi artefaktai iš komponentų diagramos turi būti parodyti diegimo diagramoje
* Execution environment tipo mazgai dedami tik į device mazgo vidų