XV6: Gerenciamento e Escalonamento de Processos

Eliton Traverssini¹, Igor Beilner¹

¹Universidade Federal da Fronteira Sul (UFFS) Curso de Ciência da Computação – Chapecó – SC – Brasil

{eliton.traverssini, igor.beilner}@gmail.com

Abstract. The XV6 is a simple Unix-like developed by academics from MIT for teaching purposes. This implementation has a conventional scheduler Roundrobin. The objective of this study is to analyze and describe how the management processes in XV6 (i.e. creation, allocation, scheduling and finishing processes) and then submit a proposal for implementation of the scheduler Stride Scheduling then present metrics to evaluate the operation of this new scheduler.

Resumo. O XV6 é um simples Unix-like desenvolvido por acadêmicos do MIT para fins didáticos. Esta implementação possui um escalonador Round-robin convencional. O objetivo deste trabalho é analisar e descrever como funciona o gerenciamento de processos no XV6 (i.e. criação, alocação, escalonamento e finalização de processos) e, então, apresentar uma proposta de implementação do escalonador Stride Scheduling, depois, apresentaremos métricas para avaliar o funcionamento deste novo escalonador.

1. O XV6

O XV6 é um sistema operacional para fins didáticos, cujo sistema é uma reimplementação do Unix Version 6 (v6) de Dennis Ritchie e Ken Thompson (1975). O estruturamento deste sistema segue o estilo do v6, porém é voltado para um sistema mais moderno, baseado na plataforma Intel x86, com múltiplos processadores [Cox et al. 2012b]. O XV6 foi desenvolvido no MIT por acadêmicos de Engenharia de Sistemas Operacionais em 2006.

2. Gerenciamento de Processos

Um processo, no XV6, consiste em espaço de memória do usuário, que define os segmentos de instruções, dados e pilha, e espaço do kernel (núcleo). O XV6 garante que nenhum processo acesse um espaço de memória que não seja o seu próprio, mantendo segurança entre os processos. O kernel associa um identificador *PID* de cada processo, de modo que o sistema possa identificar cada processo individualmente, já que o *PID* é único para cada processo. O kernel, também, mantém atualizado o estado de execução que o processo encontra-se (SLEEPING, RUNNING, RUNNABLE, UNUSED, ZOMBIE ou EMBRYO). Quando um processo solicita algum recurso privado do kernel, via chamada de sistema (*system call*), o contexto de execução do processo é desviado ao kernel, que executa o pedido e, após, retorna para o segmento do processo. Um processo em estado de *RUNNABLE* é selecionado pelo escalonador para entrar em execução tão logo quando a CPU estiver disponível.

O XV6 utiliza tabelas de páginas para dar a cada processo seu próprio espaço de endereçamento. As tabelas de páginas mapeiam um endereço virtual para um endereço

físico que será enviado pelo processador para a memória principal. O espaço de endereçamento de um processo mapeia instruções e dados do kernel, e também a memória do programa do usuário. Quando um processo perde a CPU, o estado e os dados deste processo são salvos em registradores para que, quando voltar a ser executado possa continuar a execução de onde parou. Caso ocorra uma interrupção de relógio enquanto um processo estiver em execução, a função *yeld()* chama o escalonador para seleção de outro processo pronto para esecutar e o estado do processo que perdeu a CPU muda para RUN-NABLE. Quando a interrupção é por um recurso com operação de I/O, mas o recurso não está disponível, o processo perde a CPU e tem seu estado alterado para SLEEPING.

Os processos do XV6 possuem em sua estrutura um vetor *inode*, que indica os arquivos abertos por este processo. Cada *inode* tem um número que indica sua posição no disco. O kernel mantém na memória os *inodes* que estão em uso pelos múltiplos processos.

2.1. Criação de Processos

O XV6 gerencia os processos de forma hierárquica, chamada grupo de processos. Esta hierarquia de processos acontece da seguinte forma: a criação de um processo é feita através da chamada de sistema fork(), o processo criado é chamado processo filho, pois é uma cópia do processo que invocou a chamada fork. O processo filho, também, herda do processo pai o mesmo conteúdo de memória, contudo que cada processo tem seu espaço de endereçamento distinto. O XV6 aloca memória do espaço do usuário implicitamente. A chamada fork() aloca memória sufuciente para o processo filho copiar o processo pai, a chamada exec() aloca memória necessária para armazenar o arquivo executável. Caso um processo necessite de mais memória, em tempo de execução, poderá chamar sbrk(n), aumentando sua memória em n bytes, o retorno da chamada sbrk(n) será o endereço de memória alocada. A chamada exec() espera um arquivo no formato ELF contendo as instruções e os dados e altera o espaço de memória do processo chamador para uma imagem de memória contendo o arquivo de instruções. Se o arquivo de instruções não gerar erros, as intruções serão executadas pela chamada exec(), partindo pela instrução declarada no cabeçalho do arquivo.

A chamada de sistema *exit()* finaliza a execução de um processo e libera os recursos que o processo adquiriu, como memória e arquivos abertos. A chamada *wait()* retorna o *PID* dos processos filhos que finalizaram, se o retorno for -1, significa que o processo pai pode finalizar a execução. Enquanto os processos filhos não finalizarem, a chamada *wait()* faz com que o processo pai espere por isso. Se um processo pai é morto (*killed* = 1) enquanto seus processos filhos estavam em execução, os processos filhos se tornam processos zumbis (i.e. estado é ZOMBIE). A chamada *wait()* se encarrega de eliminar os processos zumbis, liberando seus recursos.

2.2. Escalonamento de Processos

O escalonador abordado no XV6 é do tipo *Round-robin* convencional, isso significa que a tarefa do escalonador é ficar percorrendo a tabela de processos, de forma circular, a procura de processos prontos para execução (i.e. o estado é RUNNABLE) e caso encontre, vai selecionando-os para execução com mesma fatia de tempo para cada processo. Como o XV6 tem múltiplas CPU's e cada CPU tem seu próprio escalonador, quando um escalonador está trabalhando na tabela de processos, a tabela é bloqueada para que não ocorra

situações de impasse. Na próxima seção, apresentaremos uma proposta de escalonamento que será implementado e avaliado no XV6. Essa proposta tráz uma abordagem diferente, pois agrega prioridade entre os processos, dando mais tempo de CPU para os processos de alta prioridade e, consequentemente, menos tempo de CPU para os processos de menor prioridade.

3. Proposta de Escalonador

O escalonador de processos que será implementado é o *stride scheduling* (escalonamento em passos largos) [Arpaci-Dusseau and Arpaci-Dusseau 2015], esta política é bastante semelhante à de loteria, em que é dado um certo número de bilhetes (tickets) a cada processo, no entanto, ao invés do processo ser sorteado para ser executado, como na política de loteria, no escalonamento em passos largos, é definido o passo de cada processo, que é encontrado com divisão de um número constante pela quantidade de bilhetes de cada processo, o que faz com que cada processo ganhe a CPU com uma frequência proporcional ao número de tikets muito rapidamente.

Quando um processo é iniciado, sua passada é igual a 0 e cada vez que ele ganha a CPU sua passada é incrementada com o valor do seu passo, sempre que o escalonador escolhe um processo para ocupar a CPU, ele seleciona o processo que tem a menor passada. Como podem haver situações em que mais de um processo possui a mesma passada, como por exemplo na primeira execução, em que todos os processos tem a passada igual a 0, ele pode escolher um processo qualquer de acordo com a implementação, um exemplo é de acordo com o ID do processo.

Por exemplo, dados os processos A, B e C, cada um com 50, 100 e 200 tickes respectivamente e o valor constante igual a 10000, realizando a operação de divisão obtém-se 200, 100 e 50 que são os valores dos passos dos processos A, B e C respectivamente. Para iniciar a execução dos processos definiremos a ordem lexicográfica como critério de desempate, assim, A executará por primeiro, tendo sua passada atualizada para 200, depois B é executado e sua passada é incrementada para 100, por fim, executa-se C, que terá sua passada atualizada para 50, de acordo com a politica, o processo a ser executado a seguir é o processo C, pois possui a passada com menor valor, dessa maneira, a seleção a feita enquanto tiver processos na lista pronto.

3.1. Estruturas de Dados

A seguir são apresentadas as estruturas de dados [Cox et al. 2012a] e funções responsáveis por representar, criar e escalonar processos a serem executados na CPU.

```
struct proc {
   uint sz;
                                //tamanho do processo na memoria
                                //tabela de paginas
   pde_t* pgdir;
   char *kstack;
                                //pilha de kernel do processo
                                //estado do processo
   enum procstate state;
   volatile int pid;
                                //ID do processo
   struct proc *parent;
                                //ponteiro para o pai do processo
   struct trapframe *tf;
                                //frame de interrupção
   struct context *context;
                                //troca de contexto para
```

A estrutura a *struct proc* é responsável por representar um processo, além de seus atributos originais, será necessária a inclusão de outros dois: *int stride* e *int step*. *Step* será responsável por representar o passo do processo, já *stride* servirá para controlar a passada de cada processo, sendo incrementada com o valor de step a cada vez que o processo ganha a CPU.

```
int fork(int ticket) {
    int i, pid;
    struct proc *np;
    // Aloca o processo.
    if((np = allocproc()) == 0)
        return 1;
    //Copia o estado do processo para p.
    if((np->pgdir = copyuvm(proc->pgdir, proc->sz)) == 0) {
        kfree(np>kstack);
        np->kstack = 0;
        np->state = UNUSED;
        return 1;
    }
    np->sz = proc->sz;
    np->parent = proc;
    *np->tf = *proc->tf;
    np->tf->eax = 0;
    for (i = 0; i < NOFILE; i++)
        if(proc>ofile[i])
            np->ofile[i] = filedup(proc->ofile[i]);
    np->cwd = idup(proc>cwd);
    pid = np>pid;
    np->state = RUNNABLE;
    np->step = CONSTANT / ticket;
    np->stride = 0;
    safestrcpy(np->name, proc->name, sizeof(proc->name));
    return pid;
}
```

A função *fork*, que é responsável por criar os processos, terá que ser modificada nas linhas 25 e 26 para inicializar os campos *step* e *stride* com o resultado da divisão de um valor constante *CONSTANT* pelo número de tickets do processo e 0, respectivamente.

```
void scheduler(void) {
    struct proc *p;
    for(;;) {
        // Abilita as interrupções do processador.
        sti();
        // Loop para procurar um processo para executar.
        acquire(&ptable.lock);
        for(p = ptable.proc; p < &ptable.proc[NPROC]; p++) {</pre>
             if(p>state != RUNNABLE)
            continue;
            proc = p;
            switchuvm(p);
            p>state = RUNNING;
             swtch(&cpu->scheduler, proc->context);
            switchkvm();
            proc = 0;
        release (&ptable.lock);
    }
}
```

Void scheduler() é, especificamente onde será implementado o escalonador tema do projeto. No algoritmo acima, toda vez que se torna necessário escolher um processo para ocupar a CPU, o segundo laço percorre o vetor de processos até encontrar um que seja executável (*RUNNABLE*). O que iremos fazer é percorrer este mesmo vetor em busca de um processo que seja executável, mas que também tenha a menor passada, escolhendo-o para ocupar a CPU.

3.2. Métricas de Avaliação

Para avaliar se o escalonador foi implementado de maneira correta serão criados vários processos com uma conhecida distribuição de bilhetes entre eles, esses processos irão concorrer pela CPU para executarem suas tarefas. Durante a execução será monitorado quanto de CPU cada processo está recebendo e será verificado se esse número está proporcional a quantidade de bilhetes que cada processo possui.

Referências

- Arpaci-Dusseau, R. H. and Arpaci-Dusseau, A. C. (2015). *Operating Systems: Three Easy Pieces*. Arpaci-Dusseau Books, 0.90 edition.
- Cox, R., Kaashoek, F., and Morris, R. (2012a). *Source Code: XV6 a simple, Unix-like teaching operating system.* MIT, 7 edition.
- Cox, R., Kaashoek, F., and Morris, R. (2012b). XV6 a simple, Unix-like teaching operating system. MIT, 7 edition.