МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ

САНКТ-ПЕТЕРБУРГСКИЙ НАЦИОНАЛЬНЫЙ ИССЛЕДОВАТЕЛЬСКИЙ УНИВЕРСИТЕТ ИНФОРМАЦИОННЫХ ТЕХНОЛОГИЙ, МЕХАНИКИ И ОПТИКИ

ФАКУЛЬТЕТ ИНФОКОММУНИКАЦИОННЫХ ТЕХНОЛОГИЙ КАФЕДРА ПРОГРАММНЫХ СИСТЕМ

Отчет по лабораторной работе Основы программирования микроконтроллеров

Выполнил:

Кислюк И. В.

студент группы К4120

Проверил: Осипов Н. А.

ЦЕЛЬ РАБОТЫ:

- изучение назначения и особенностей архитектуры однокристальных микроконтроллеров;
- ознакомление с архитектурой и программной моделью AVR-микроконтроллеров;
- изучение этапов разработки ПО для встраиваемых микропроцессоров;
- приобретение навыков работы в среде AVR Studio.

ХОД РАБОТЫ:

• Создадим программу по образцу, при помощи AVR Studio и проверим по шагам (строчкам) её работу. Для этого расставим точки останова на необходимых строчках и пошагово пройдём по ним. В процессе отладки программы можно заметить, как поочерёдно заполняются регистры соответствующие работающими с ними командами

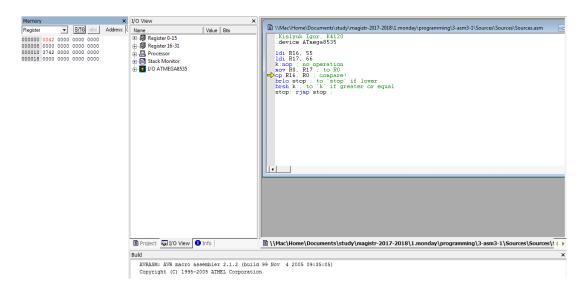


Рисунок 1 – Пример листинга первой программы

- Создадим программу вычисления произведения и суммы двух чисел A и B, находящихся в POH. Затем из суммы A и B вычесть число C. Числа A, B и C выбираются в соответствии с номером варианта. В начало программы нужно поместить директиву «.device» для микроконтроллера ATmega8535. В комментариях указаны фамилия и номер группы. Пример состояний регистров во время выполнения программы показаны на рисунка 2 4
- В процессе отладки можно увидеть, как происходит изменение значений регистра. Также можно заметить, что при умножении удваивается количество разрядов, что приводит к занятию результатом умножения двух РОН.

```
I/O View
                                                                                                                                                                                                                              \Mac\Home\Documents\study\magistr-2017-2018\1.monday\programming\3-asm3-1\Sources\Sources\Sources.asm
                                                                                                                   Value Bits
                                                                                                                                                                                                                                              Kislyuk Igor, K4120, level 11 (11,90,60)
device ATmega8535
                                                                                                                    0.400
                        0 1 2 3 4 5 6 6 7 8 8 9 9 10 11 12 13 14 15 15
                                                                                                                    0x00
                                                                                                                                                                                                                                           ldi R16, 11 ; A
ldi R17, 90 ; B
ldi R18, 60 ; C
                                                                                                                    0x00
0x00
                                                                                                                                                                                                                               ➡mul R16, R17 ; result to R1:R0
                                                                                                                      0x00
                                                                                                                      0x00
                                                                                                                                                                                                                                         add R16, R17 ; result to R16
                                                                                                                      0x00
                                                                                                                                                                                                                                         sub R16, R18; (a + b) - c to R16
                                                                                                                      0x00
                                                                                                                      0x00
                                                                                                                      0x00
                                                                                                                      0x00
                                                                                                                    0x00
0x00
                                                                                                                    0x00
0x00
                                                                                                                      0x00
               Register 16-31
                                                                                                                                                                                                                              1
                         16
                                                                                                                      0x0B
                         17
18
19
20
21
22
23
24
25
26
26
27
28
29
                                                                                                                      0x5A
                                                                                                                      0x3C
                                                                                                                      0x00
                                                                                                                    0x00
0x00
                                                                                                                    0x00
0x00
                                                                                                                    0x00
0x00
                                                                                                                      0x00
                                                                                                                      0x00
                                                                                                                      0x00
                         - <u>□</u> 30
- <u>□</u> 31
                                                                                                                    0x00
     Project I/O View Info
                                                                                                                                                                                                                    \verb| [] \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \ | \ \
```

Рисунок 2 – Пример программы с индиивидуальным заданием. Начальный запуск

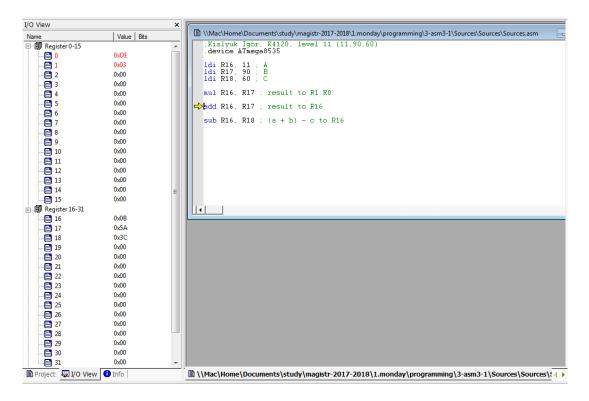


Рисунок 3 — Пример программы с индиивидуальным заданием. Регистры после выполнения умножения

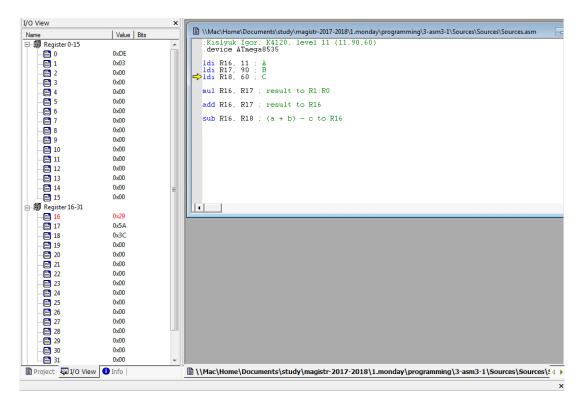


Рисунок 4 – Пример программы с индиивидуальным заданием. Регистры после проведение операции вычитания

вывод:

Сигналы состояния характеризуют текущие параметры объекта управления. Они формируются путём преобразования выходных сигналов датчиков (Д) с помощью аналого—цифровых преобразователей (АЦП) или формирователей сигналов состояния (ФСС); последние чаще всего выполняют функции гальванической развязки и формирования уровней.

Сигналы управления, выработанные микроконтроллером, подвергаются преобразованию с помощью цифро-аналоговых преобразователей (ЦАП) или формирователей сигналов управления (ФСУ), в качестве которых применяются усилители мощности, оптроны, транзисторные. Выходные сигналы ЦАП и ФСУ представляют собой соответственно аналоговые и дискретные управляющие воздействия, которые поступают на исполнительные устройства (ИУ). В системе могут быть также предусмотрены панель управления, устройство индикации и интерфейс для обмена информацией с внешними устройствами. В зависимости от назначения и характеристик конкретной системы некоторые из указанных элементов могут отсутствовать.