

DEPARTAMENTO DE COMPUTAÇÃO (DECOM)
LABORATÓRIO DE ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES I
Professor: Juliana Santiago Teixeira

Aluno: Igor Luciano de Paula

PRÁTICA 9: implementação em Verilog da ULA e da Unidade de Controle
do nRisc

Foram implementados 2 blocos, utilizando-se uma arquitetura monociclo padrão:

- ULA – Unidade Lógica e Aritmética
- UC – Unidade de Controle

Unidade Lógica e Aritmética (ULA):



Unidade de Controle (UC):

