Universidade Federal de Santa Catarina – UFSC Departamento de Automação e Sistemas – DAS Disciplina: Informática Industrial I – DAS 5305

Prof. Marcelo Ricardo Stemmer / Prof. Max Hering de Queiroz/ Prof. Rodrigo Castelan Carlson **Planejamento das Aulas – 2015/2**

| Semana | Dias | Aula Teórica (terças) | Aula Laboratório (quintas/sextas) |
|--------|----------------|--|--|
| 1 | 11, 13, 14/8 | Apresentação (programa, avaliação), Introdução geral à disciplina. | Dispositivos computacionais usados em automação fabril (<u>teórica</u>). |
| 2 | 18, 20, 21/8 | O PC/IC na hierarquia fabril, Arquitetura do PC/IC | Arquitetura do PC/IC (teórica) |
| 3 | 25, 27, 28/8 | Programação do PC. | Visão geral da placa de PIC (prática 1) |
| 4 | 01, 03, 04/9 | Programação do PC. | Exercícios Placa PIC (prática 2) |
| 5 | 08, 10, 11/9 | Programação do PC. | Exercícios Placa PIC (prática 3) |
| 6 | 15, 17, 18/9 | Programação do PC. | Exercícios Placa PIC (prática 4) |
| 7 | 22, 24, 25/9 | Interface do PC com periféricos via Serial RS232 | Exercício Placa PIC Serial (prática 5) |
| 8 | 29/0 01, 02/10 | Interface do PC com periféricos via USB | Teoria GTK e prática 5 com GUI |
| 9 | 06, 08, 09/10 | Prova 1. | Exercício Placa PIC USB (prática 6) |
| 10 | 13, 15, 16/10 | CLP: Papel na hierarquia fabril, Arquitetura, Hardware básico. | Apresentação trabalhos PIC/PC |
| 11 | 20, 22, 23/10 | CLP: Linguagens segundo IEC61131-3, Revisão de lógica booleana, Programação em LD. | LAI – CLP |
| 12 | 27, 29, 30/10 | Metodologia de projeto GRAFCET/SFC. Conversão da lógica para LD. | LAI – CLP |
| 13 | 03, 05, 06/11 | CLP: Programação em ST, IL e FBD. | LAI – CLP |
| 14 | 10, 12, 13/11 | CLP: Programação em ST, IL e FBD. | LAI – CLP |
| 15 | 17, 19, 20/11 | CLP: Integração em rede, normas e padrões. | LAI - SCADA |
| 16 | 24, 26, 27/11 | Sensores e Atuadores Inteligentes. Sistemas SCADA. | LAI – SCADA |
| 17 | 01, 03, 04/12 | Prova 2. | Apresentação trabalhos CLP |
| 18 | 08, 10, 11/12 | REC | |
| | | | |