

1. Coge el dato de la posición de memoria 9101h y guárdalo en el acumulador.

LDA 9101h

2. Guarda el dato contenido en el acumulador en la posición de memoria 9000h

STA 9000h

3. Carga el dato de la posición de memoria 9000h en el registro L y el dato de la posición de memoria 9001h en el registro H

LHLD 9000h

4. Guarda el contenido del registro L en la posición de memoria 9000h y el contenido del registro H en la posición de memoria 9001h

SHLD 9000h

5. Llevar el dato de la posición de memoria 9001h a la posición de memoria 9101h

LXI H, 9001h

MOV A, M

LXI H, 9101h

MOV M, A

6. Carga en el acumulador el contenido de la posición de memoria cuya dirección está en la pareja de registros B,C (empleando los registros BC como punteros)

LDAX B

7. Guarda en la posición de memoria, cuya dirección está en la pareja de registros B,C, el contenido del registro A

STAX B

8. Intercambia el contenido de las parejas de registros HL y DE

XCHG

9. Guarda el contenido del registro B en el registro E

MOV E, B

10. Guarda el contenido de la posición de memoria apuntada por los registros HL, en el registro A

MOV A, M

11. Guarda en la posición de memoria apuntada por los registros HL, el contenido del registro C

MOV M, C

12. Supongamos que se ejecutan las siguientes instrucciones: mov E,B; mov A,m y mov m,C

¿Modifican estas instrucciones al registro F?, ¿Y al registro PC?, ¿Por qué?

No, porque estas instrucciones no modifican los flags. El registro PC se incrementa en 3, porque cada instrucción es de 1 byte.

13. Guarda el dato 05h en el acumulador

MVI B, 05h

LDA X B

14. Inicializar los registros HL como punteros a la posición de memoria 900Ah

LXI H, 900Ah

15. Guardar el dato 05h en la posición de memoria 9001h sin emplear punteros

MVI A, 05h

STA 9001h

16. Guardar el dato 05h en la posición de memoria 9001h empleando punteros

LXI H, 9001h

MVI M, 05h

17. Rellena la tabla con los valores que se cargan en memoria a partir de la posición 8000h al ensamblar el siguiente trozo de código. Ejecútalo paso a paso y explica qué ocurre con el registro PC, relacionando las instrucciones con los valores en memoria.

MVI B, 06

MOV B, A

LDA 9000

ADDRESS	DATA
8000	06
8001	06
8002	47
8003	3A
8004	00
8005	90

Guarda en el registro B el byte 06. Posteriormente, guarda en B lo que hay en el acumulador.

Finalmente, se carga el acumulador con la dirección de memoria 9000h. El PC se actualiza para apuntar a la siguiente instrucción.