

1. Pipeline Implementation

In this section the implications and decisions of a pipelined design will be presented. (DEFINIR FLAG DE EXCEPCION!!! Donde??? en registro especial???). (DEFINIR QUE SE HACE CON EL PIPE!!! Se flushea??? Se sigue ejecutando??? que consecuencias trae una u otra??? segun el Patterson, las excepciones son tratadas como un data hazard mas flusheando el pipe).

1.1. Pipeline structure

The execution of the instruction is divided in a five stage pipeline. Stages are:

1. IF: Instruction Fetch
2. ID: Instruction Decode
3. EX: Execution
4. MEM: Memory Access
5. WB: Write Back